



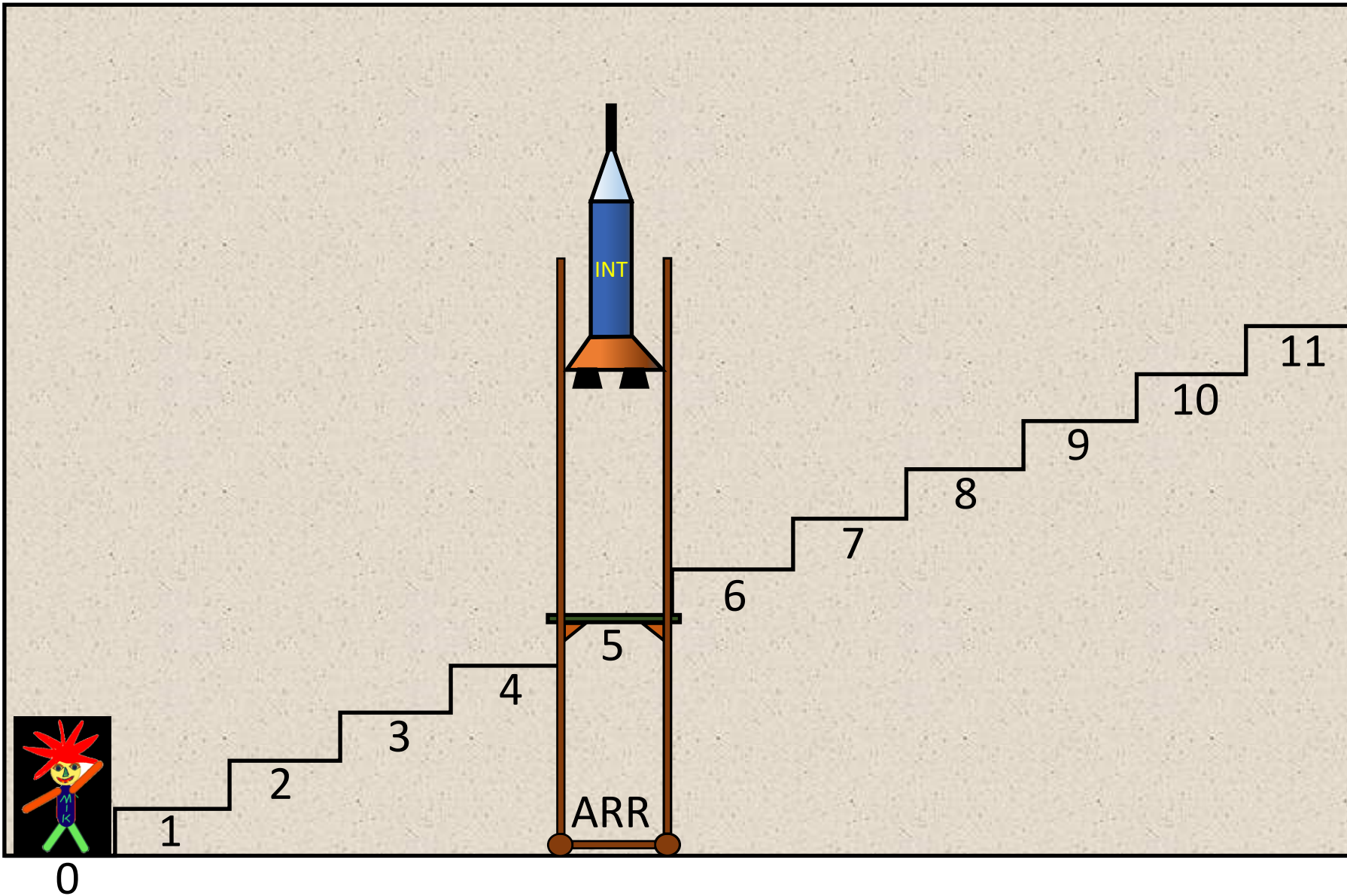
# Mik zählt mit

Lange Zeitintervalle erzeugen



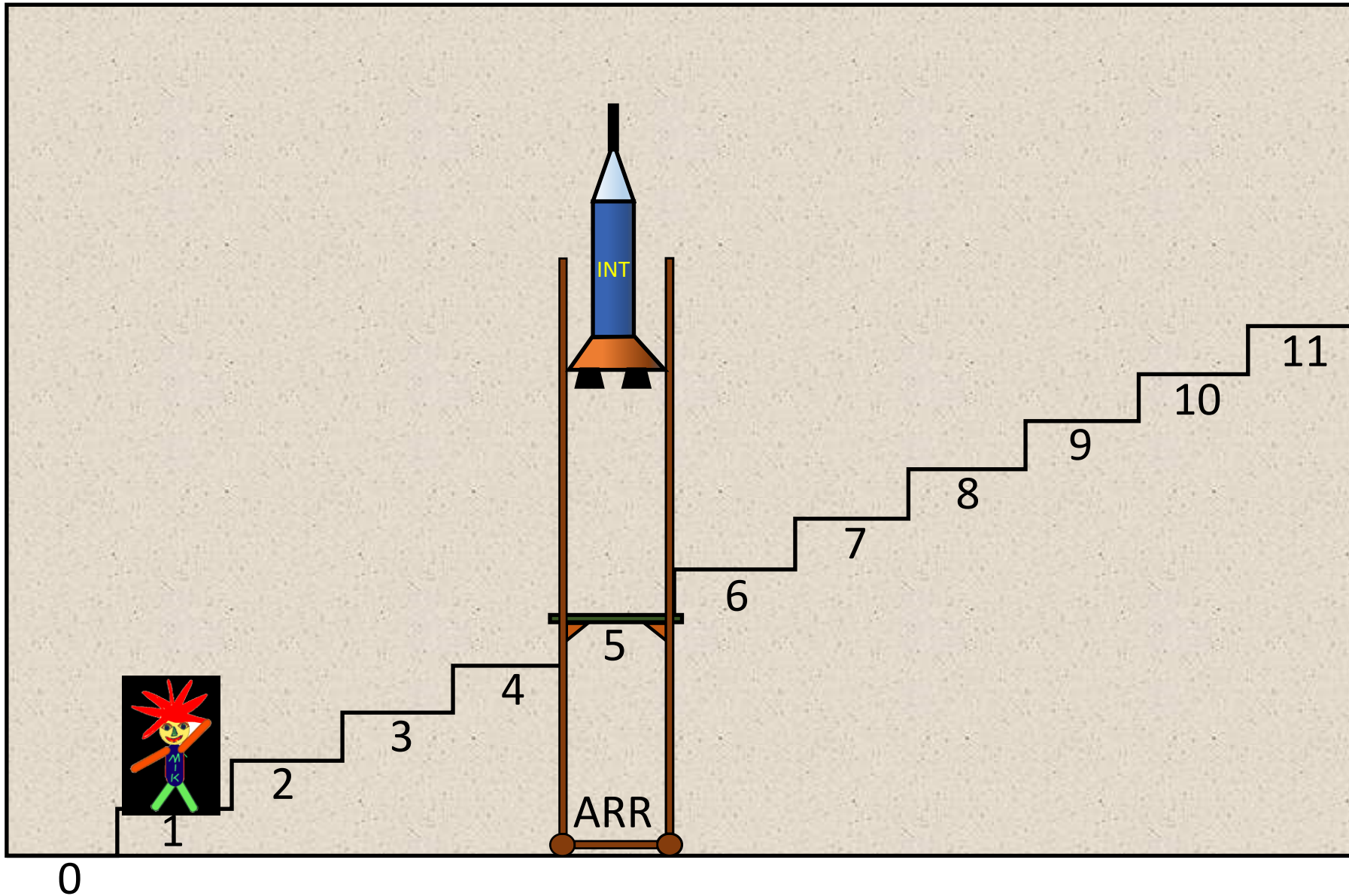
Ich bin Mik, Dein Mikrocontroller





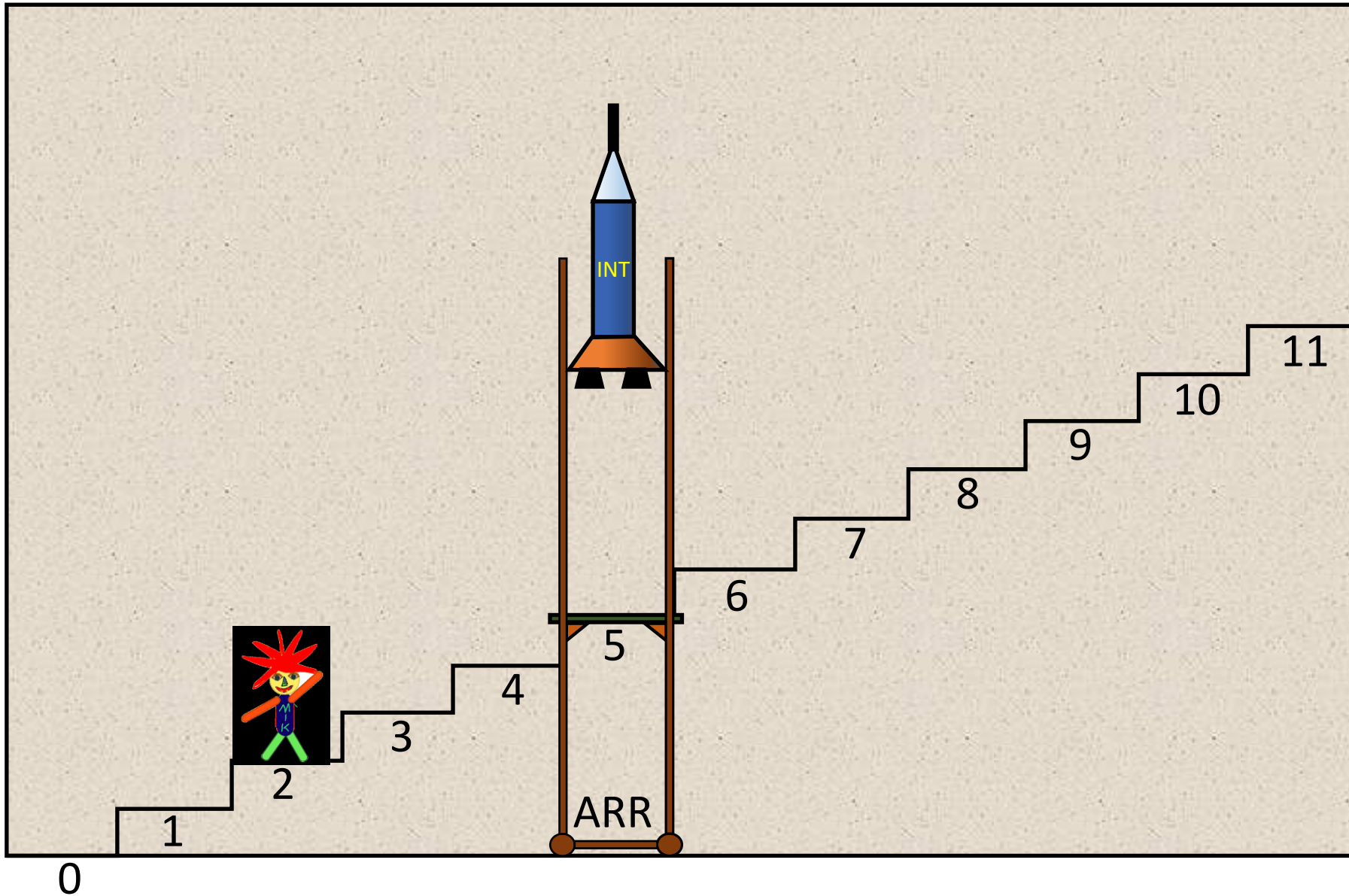
Der Counter zählt in  
6 Takten von 0 bis  
zum Autoreload  
Register ARR





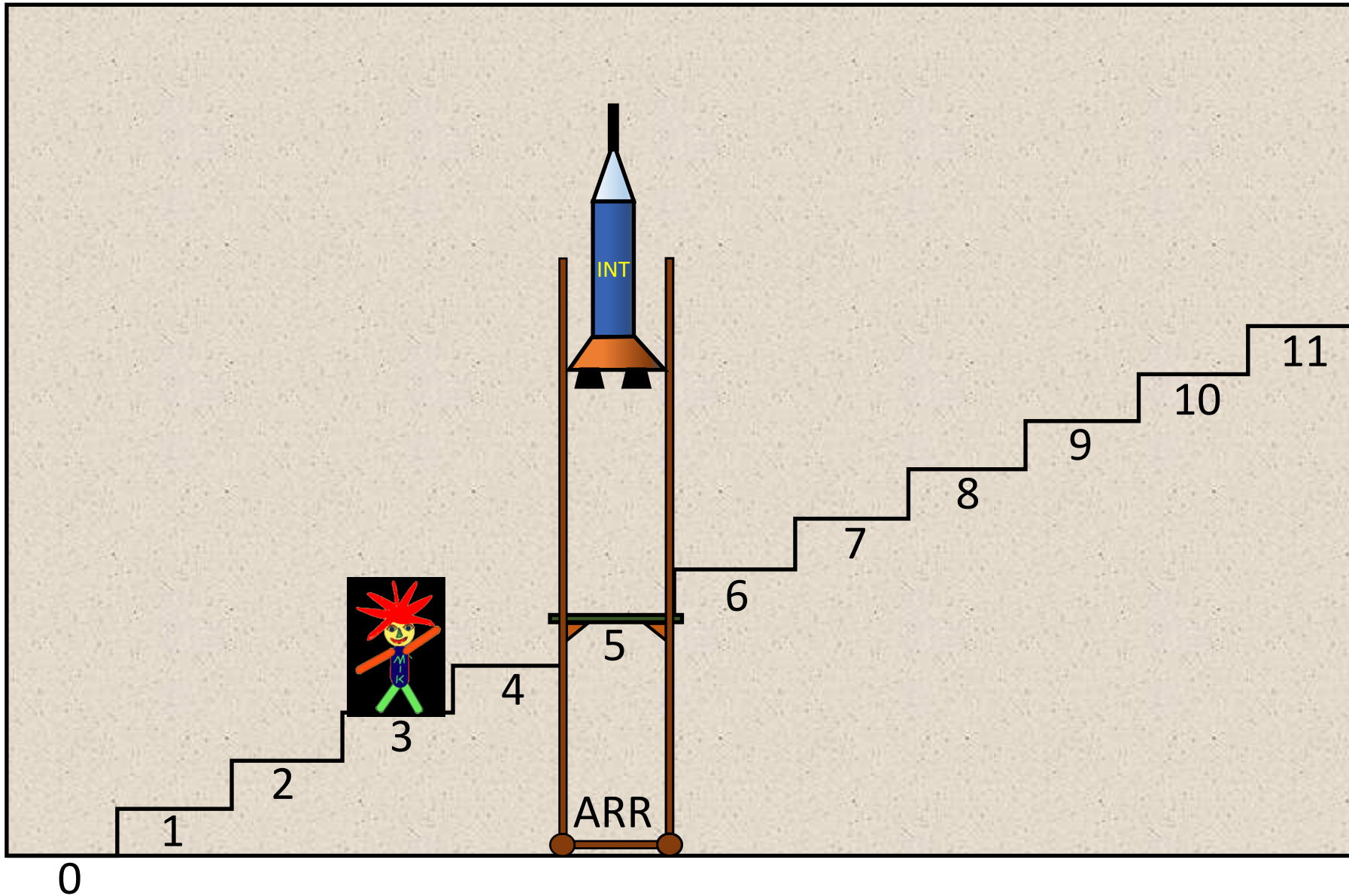
Der Counter zählt in  
6 Takten von 0 bis  
zum Autoreload  
Register ARR





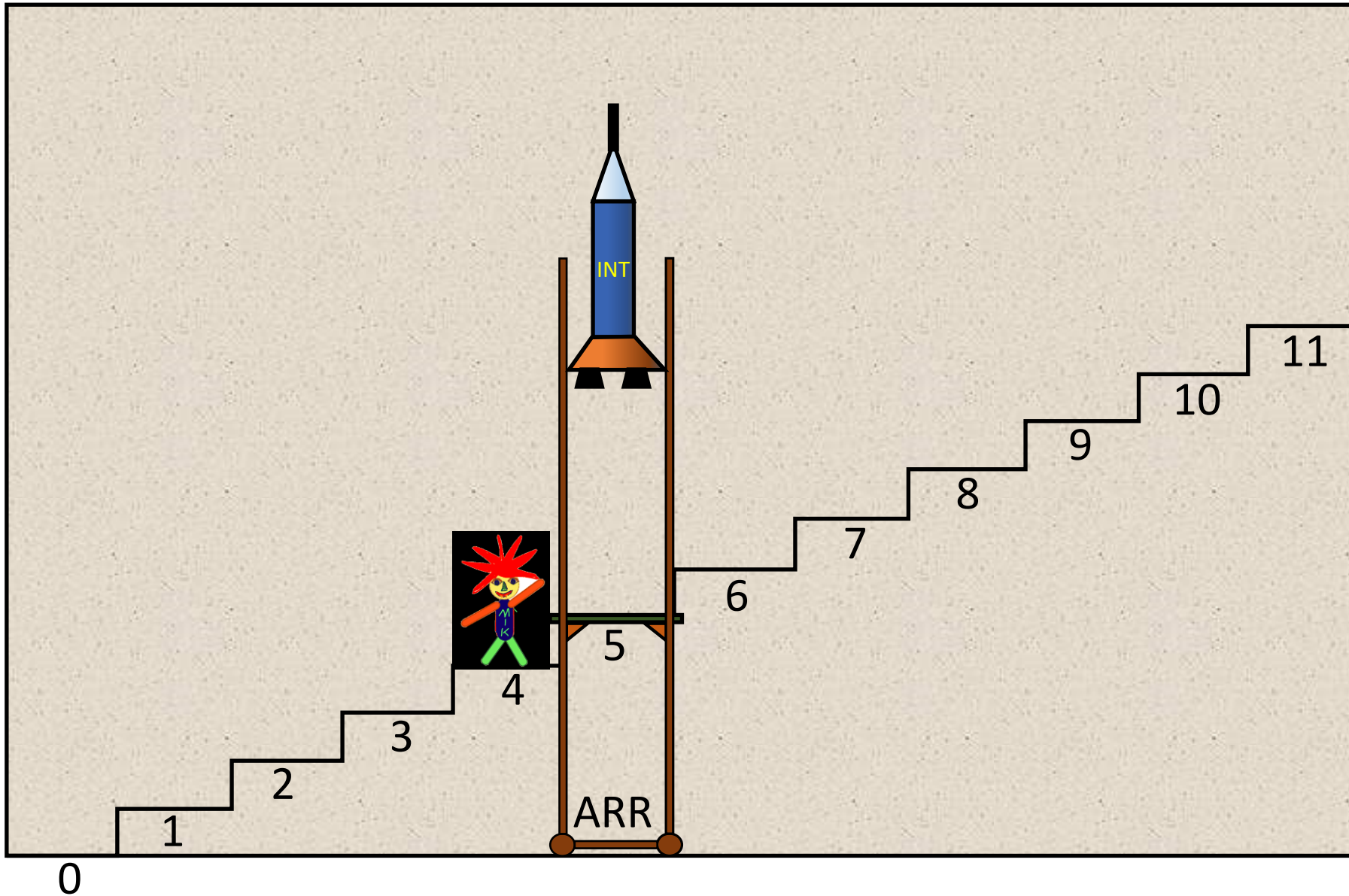
Der Counter zählt in  
6 Takten von 0 bis  
zum Autoreload  
Register ARR





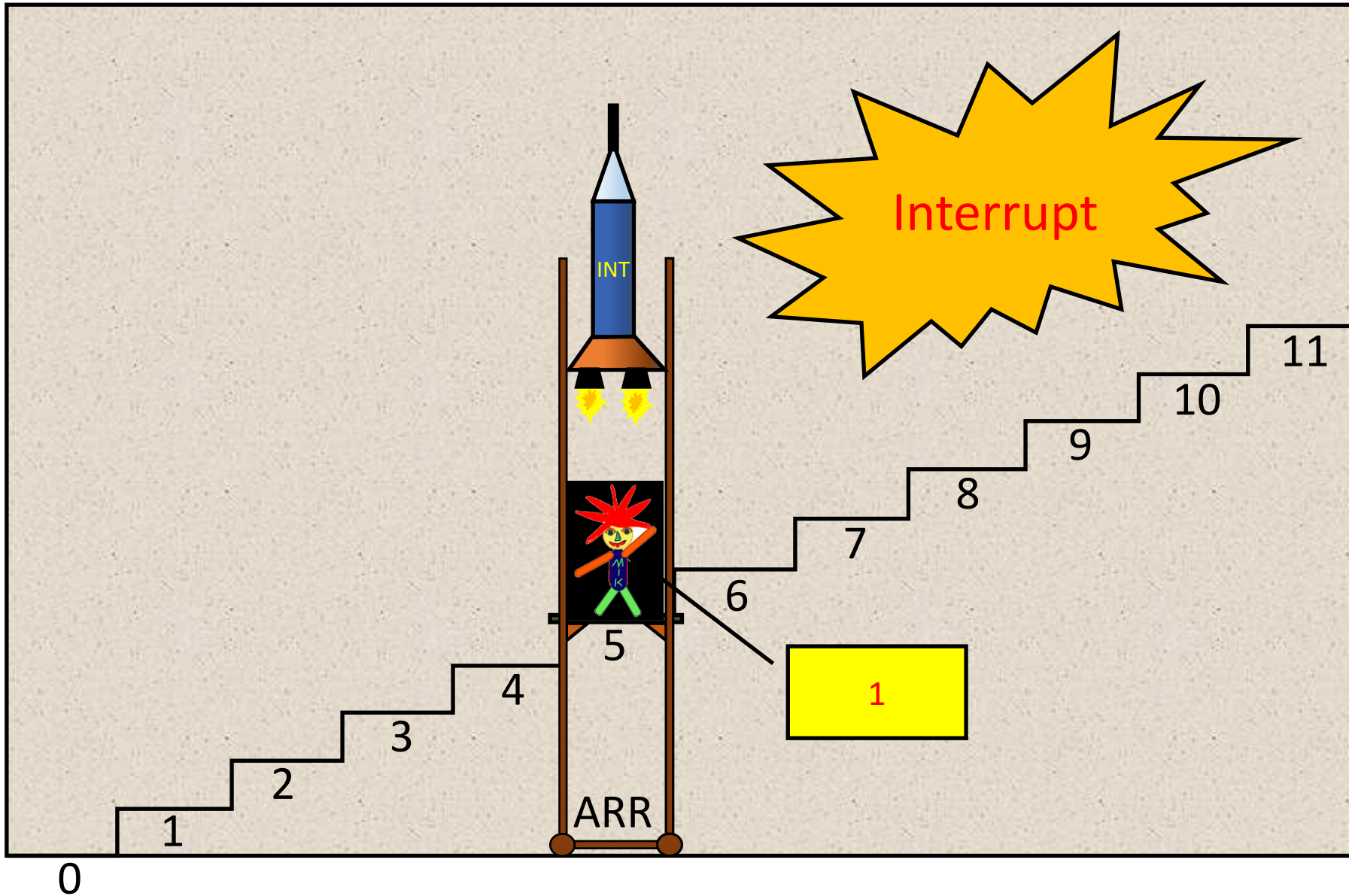
Der Counter zählt in  
6 Takten von 0 bis  
zum Autoreload  
Register ARR





Der Counter zählt in  
6 Takten von 0 bis  
zum Autoreload  
Register ARR



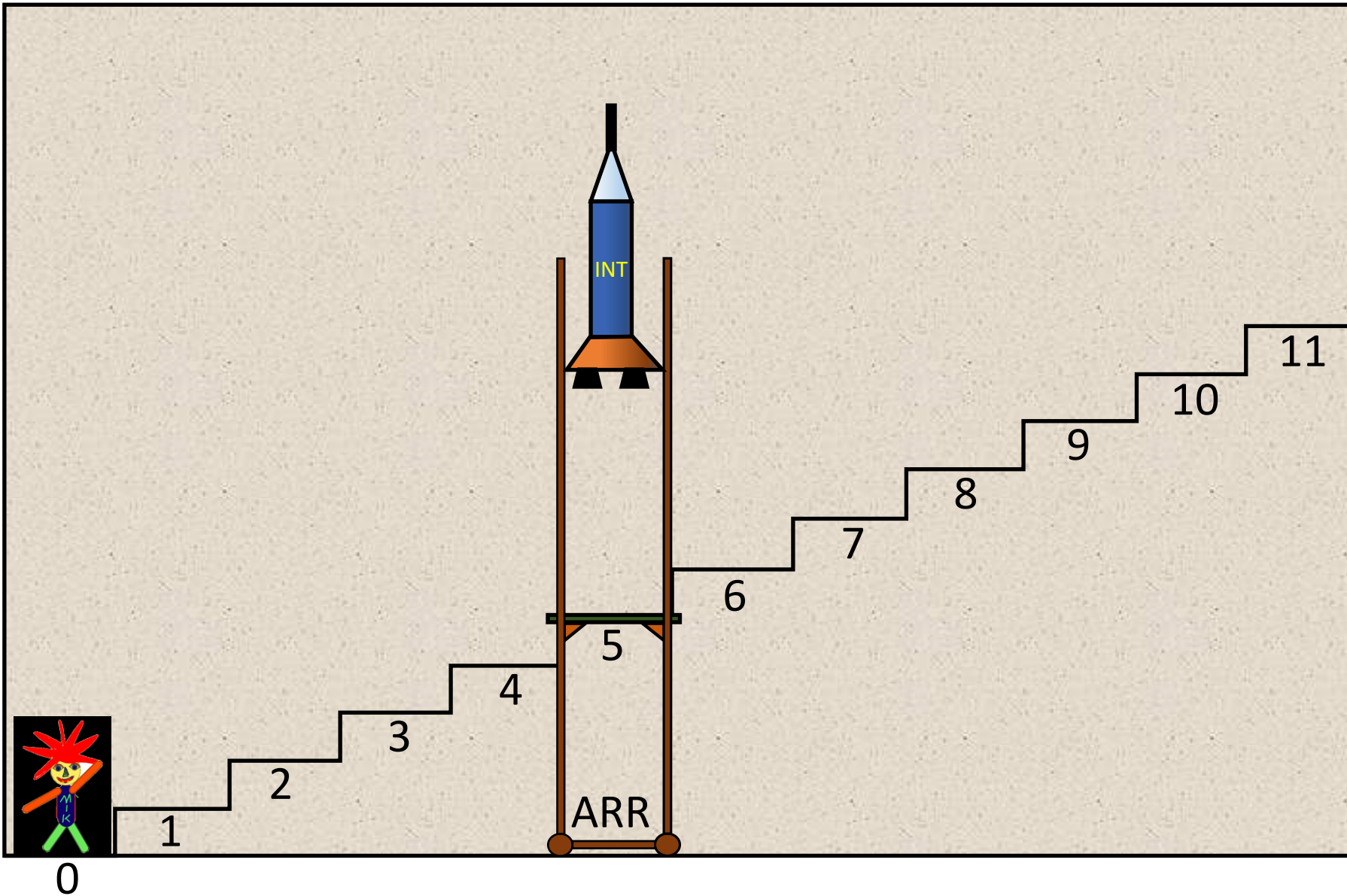


Bei PSC=1ms:

Alle 6 ms ein  
Interrupt



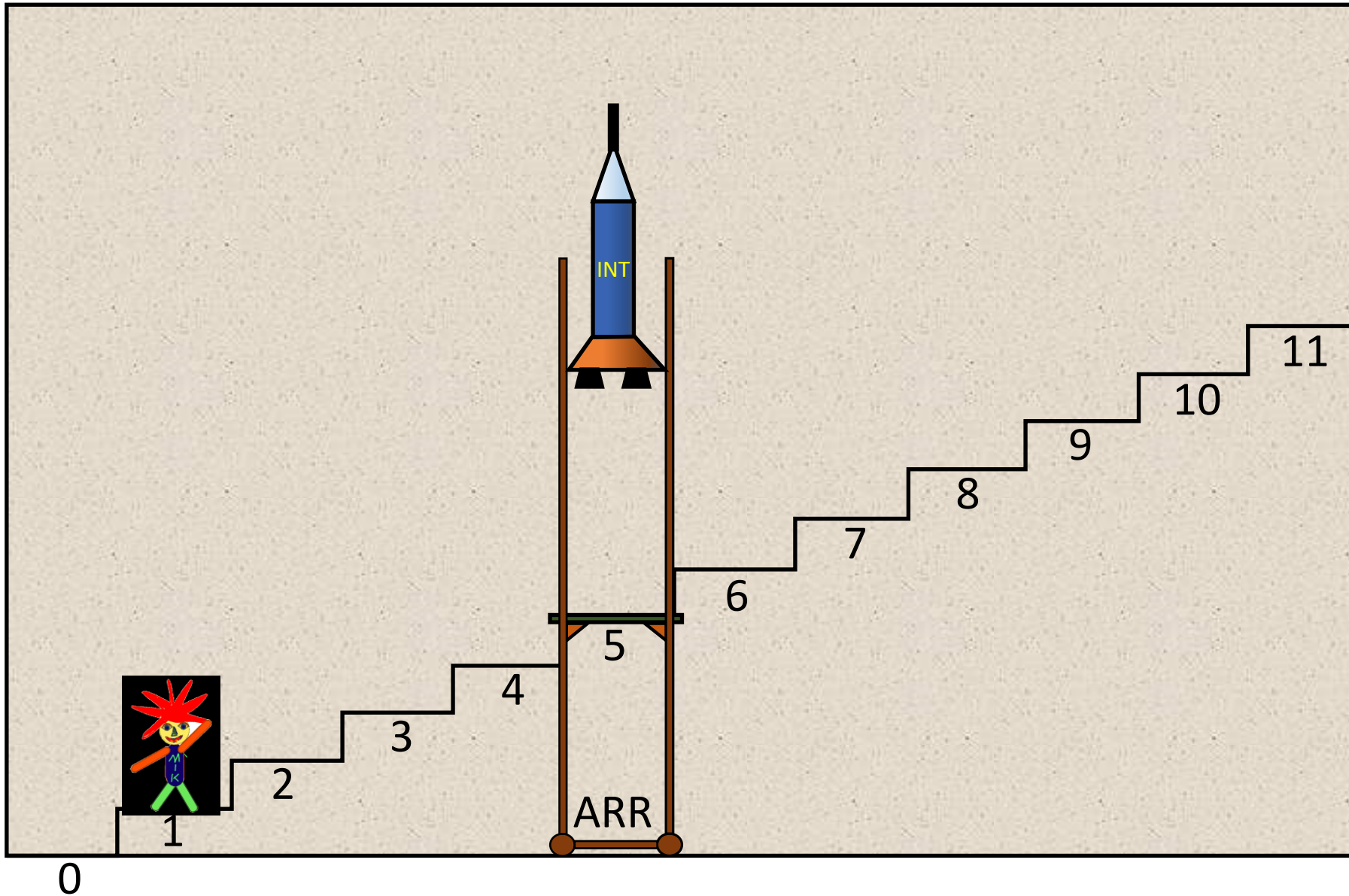




Der Counter zählt in  
6 Takten von 0 bis  
zum Autoreload  
Register ARR

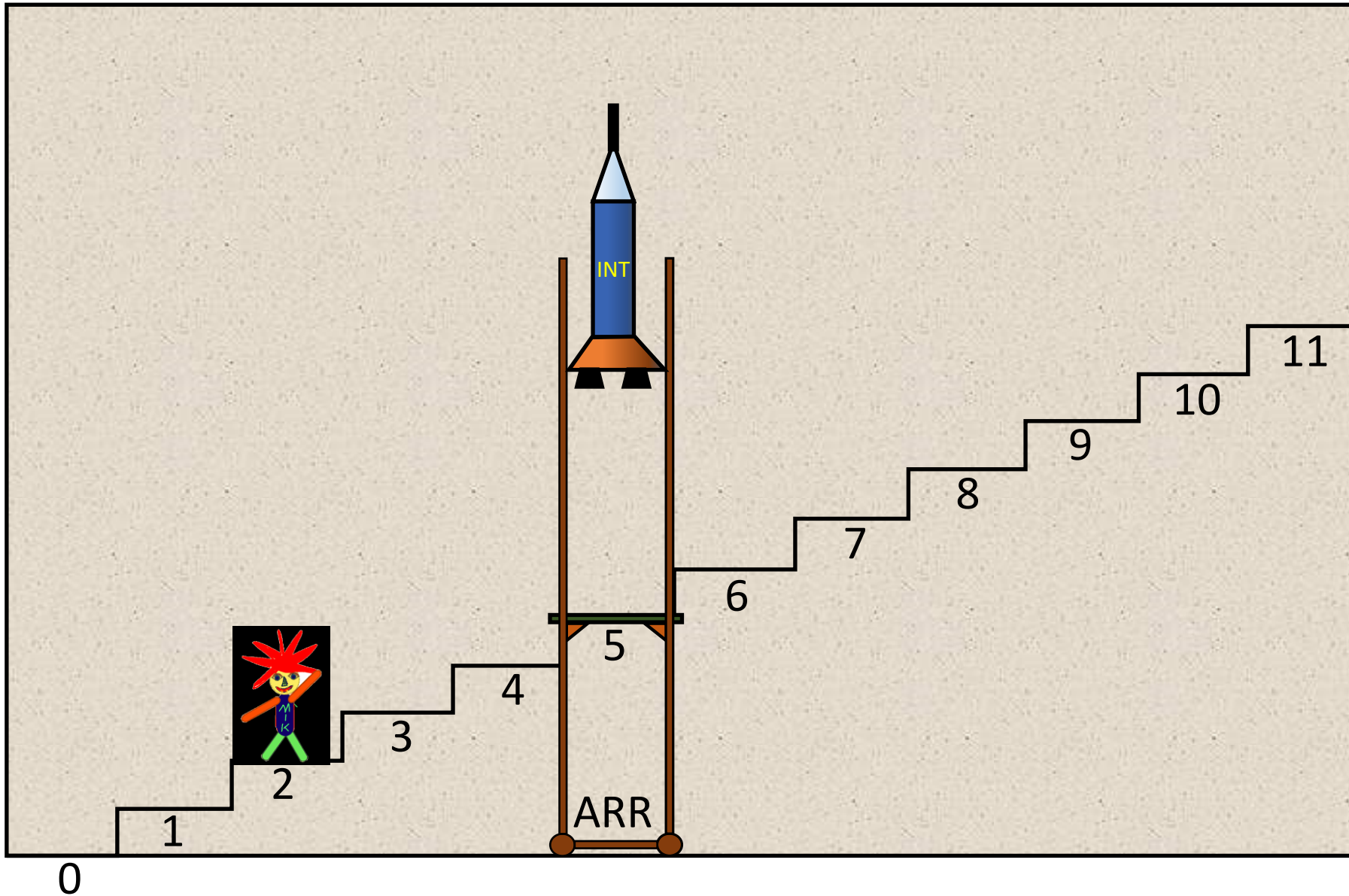






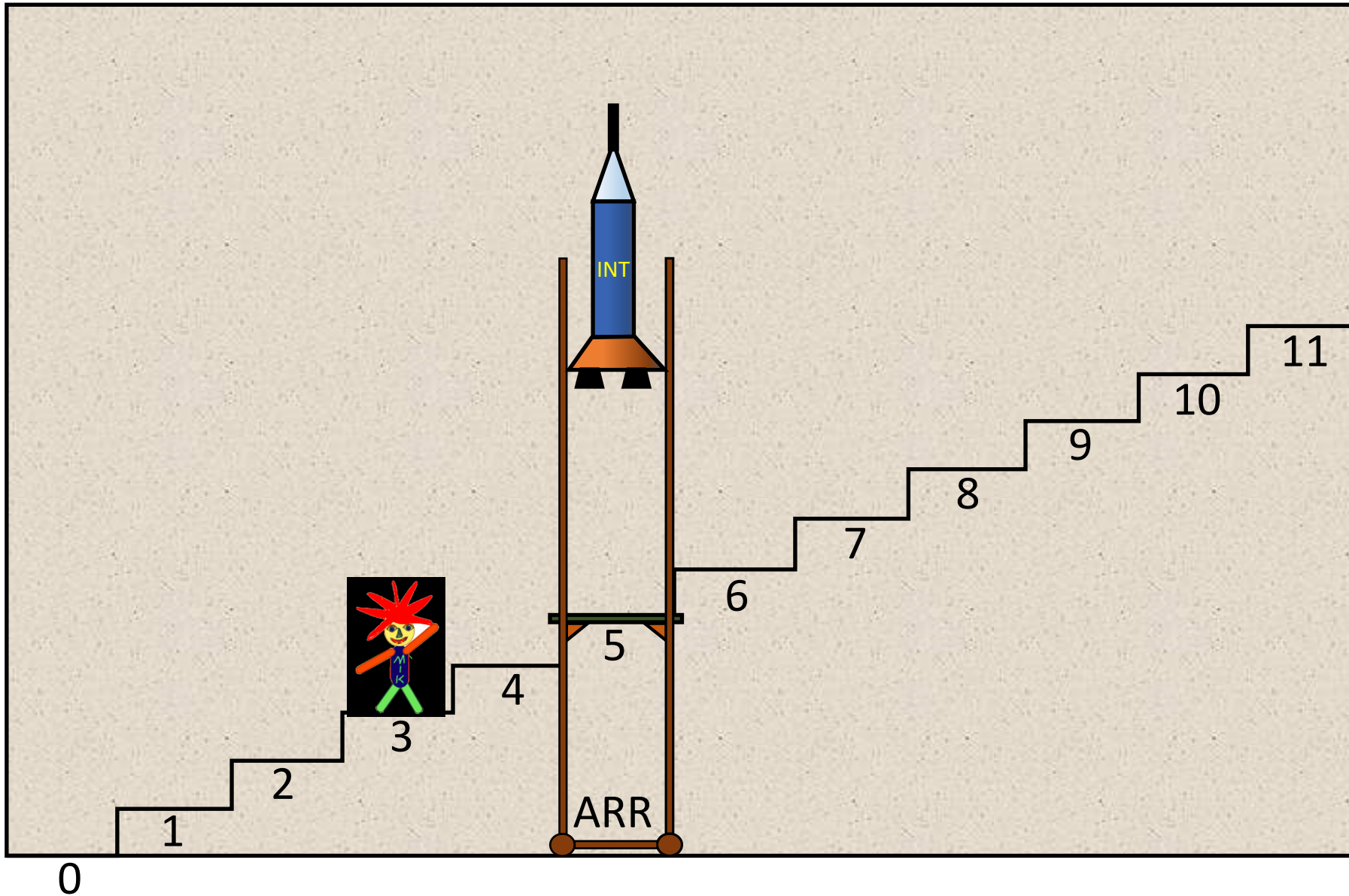
Der Counter zählt in  
6 Takten von 0 bis  
zum Autoreload  
Register ARR





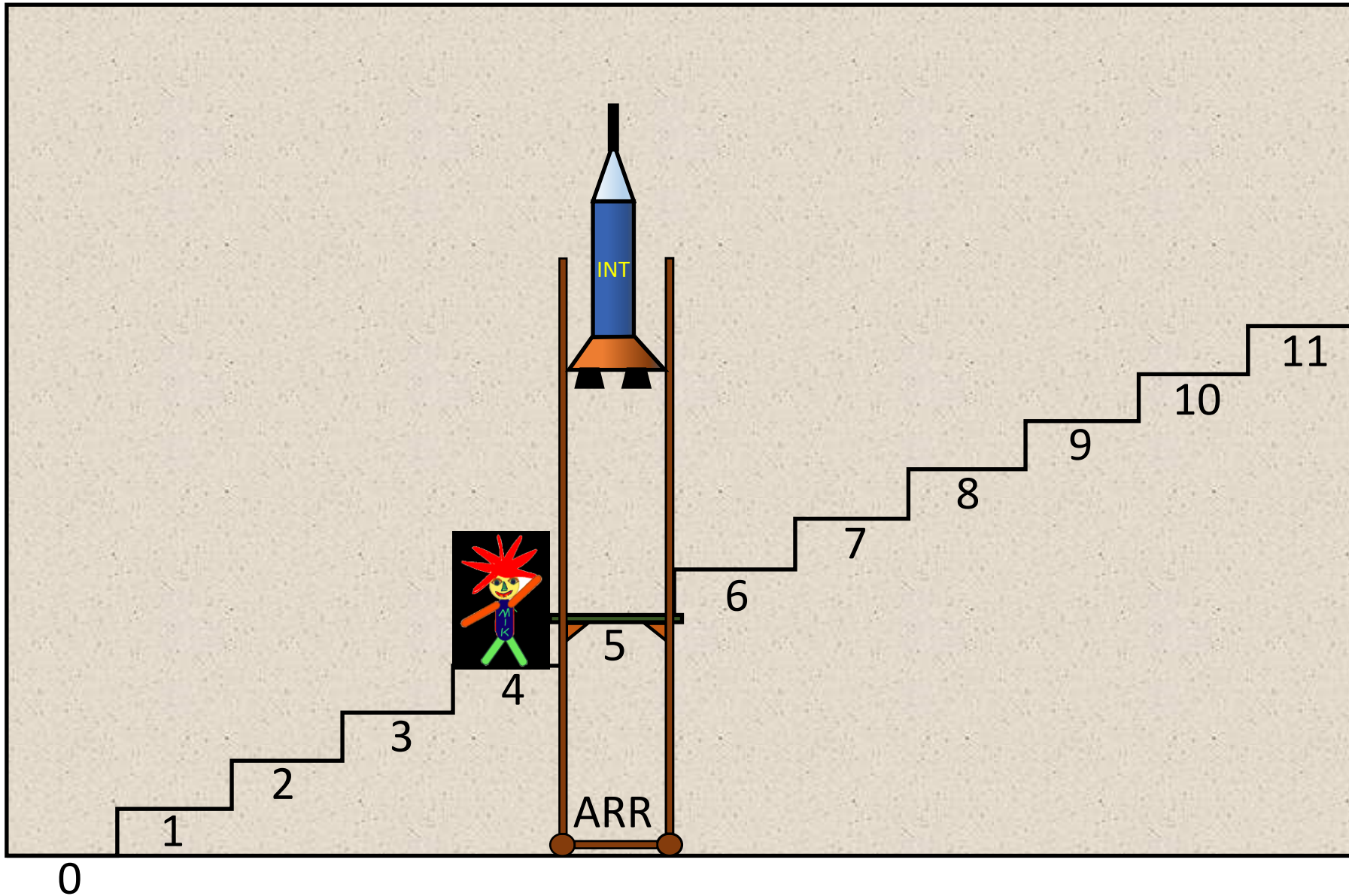
Der Counter zählt in  
6 Takten von 0 bis  
zum Autoreload  
Register ARR





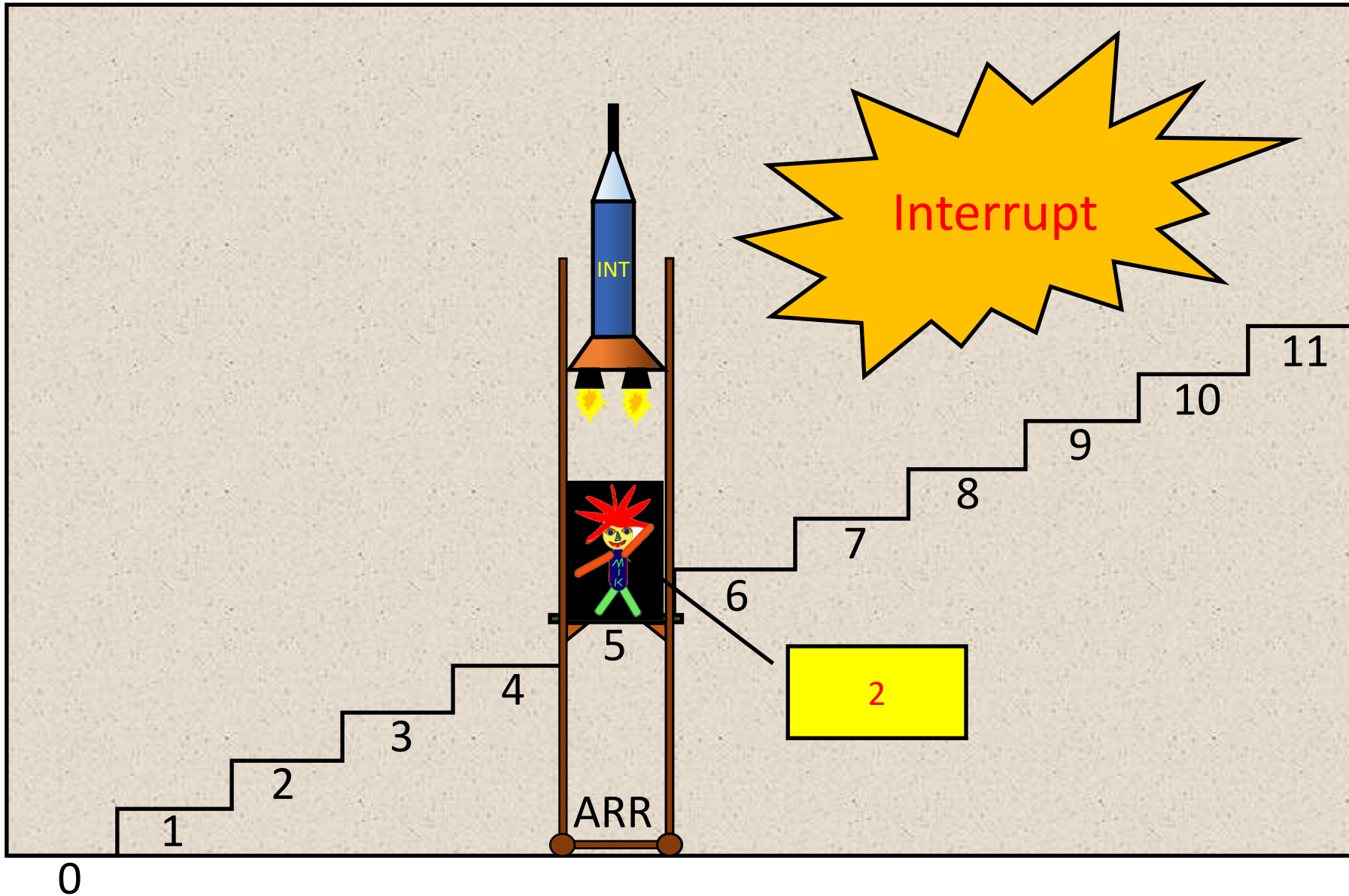
Der Counter zählt in  
6 Takten von 0 bis  
zum Autoreload  
Register ARR





Der Counter zählt in  
6 Takten von 0 bis  
zum Autoreload  
Register ARR

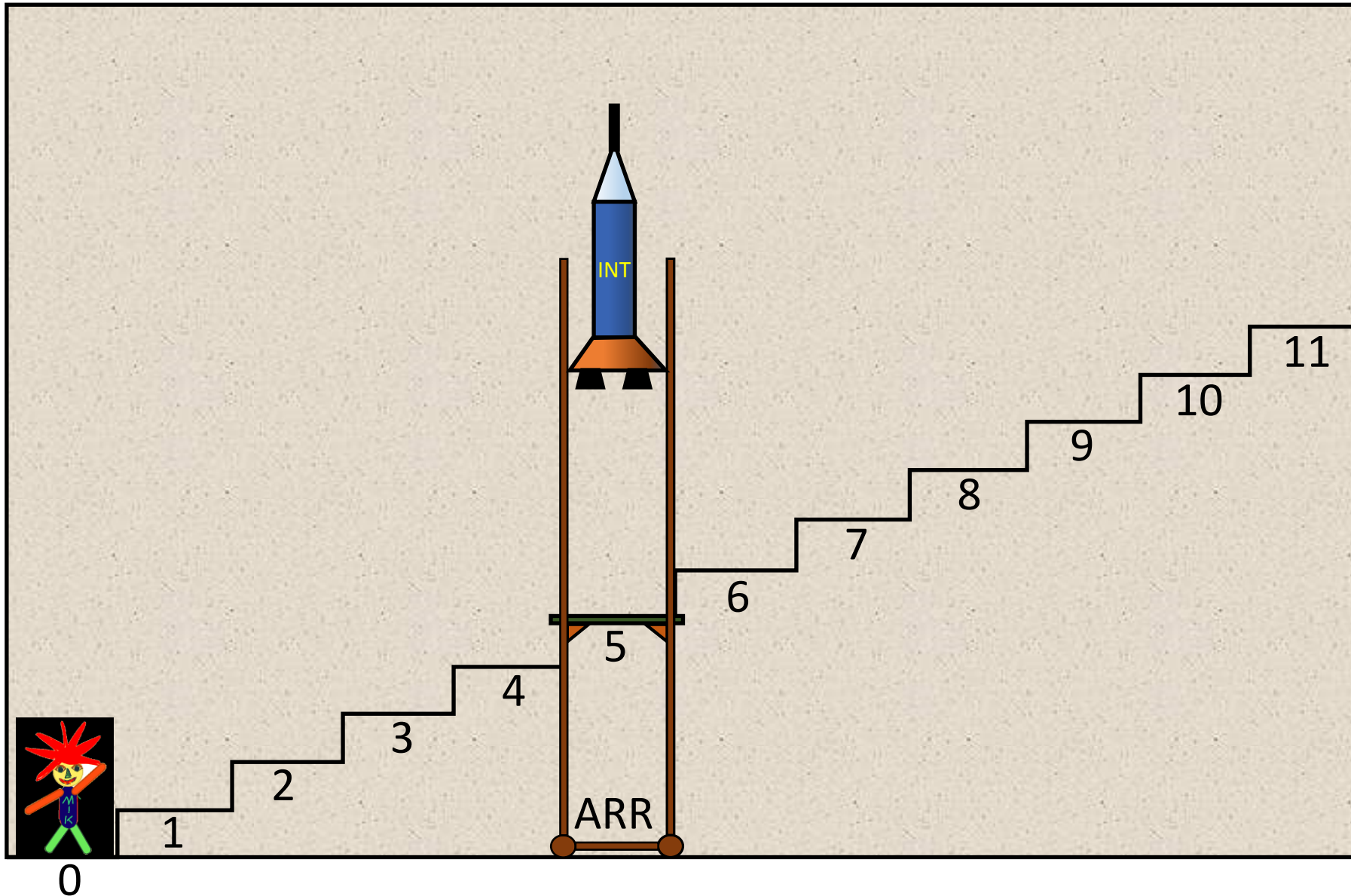




Bei PSC=1ms:

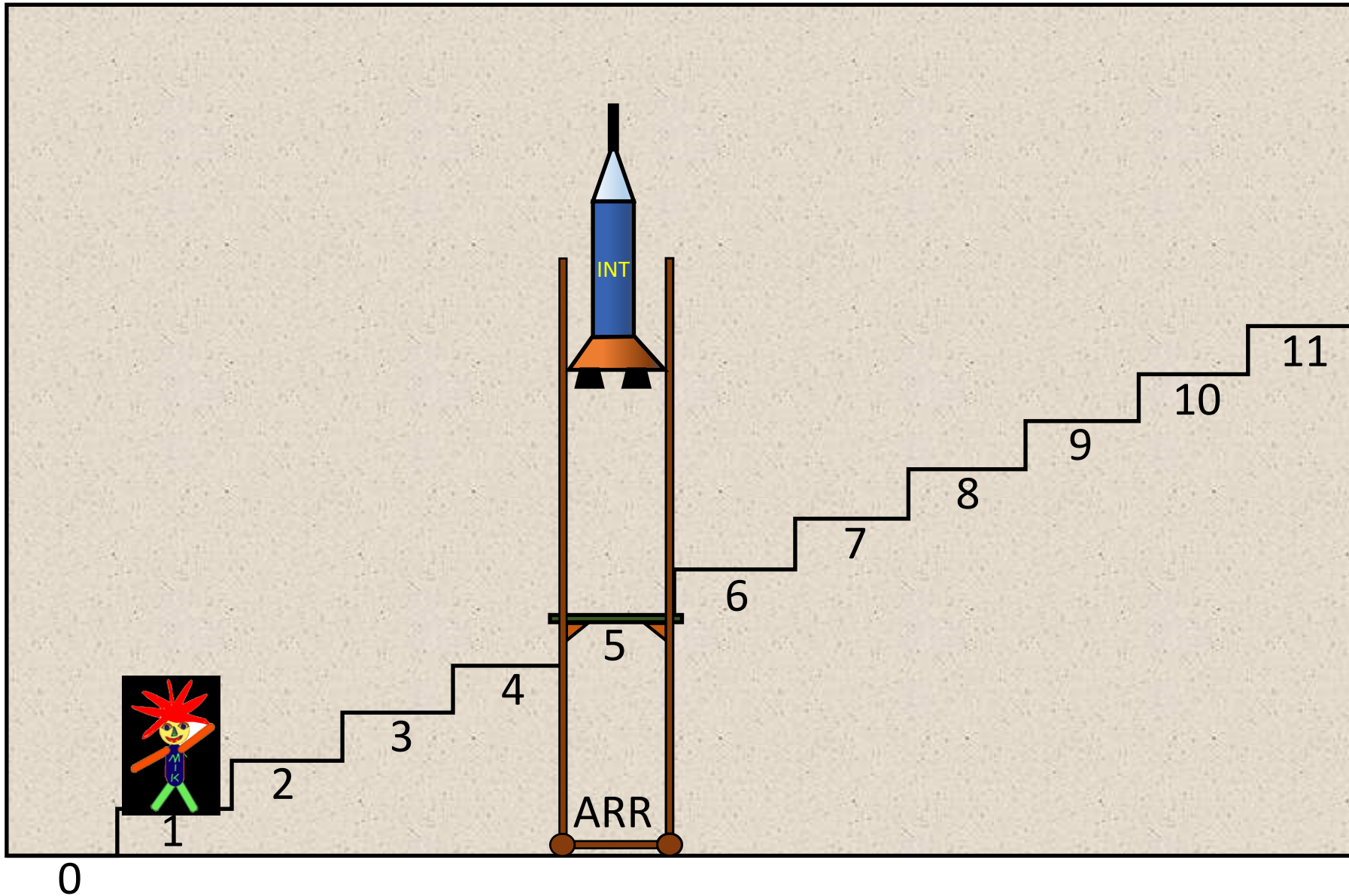
Alle 6 ms ein  
Interrupt





Der Counter zählt in  
6 Takten von 0 bis  
zum Autoreload  
Register ARR

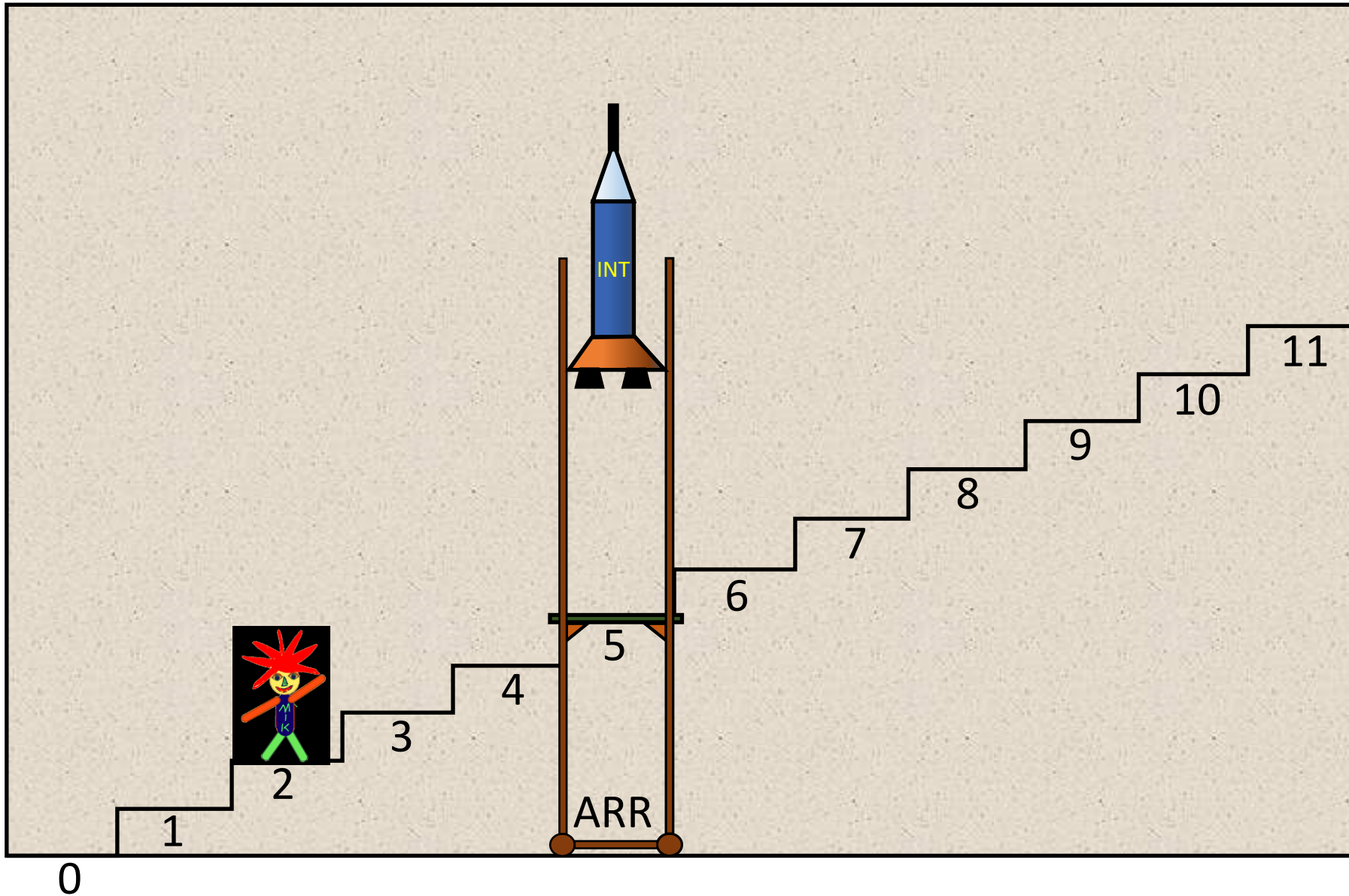




Der Counter zählt in  
6 Takten von 0 bis  
zum Autoreload  
Register ARR

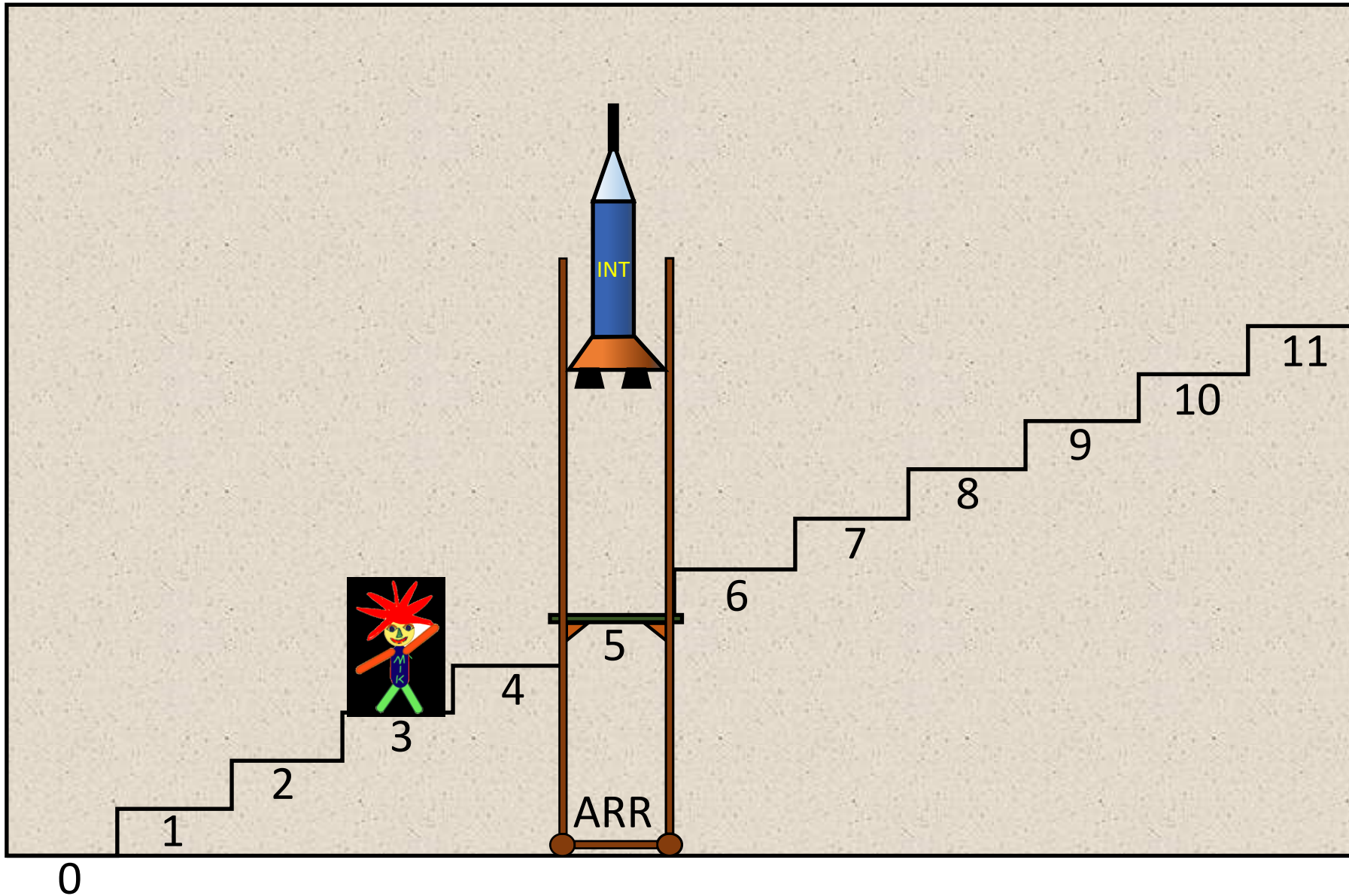






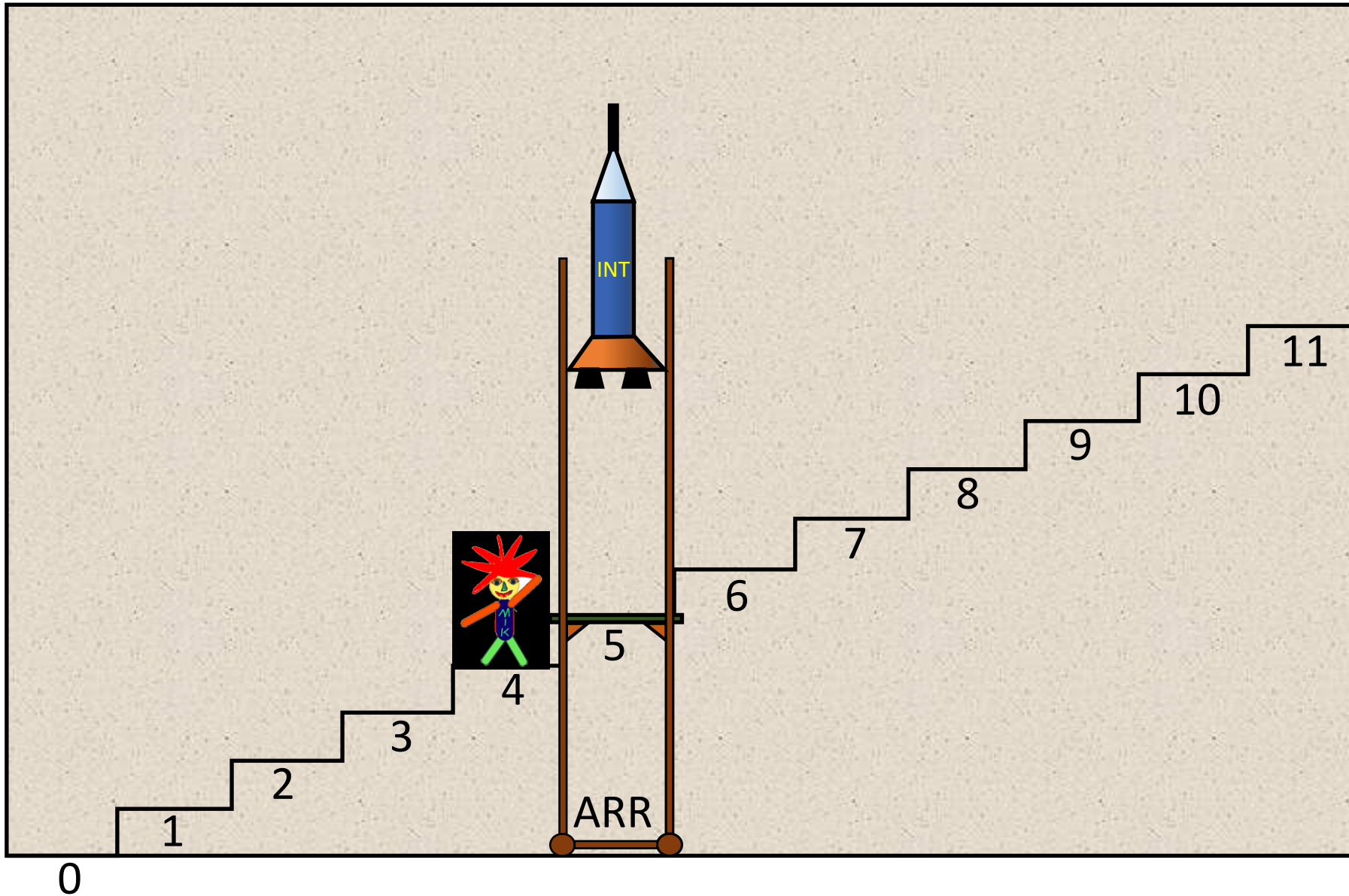
Der Counter zählt in  
6 Takten von 0 bis  
zum Autoreload  
Register ARR





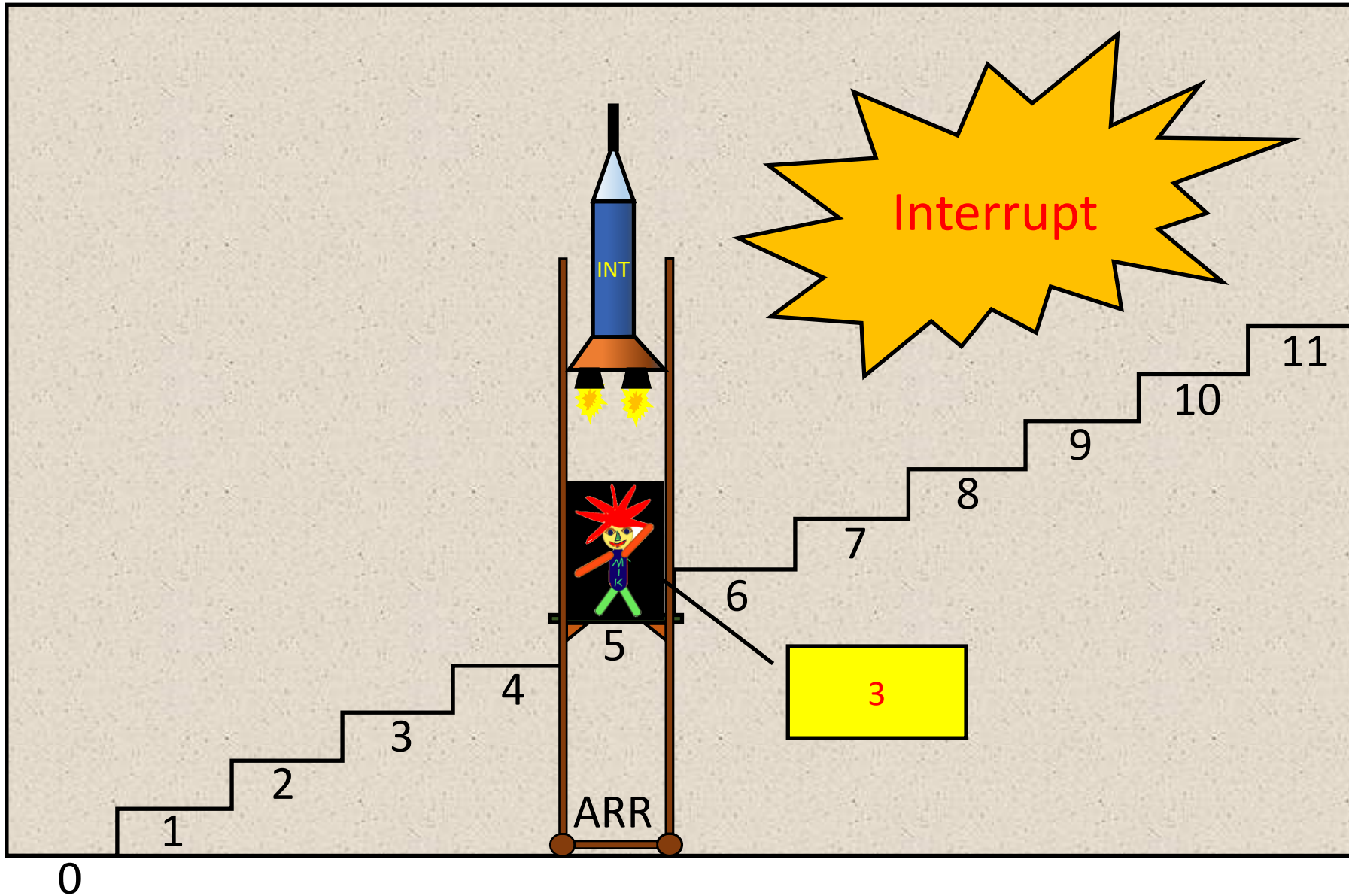
Der Counter zählt in  
6 Takten von 0 bis  
zum Autoreload  
Register ARR





Der Counter zählt in  
6 Takten von 0 bis  
zum Autoreload  
Register ARR

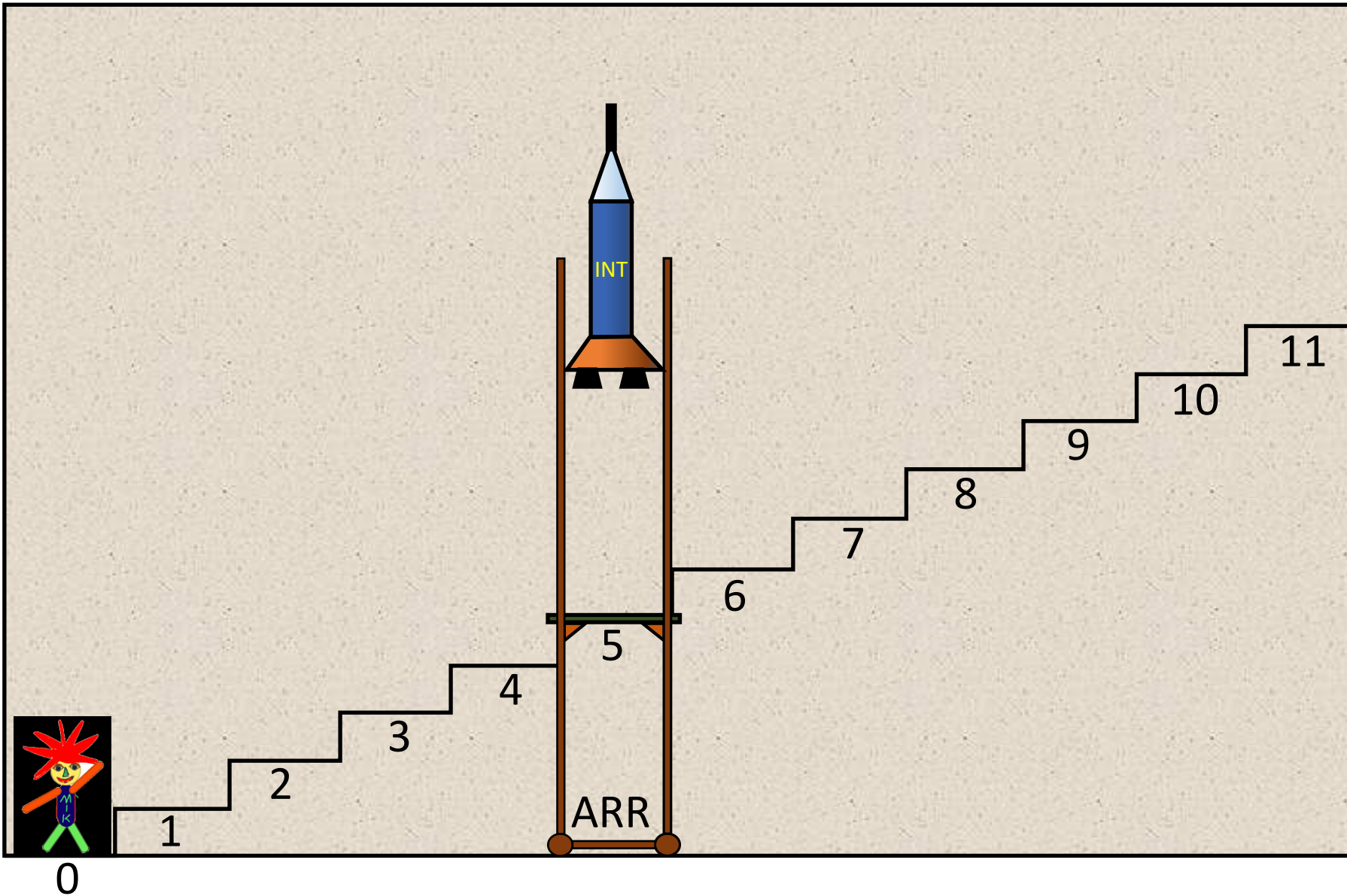




Bei PSC=1ms:

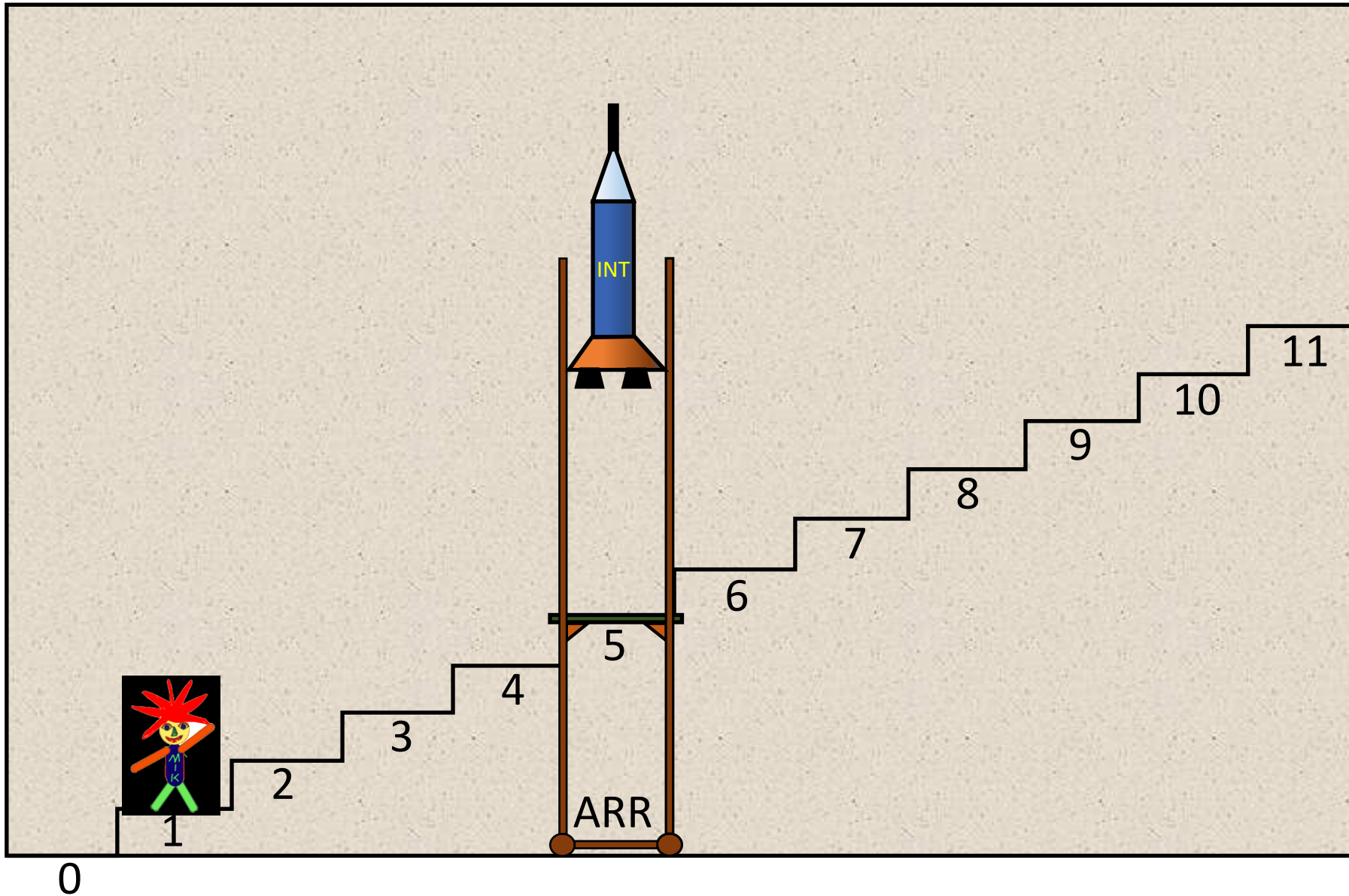
Alle 6 ms ein  
Interrupt





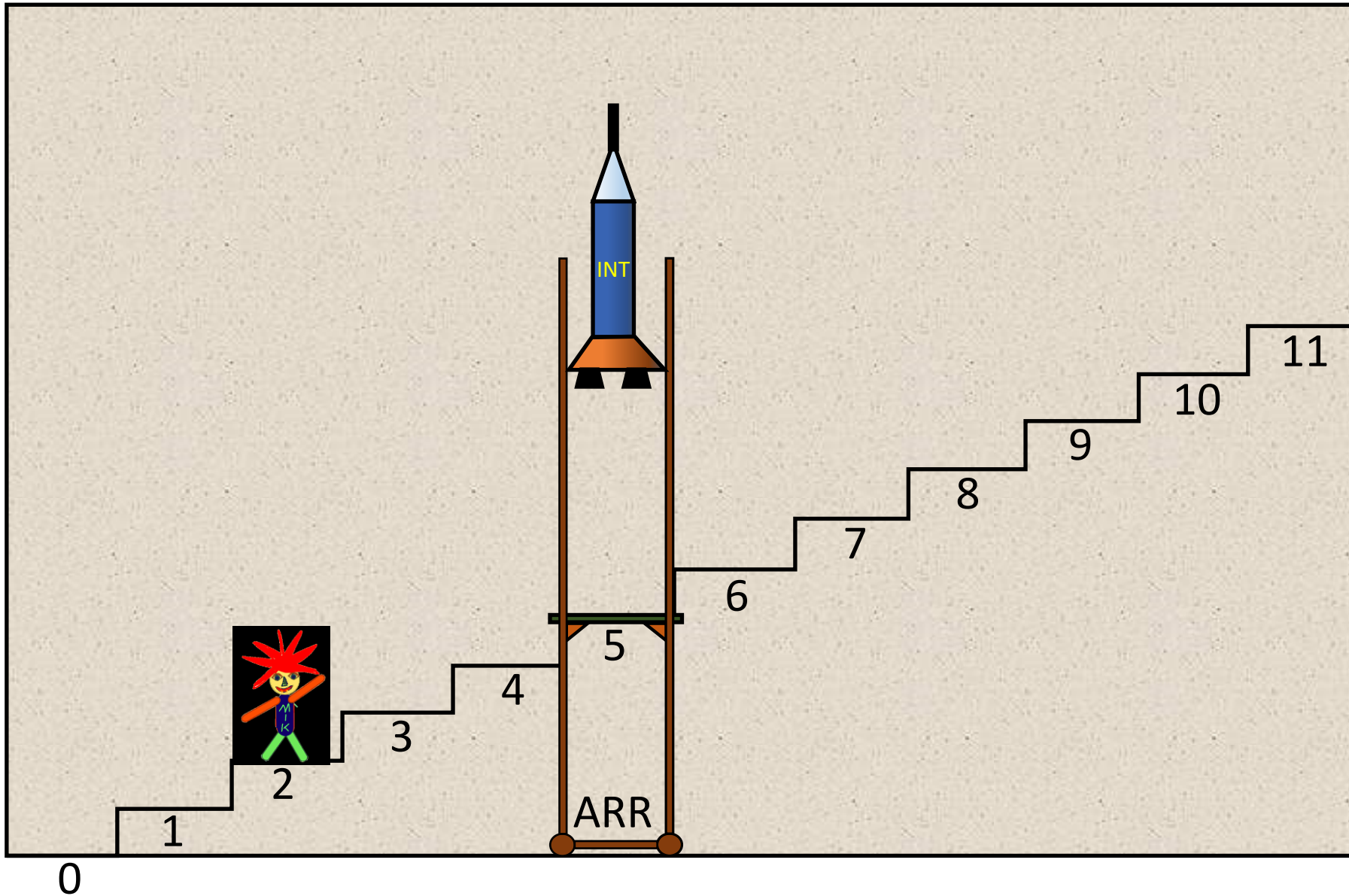
Der Counter zählt in  
6 Takten von 0 bis  
zum Autoreload  
Register ARR





Der Counter zählt in  
6 Takten von 0 bis  
zum Autoreload  
Register ARR

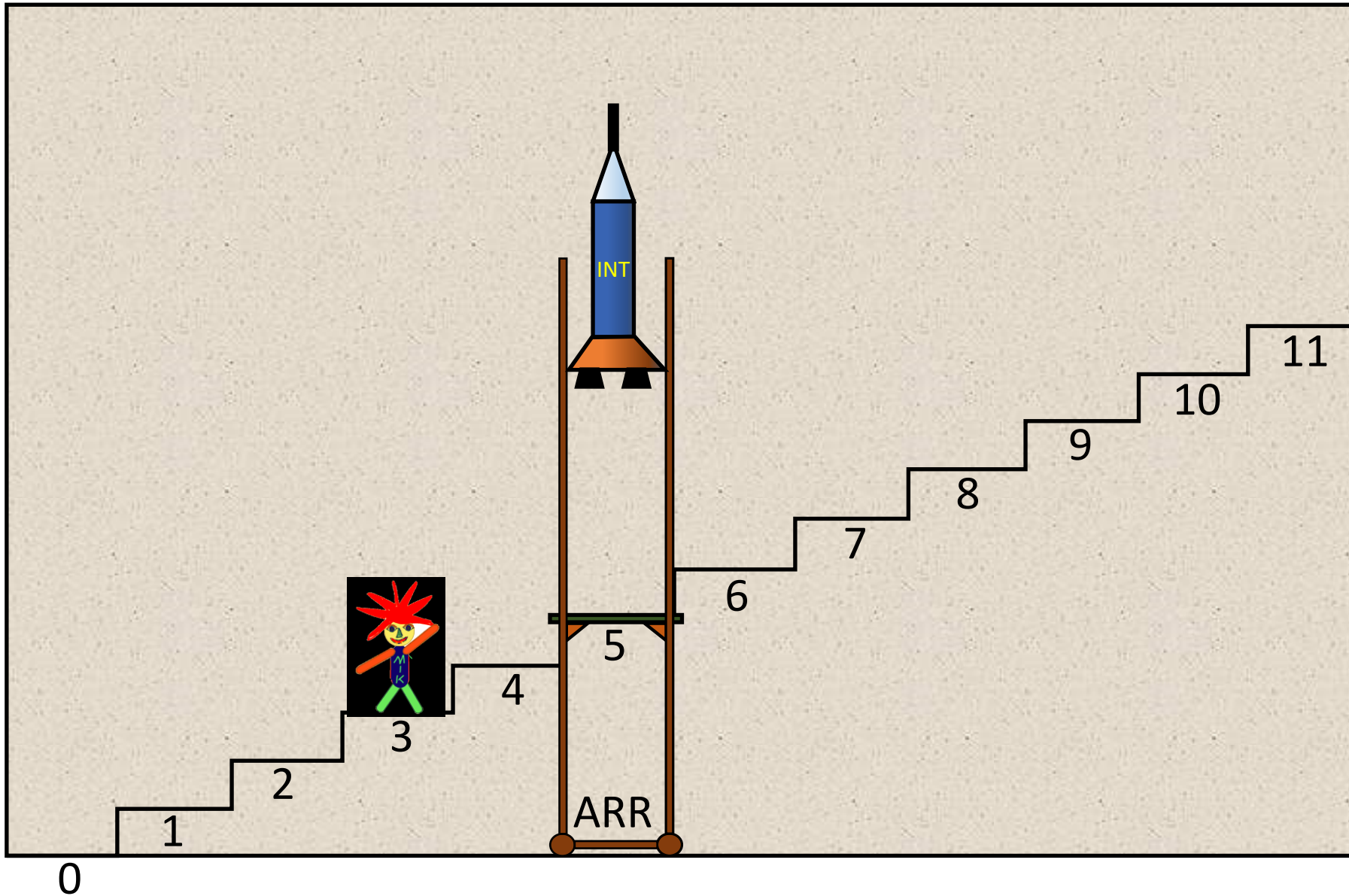




Der Counter zählt in  
6 Takten von 0 bis  
zum Autoreload  
Register ARR

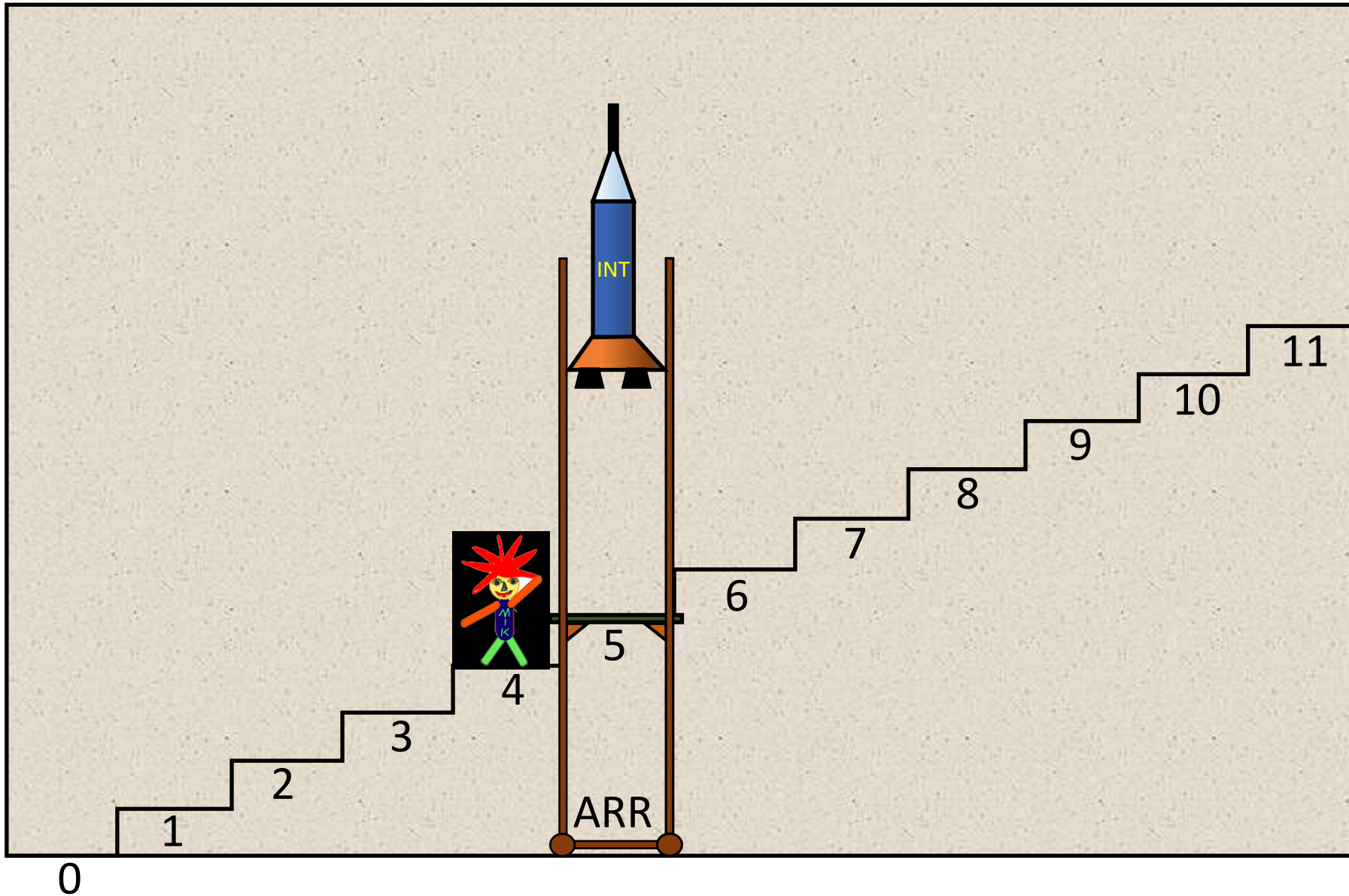






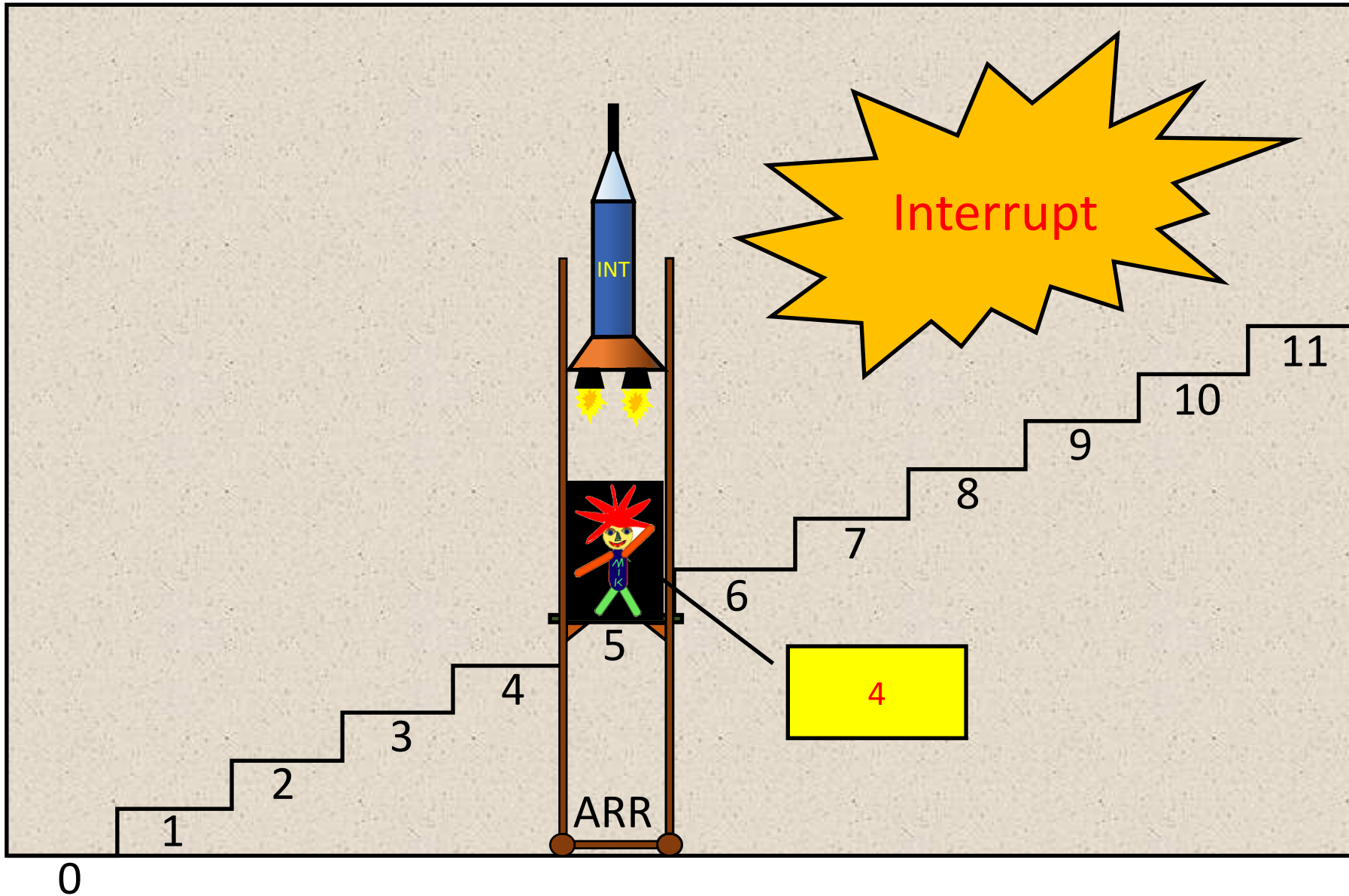
Der Counter zählt in  
6 Takten von 0 bis  
zum Autoreload  
Register ARR





Der Counter zählt in  
6 Takten von 0 bis  
zum Autoreload  
Register ARR

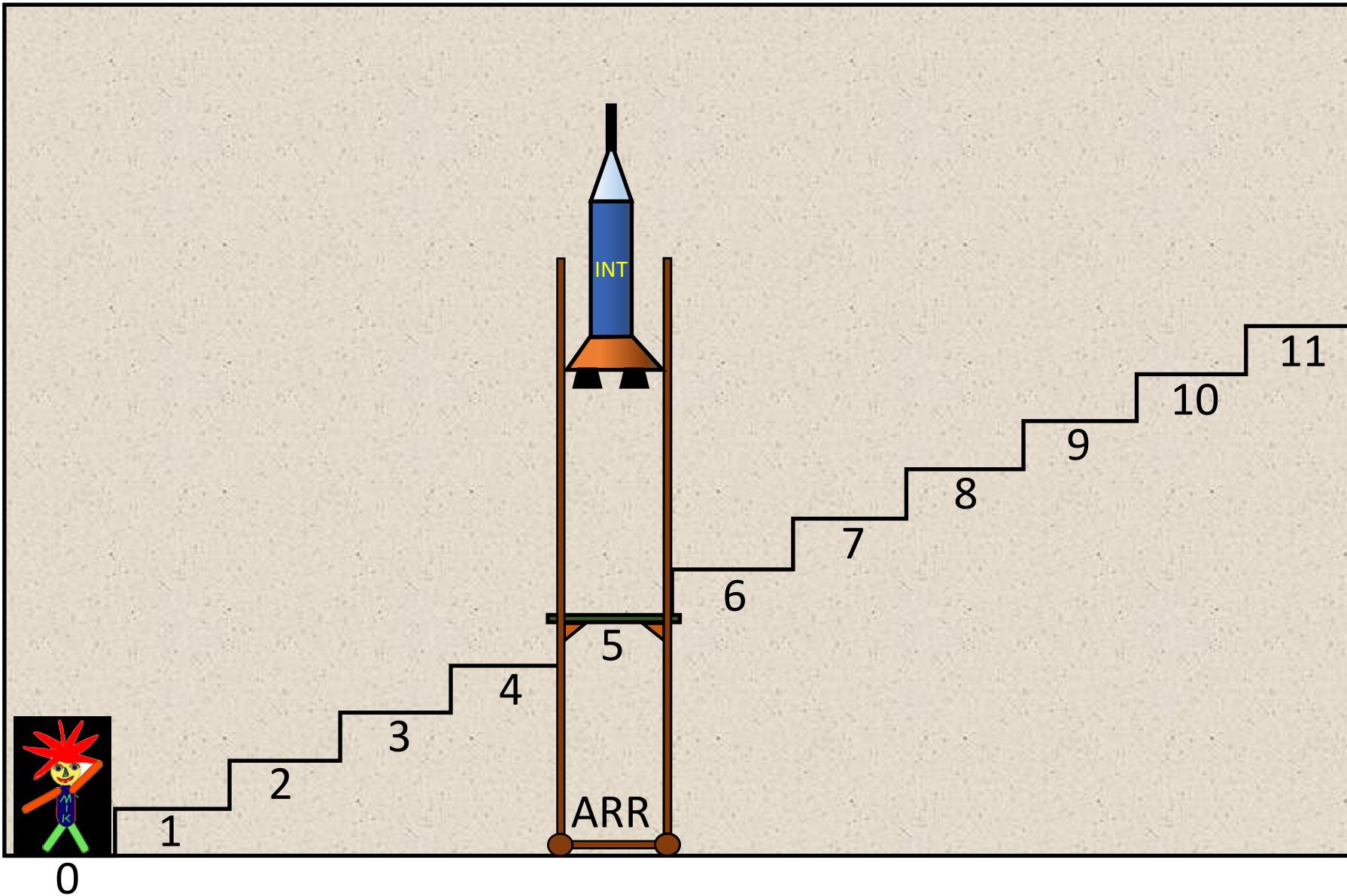




Bei PSC=1ms:

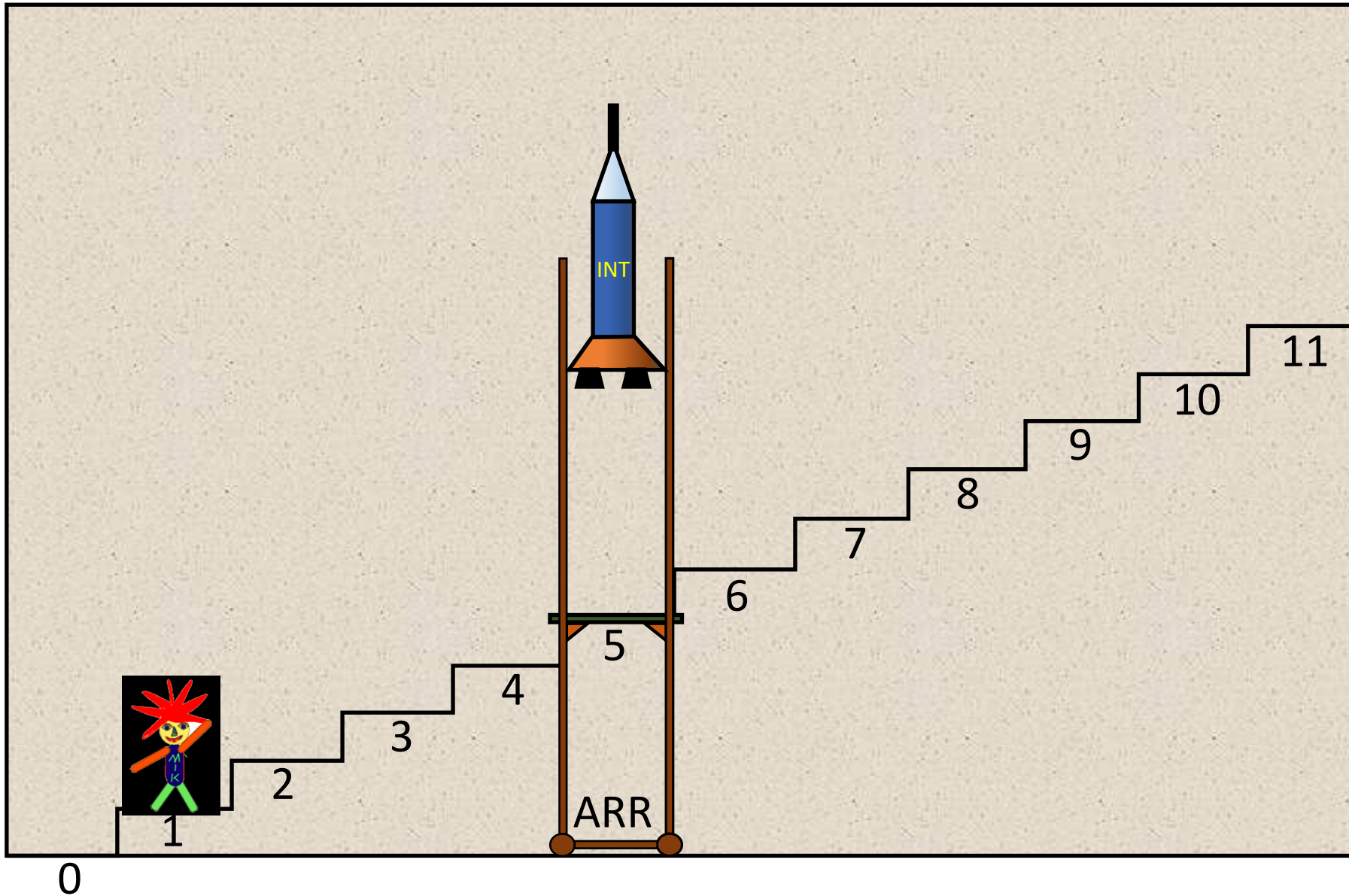
Alle 6 ms ein  
Interrupt





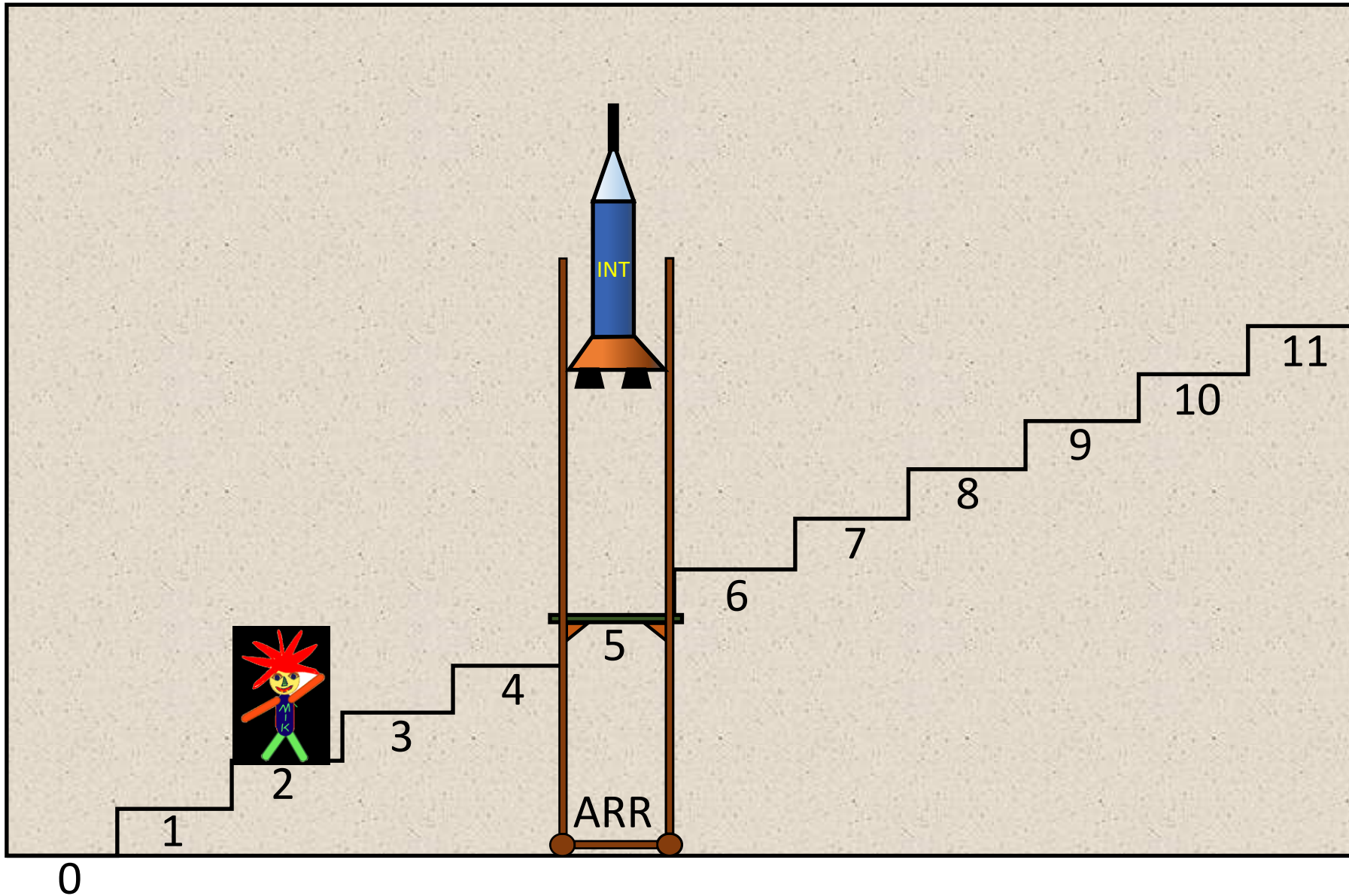
Der Counter zählt in  
6 Takten von 0 bis  
zum Autoreload  
Register ARR





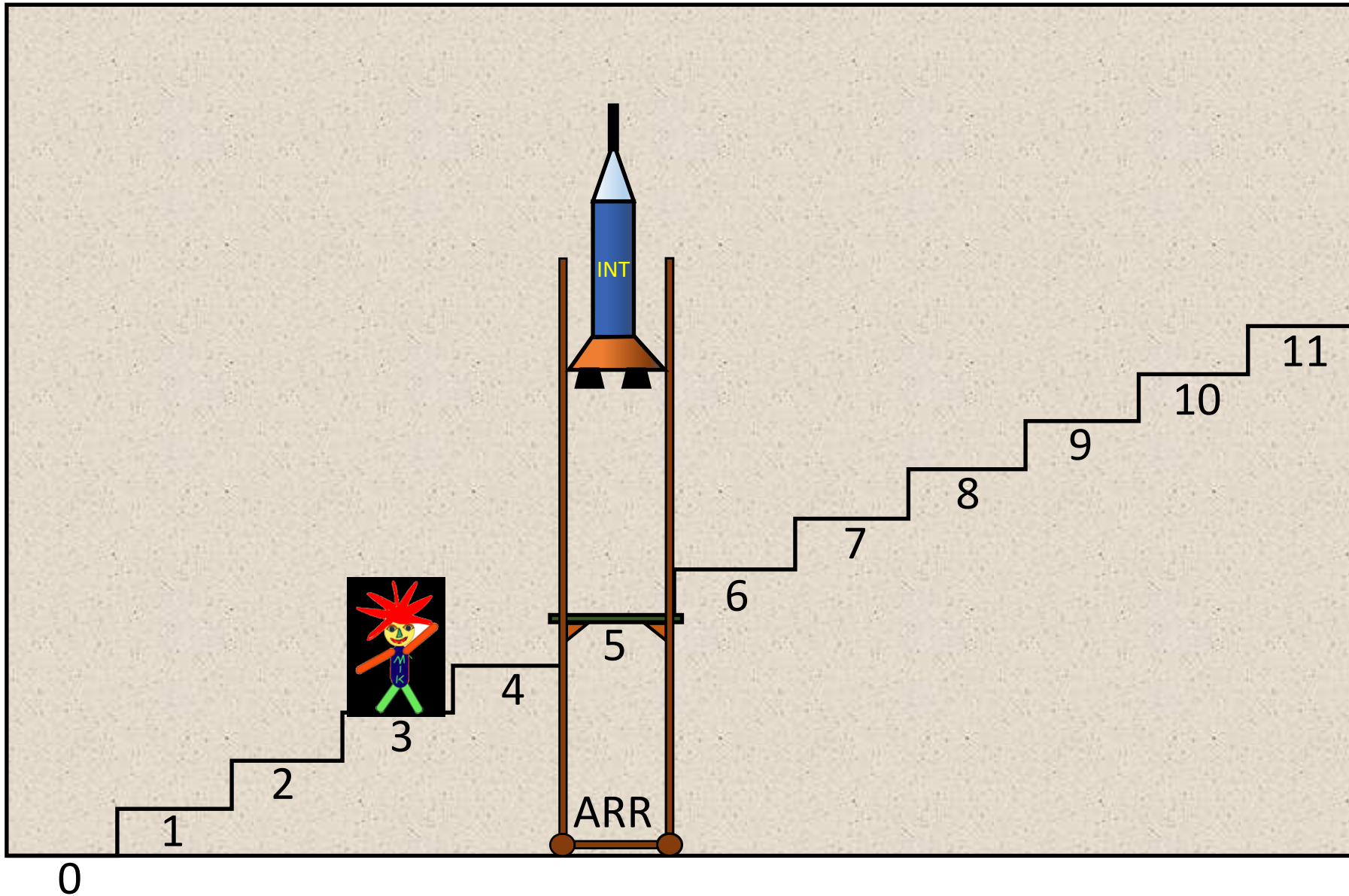
Der Counter zählt in  
6 Takten von 0 bis  
zum Autoreload  
Register ARR





Der Counter zählt in  
6 Takten von 0 bis  
zum Autoreload  
Register ARR

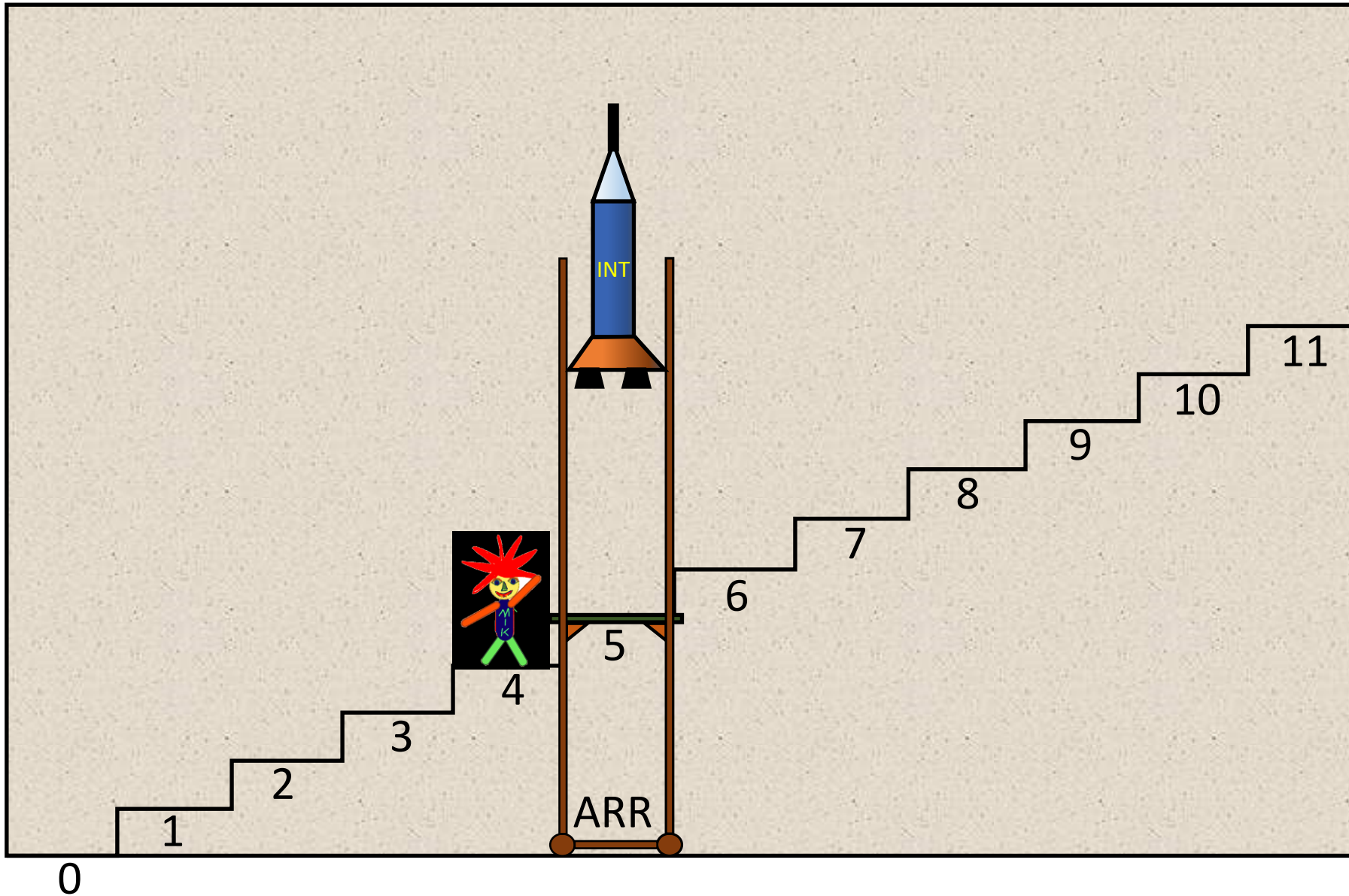




Der Counter zählt in  
6 Takten von 0 bis  
zum Autoreload  
Register ARR

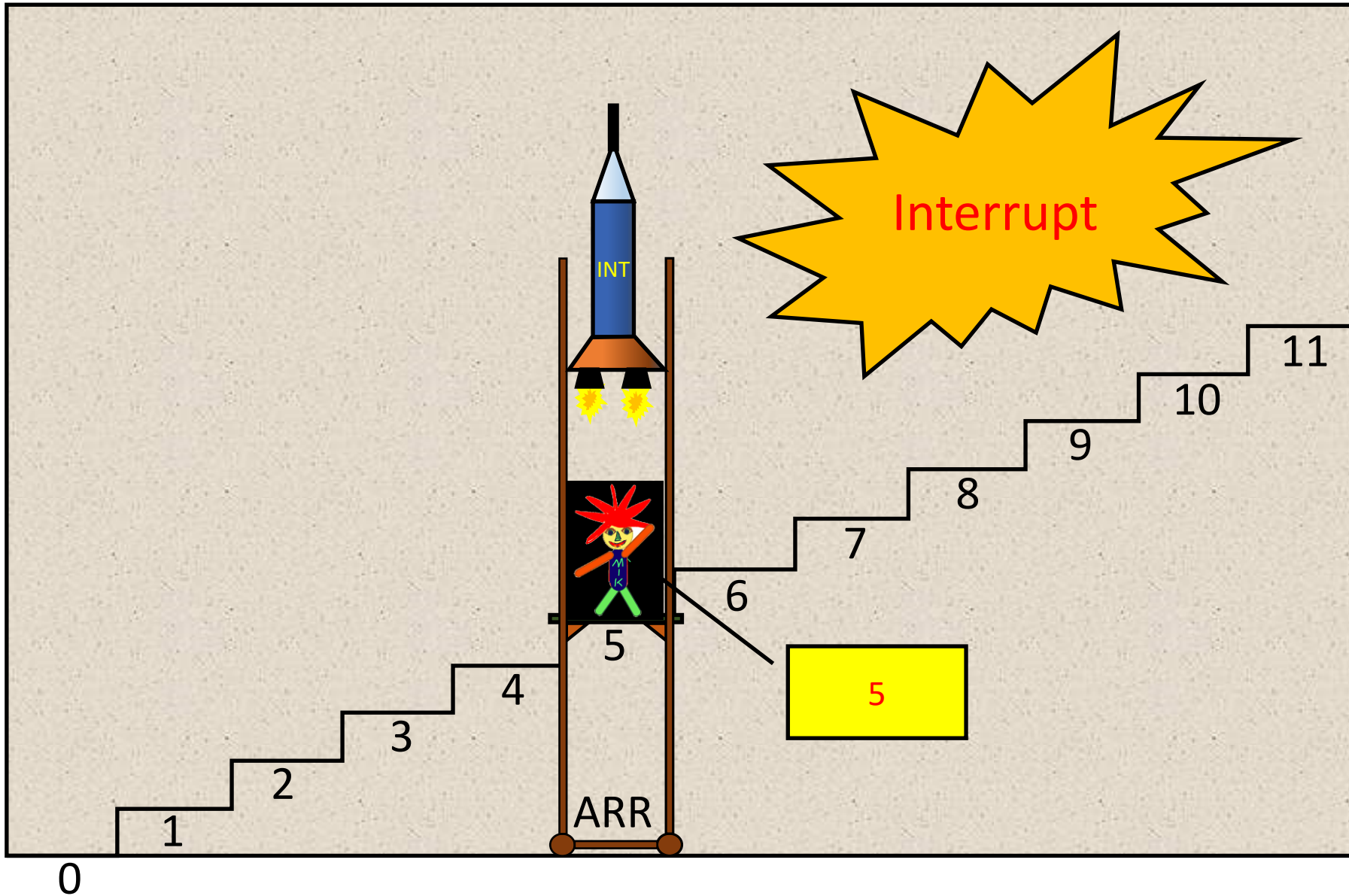






Der Counter zählt in  
6 Takten von 0 bis  
zum Autoreload  
Register ARR

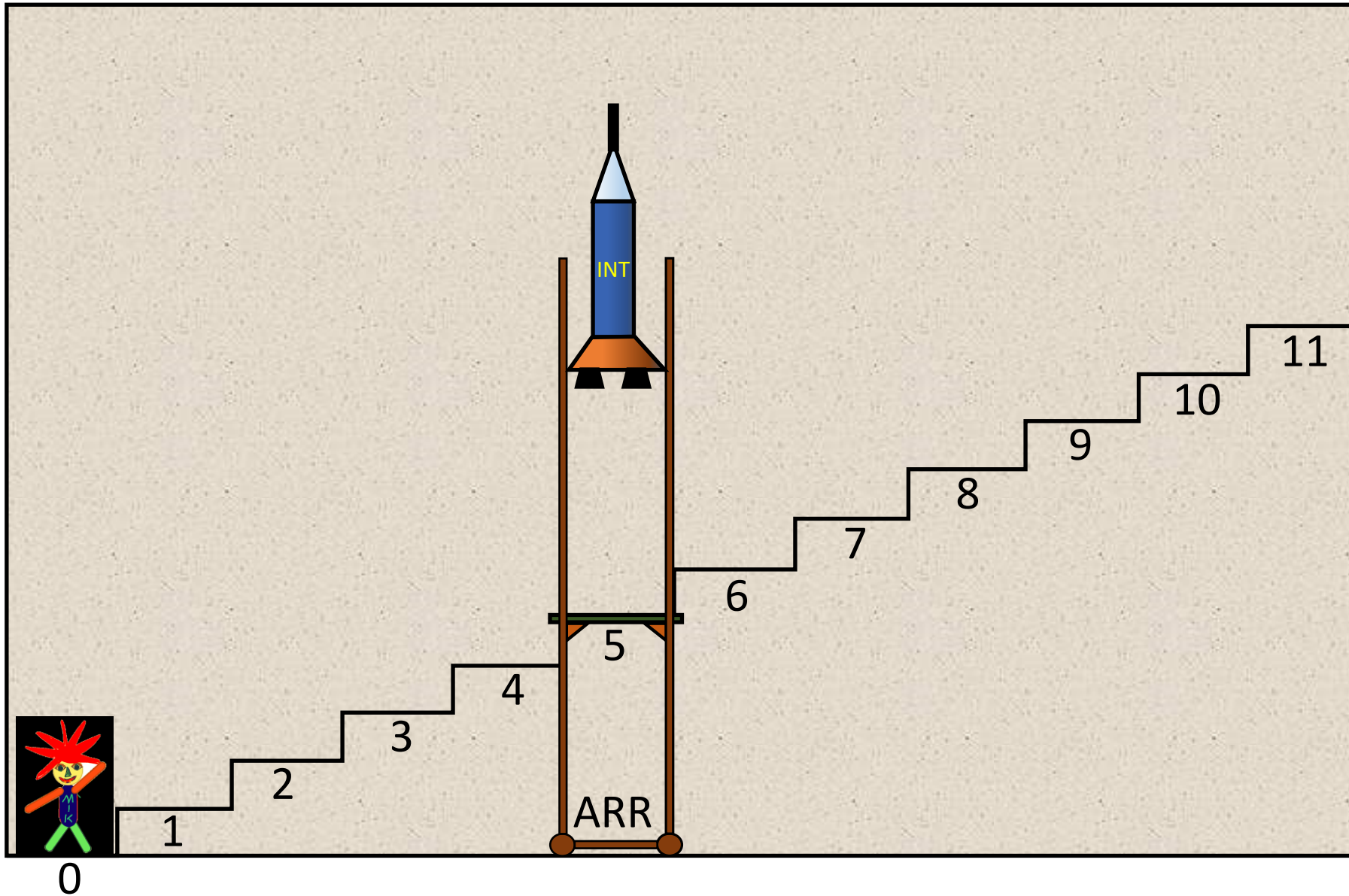




Bei PSC=1ms:

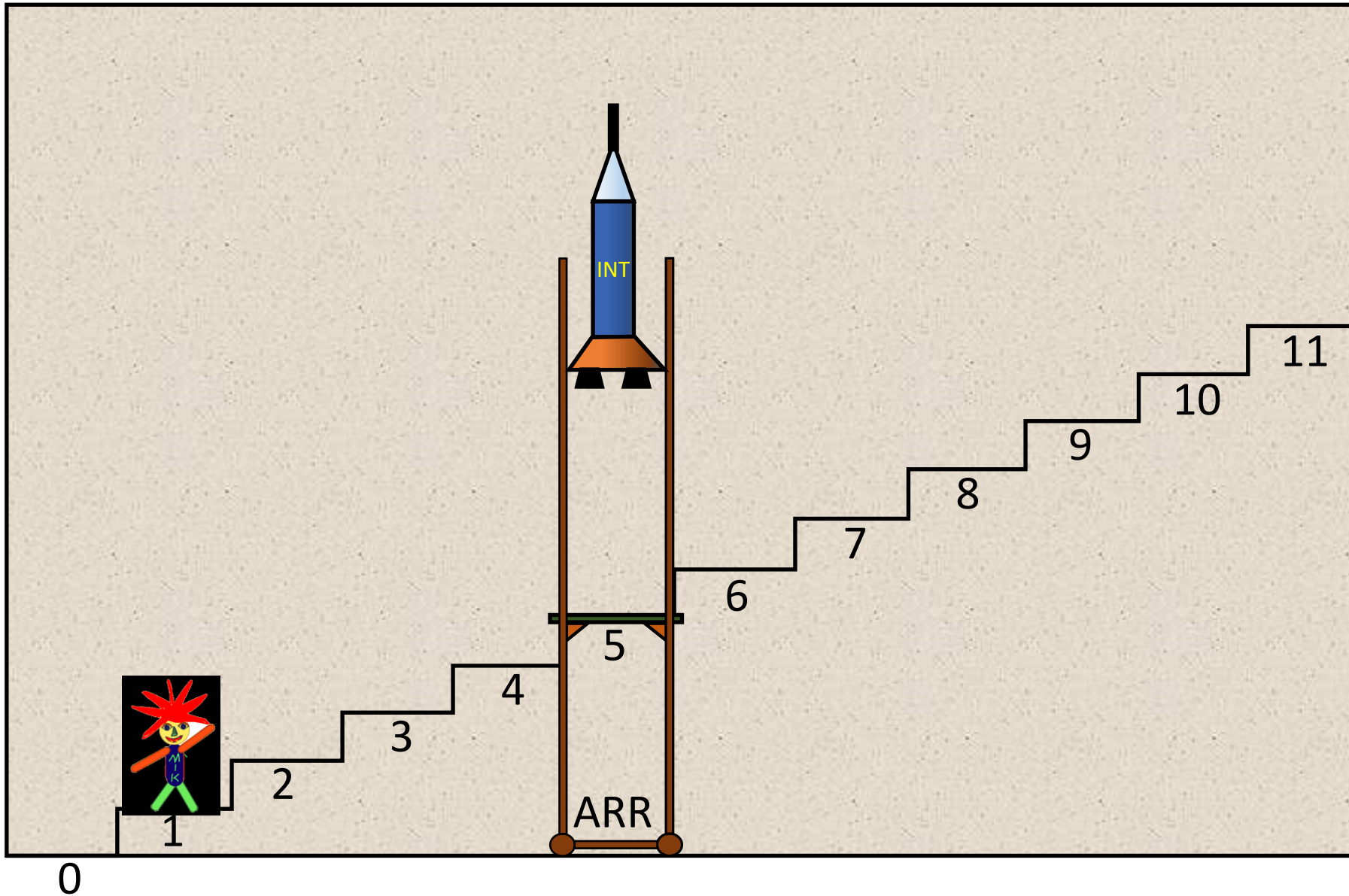
Alle 6 ms ein  
Interrupt





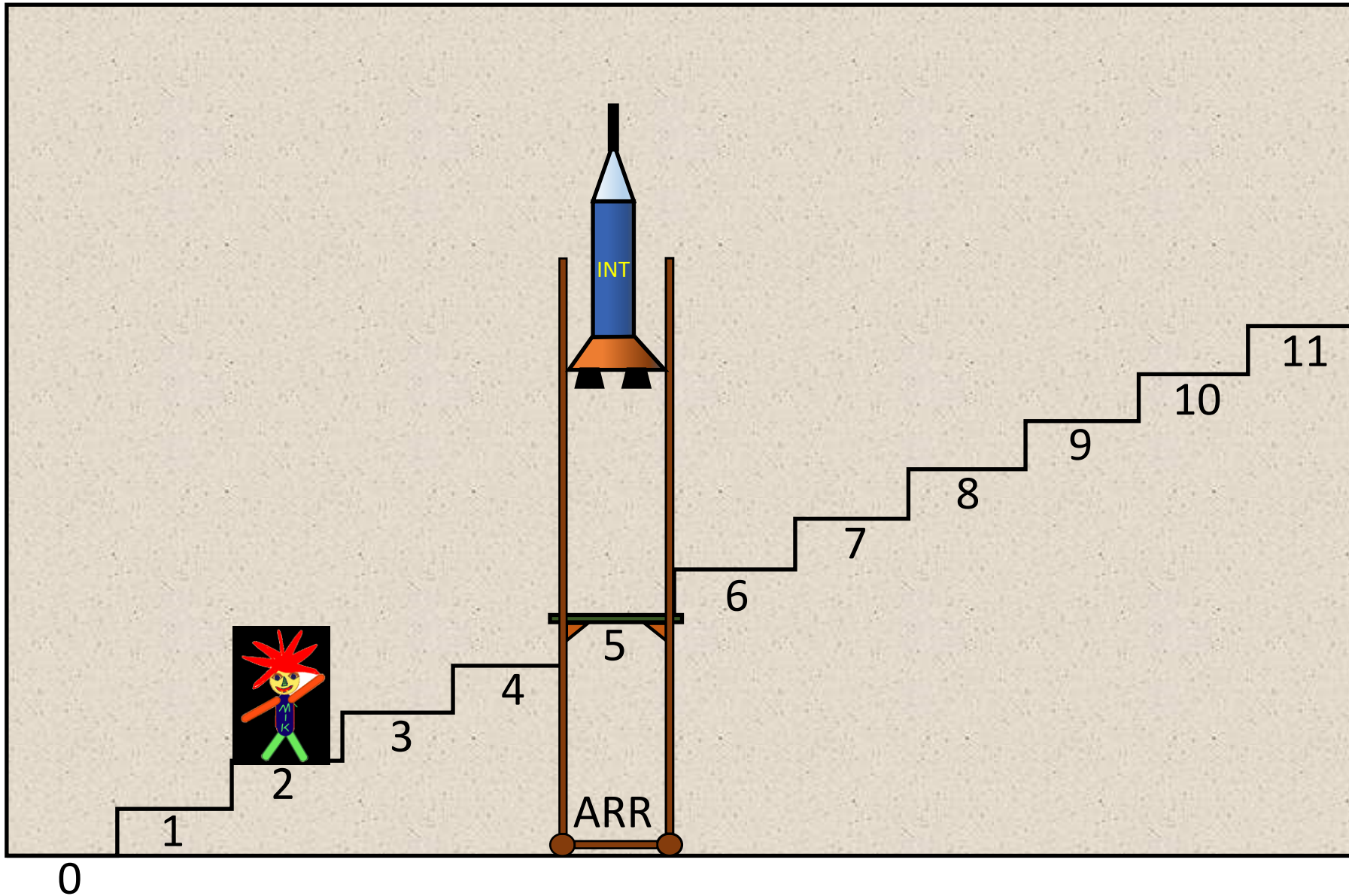
Der Counter zählt in  
6 Takten von 0 bis  
zum Autoreload  
Register ARR





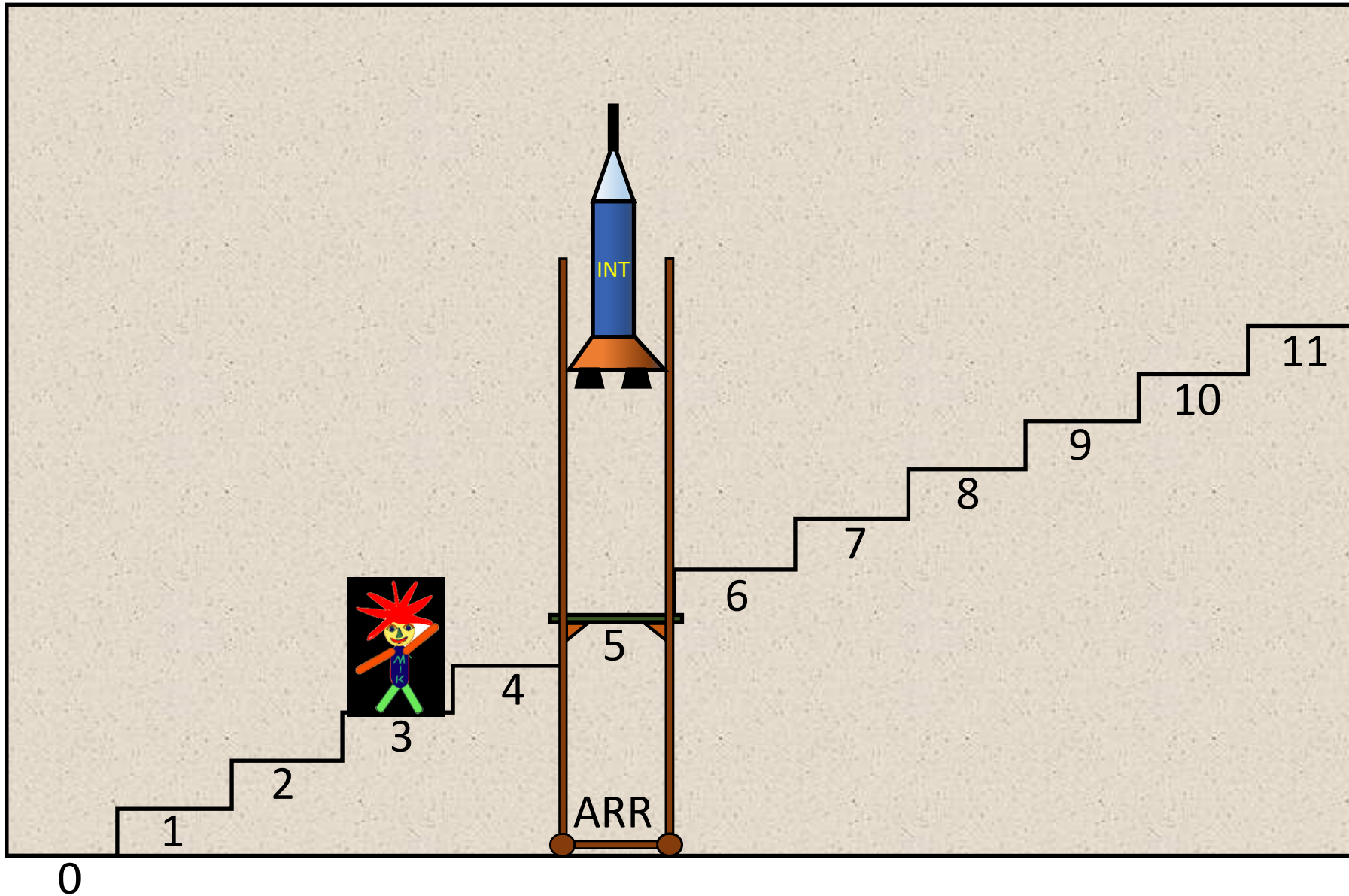
Der Counter zählt in  
6 Takten von 0 bis  
zum Autoreload  
Register ARR





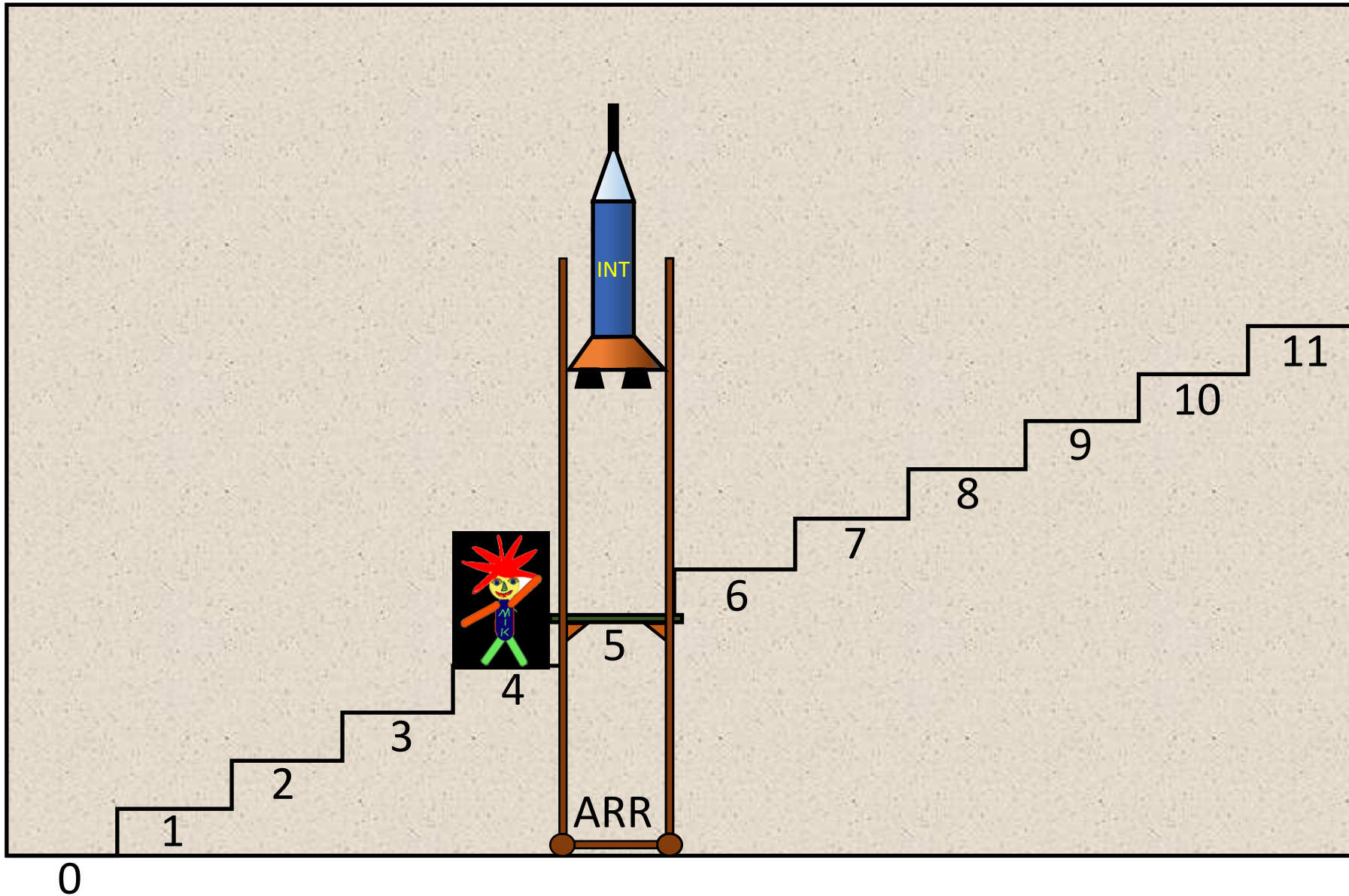
Der Counter zählt in  
6 Takten von 0 bis  
zum Autoreload  
Register ARR





Der Counter zählt in  
6 Takten von 0 bis  
zum Autoreload  
Register ARR

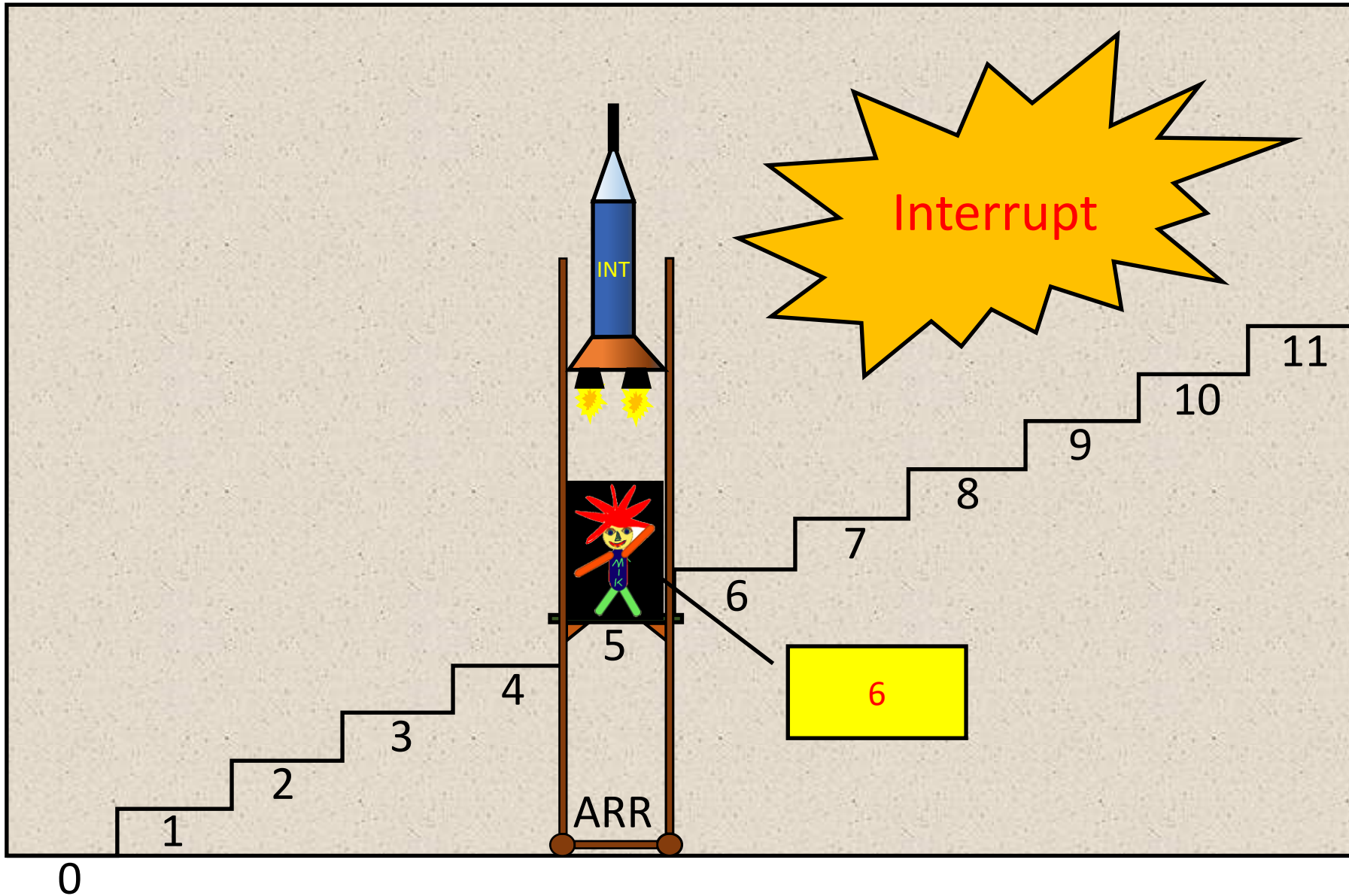




Der Counter zählt in  
6 Takten von 0 bis  
zum Autoreload  
Register ARR



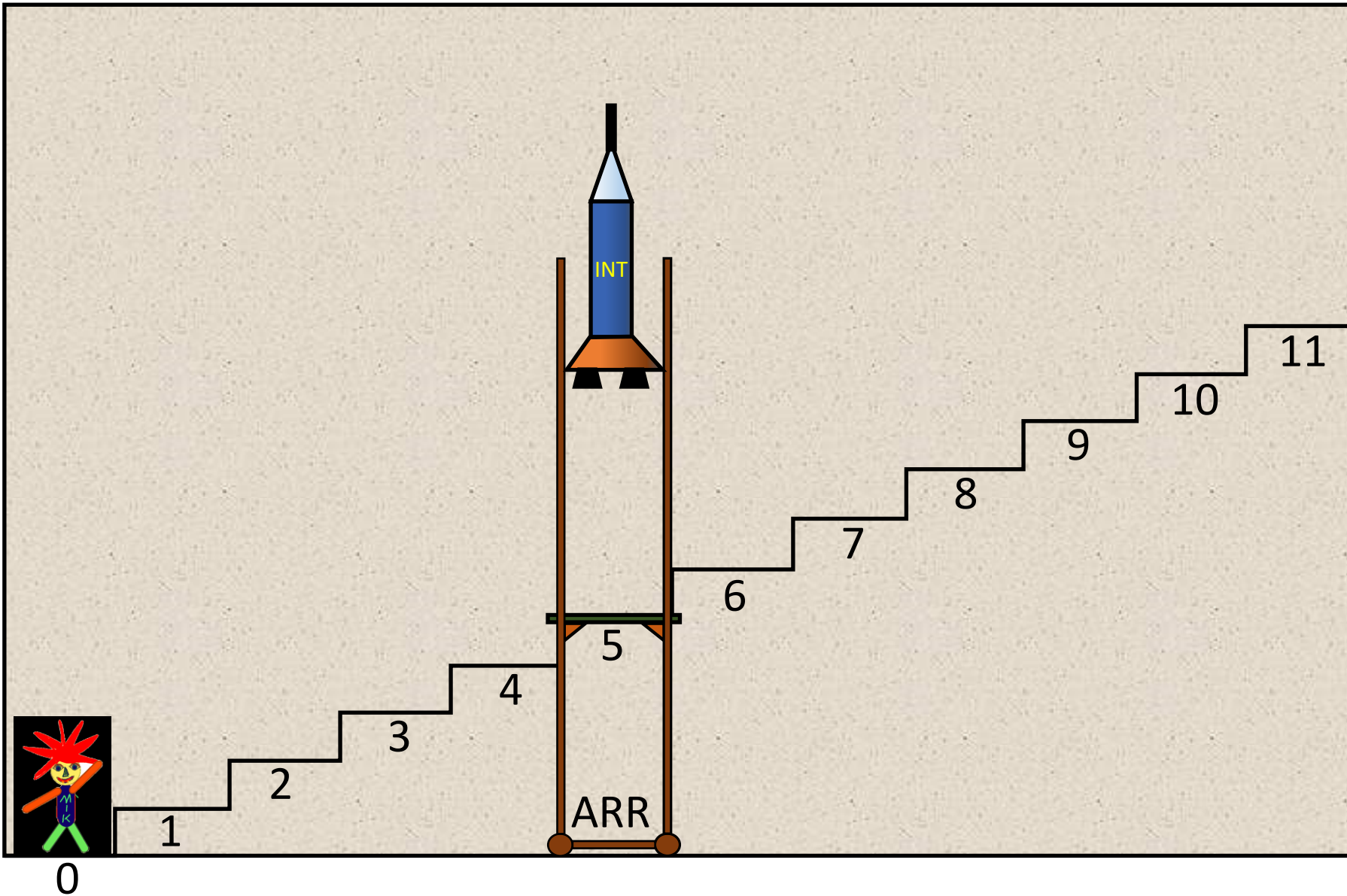




Bei PSC=1ms:

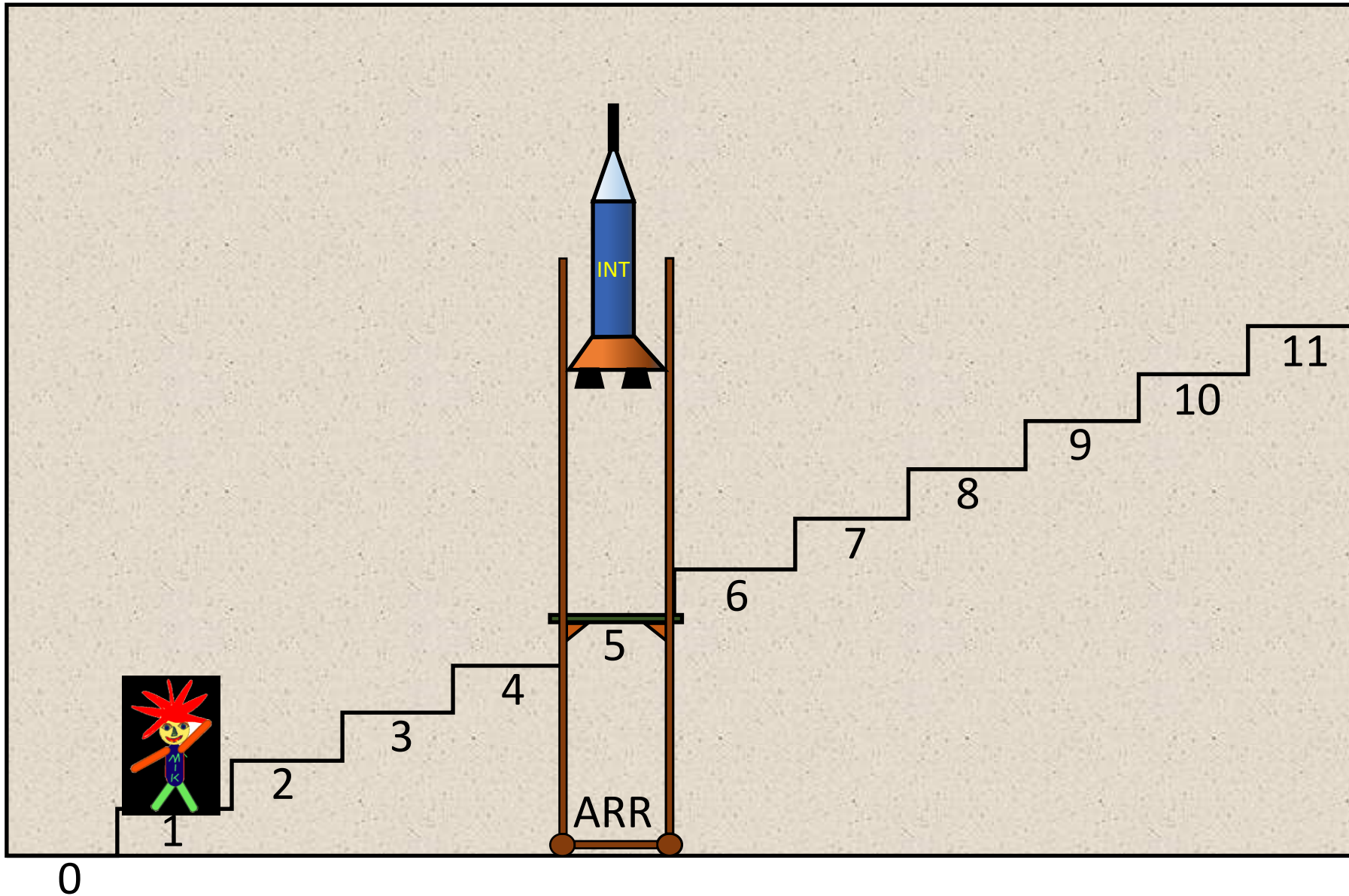
Alle 6 ms ein  
Interrupt





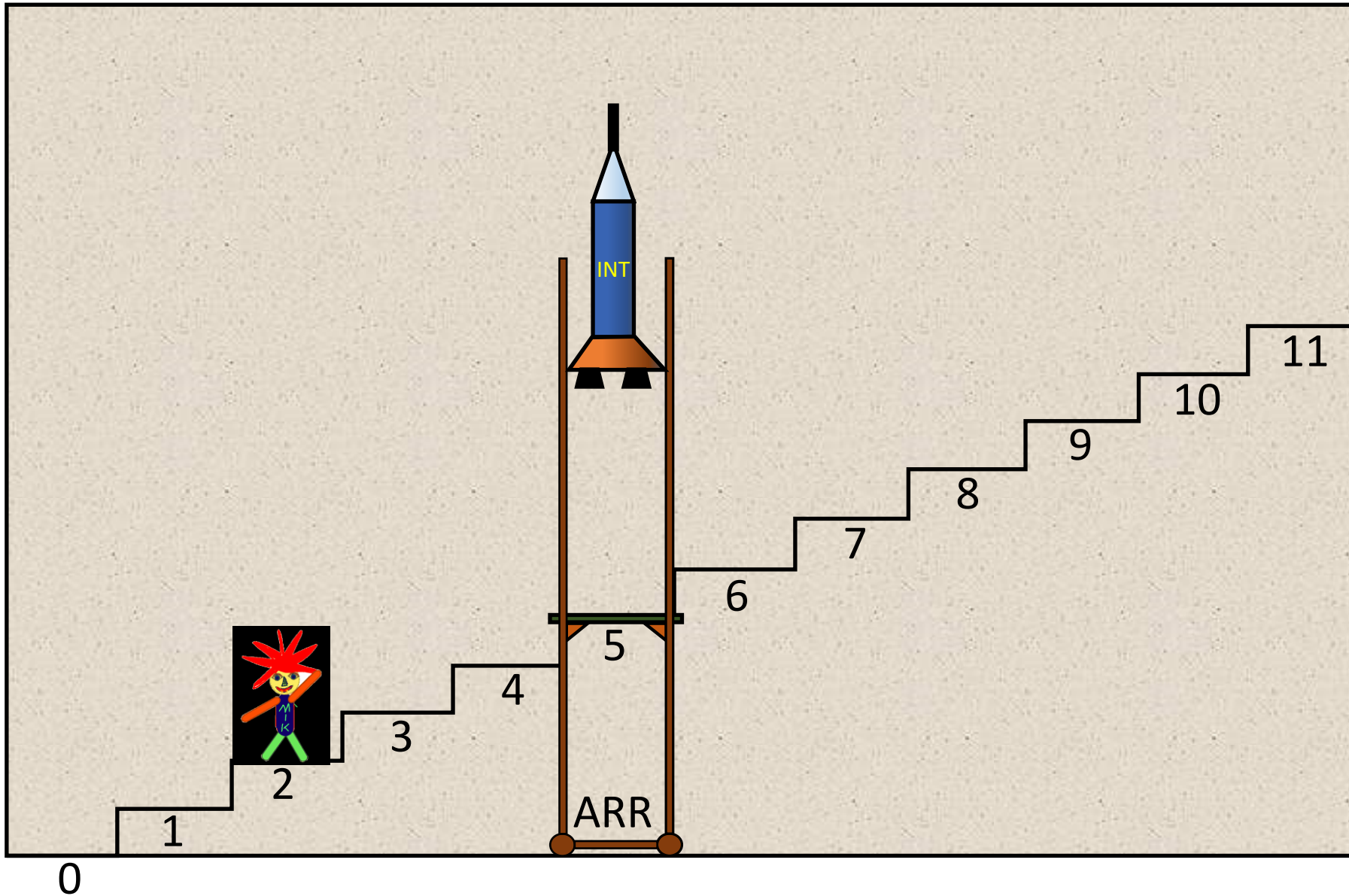
Der Counter zählt in  
6 Takten von 0 bis  
zum Autoreload  
Register ARR





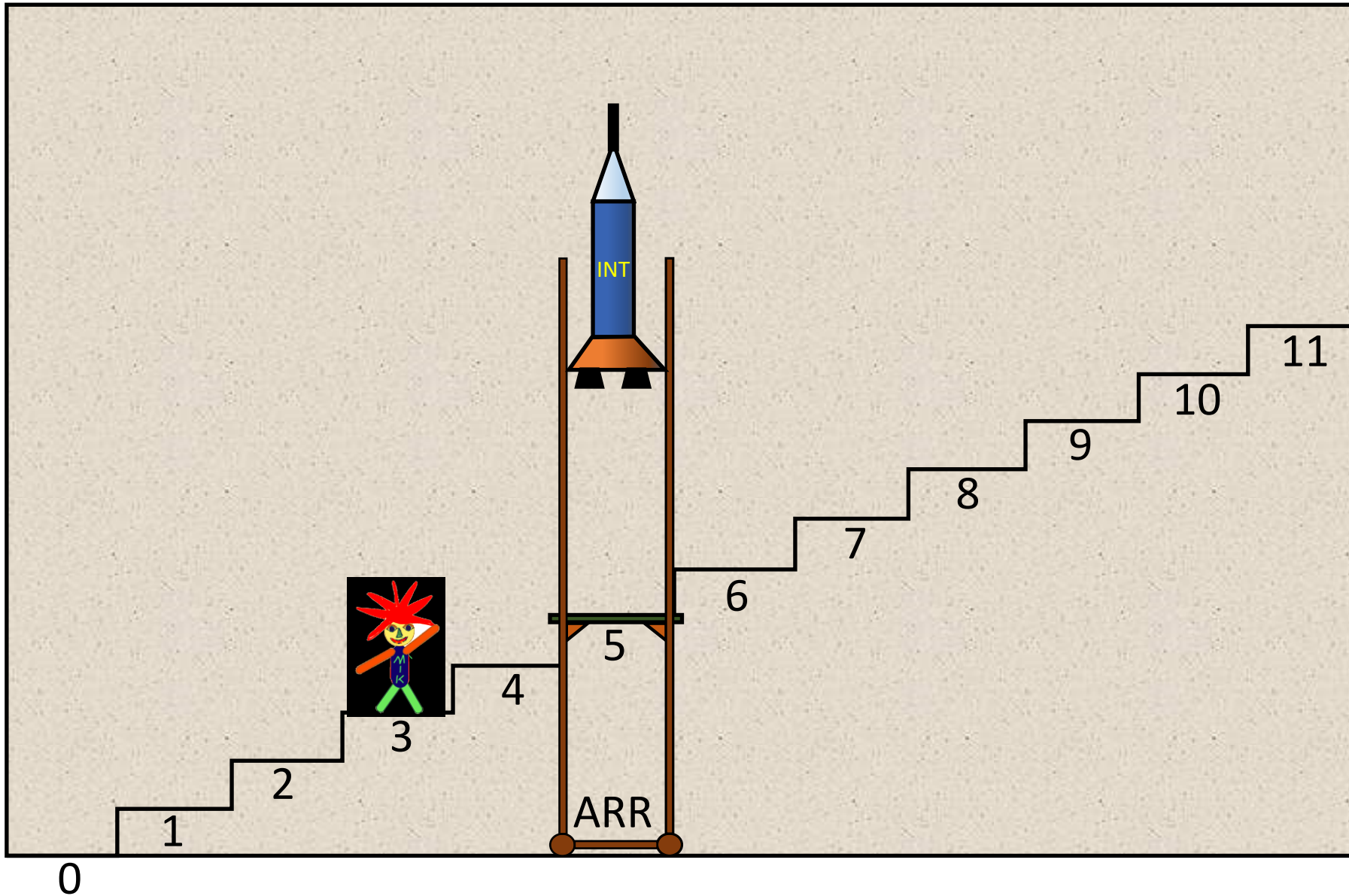
Der Counter zählt in  
6 Takten von 0 bis  
zum Autoreload  
Register ARR





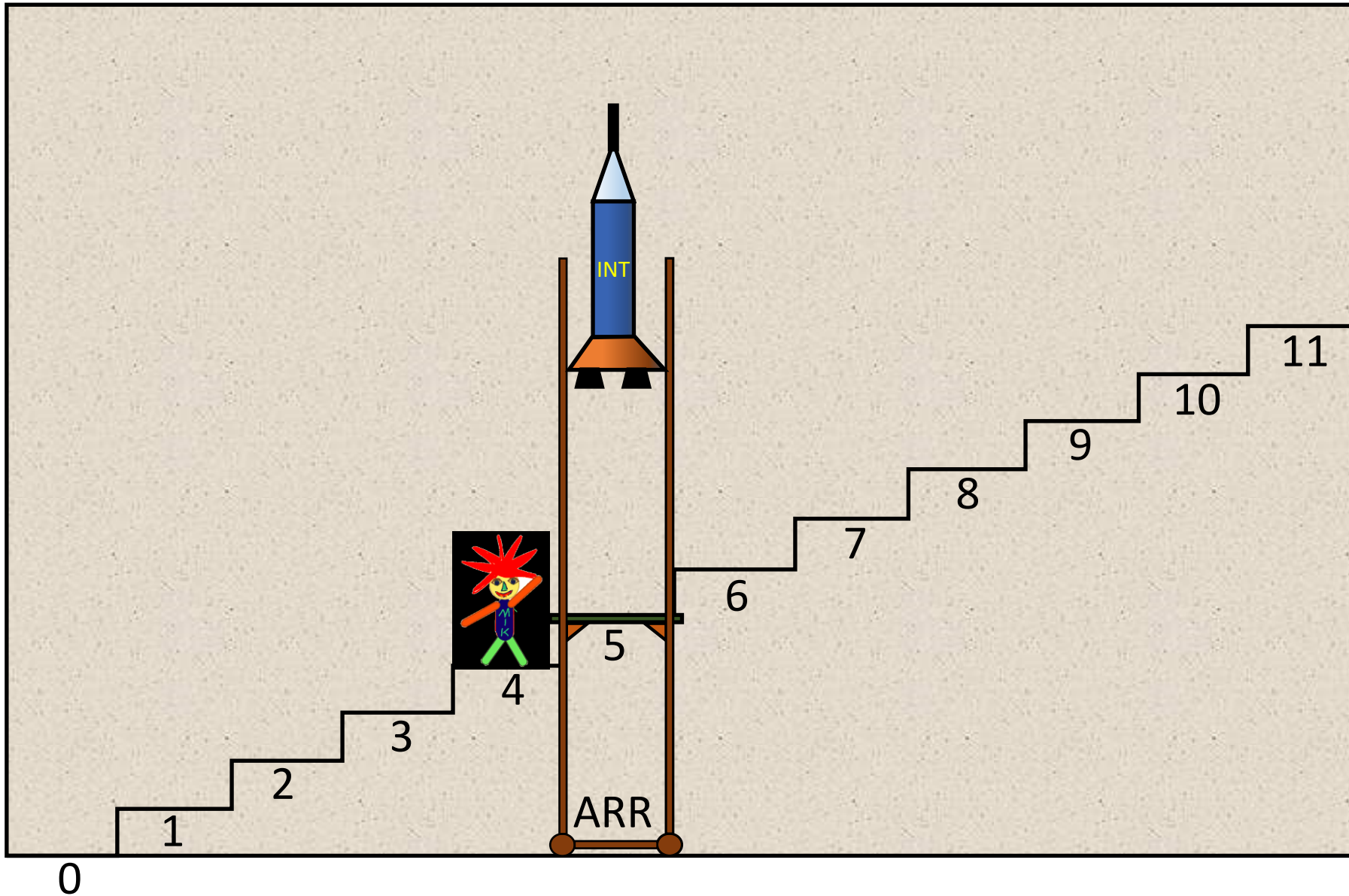
Der Counter zählt in  
6 Takten von 0 bis  
zum Autoreload  
Register ARR





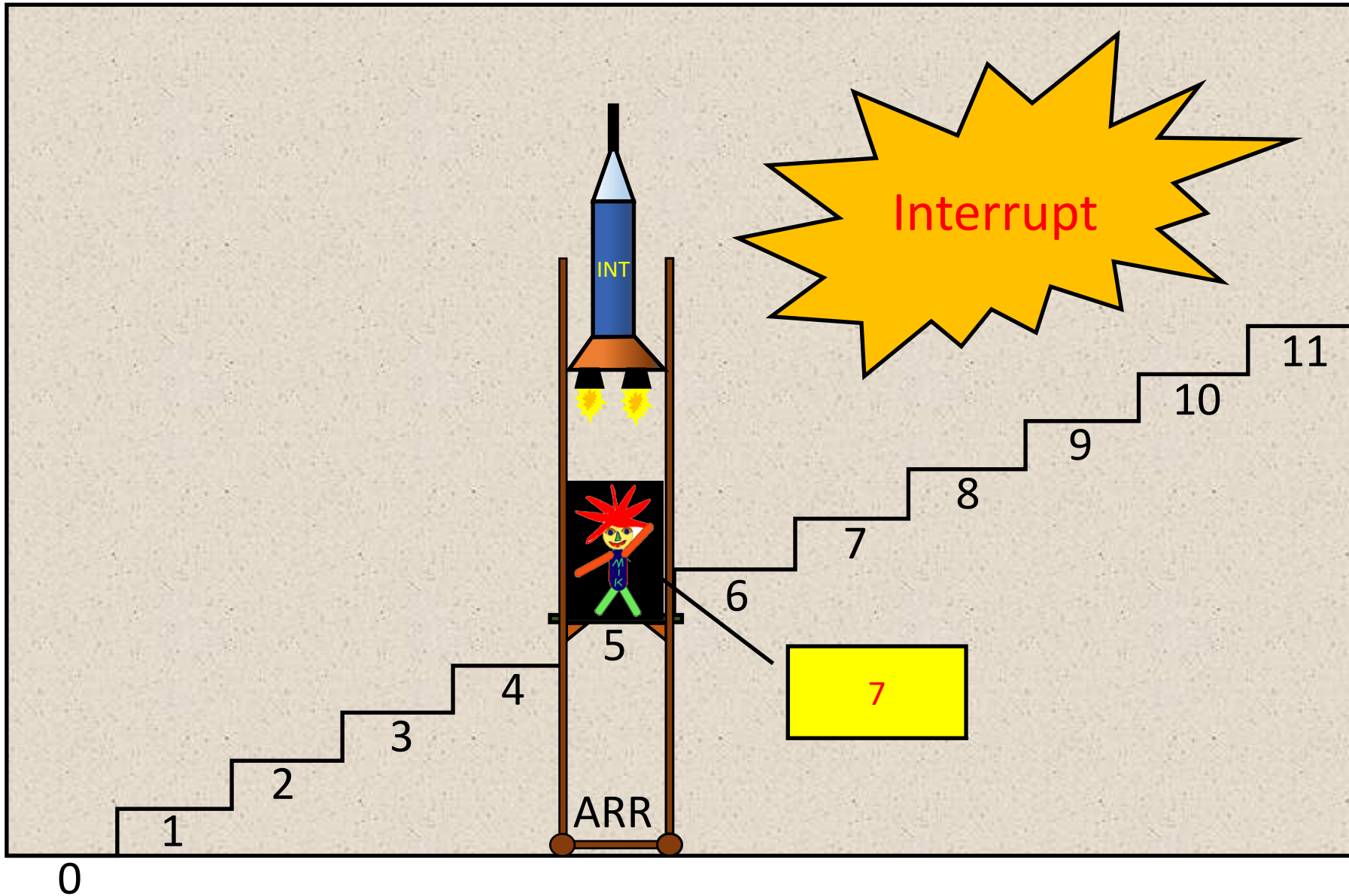
Der Counter zählt in  
6 Takten von 0 bis  
zum Autoreload  
Register ARR





Der Counter zählt in  
6 Takten von 0 bis  
zum Autoreload  
Register ARR



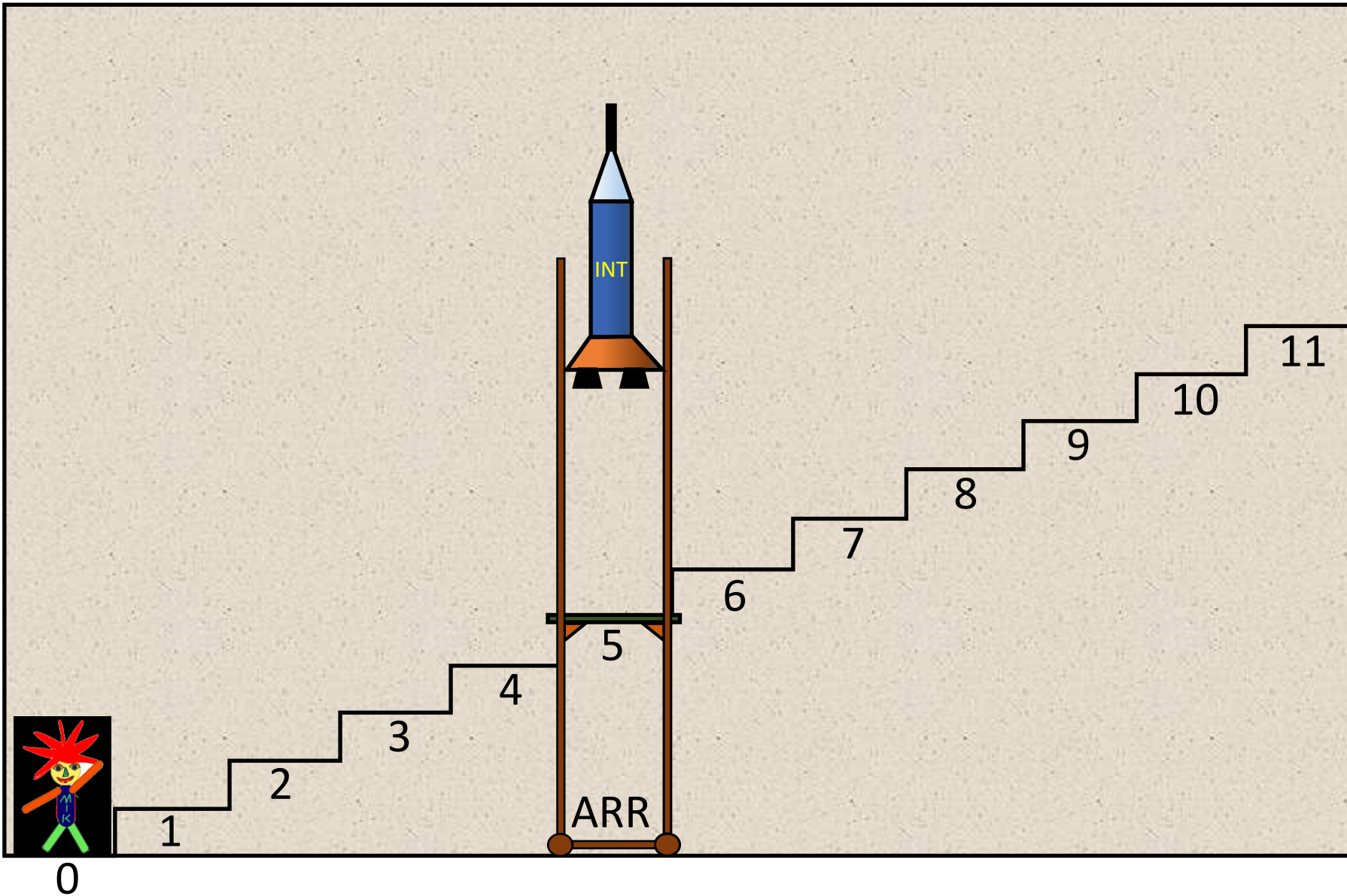


Bei PSC=1ms:

Alle 6 ms ein  
Interrupt

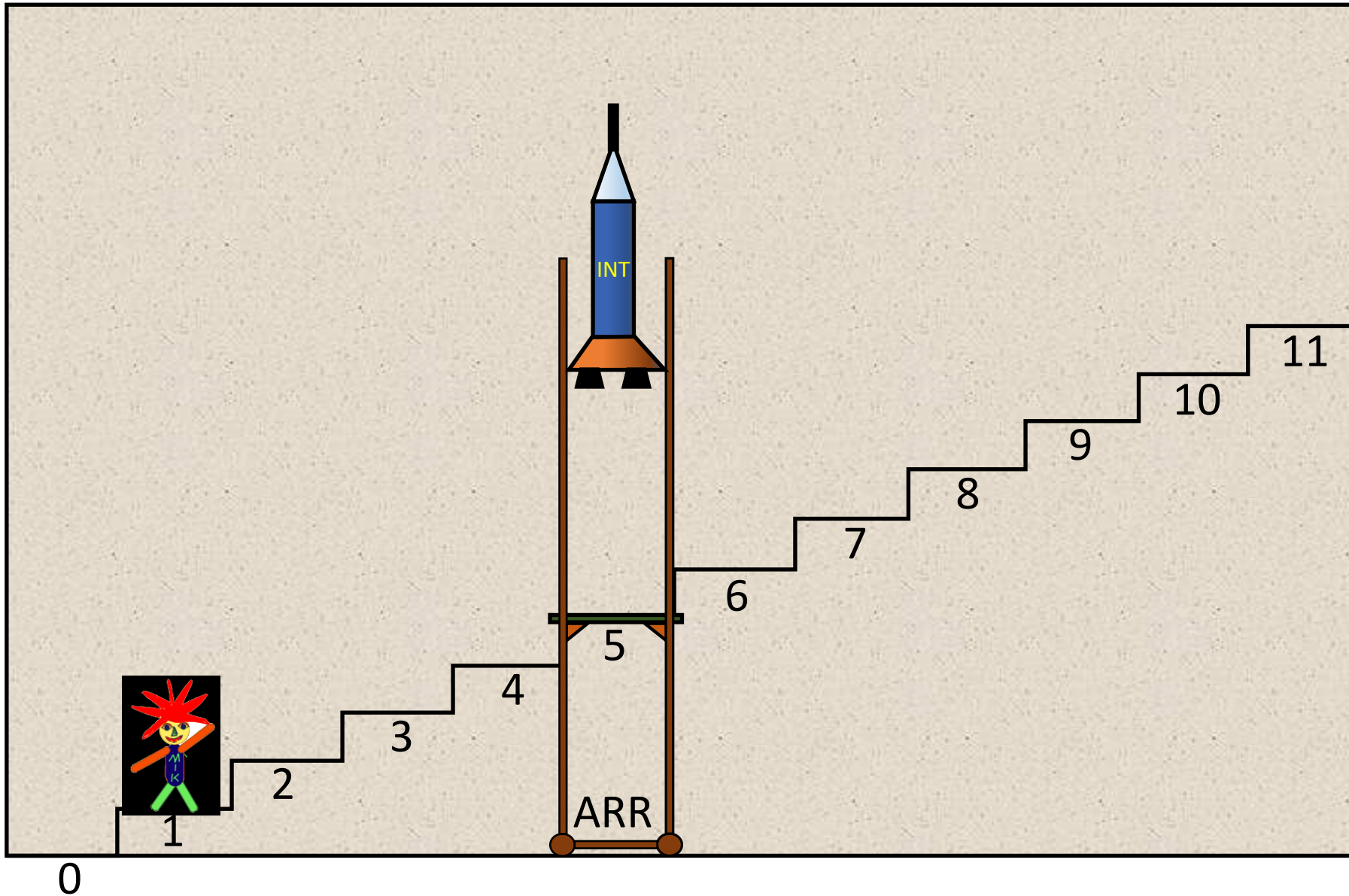






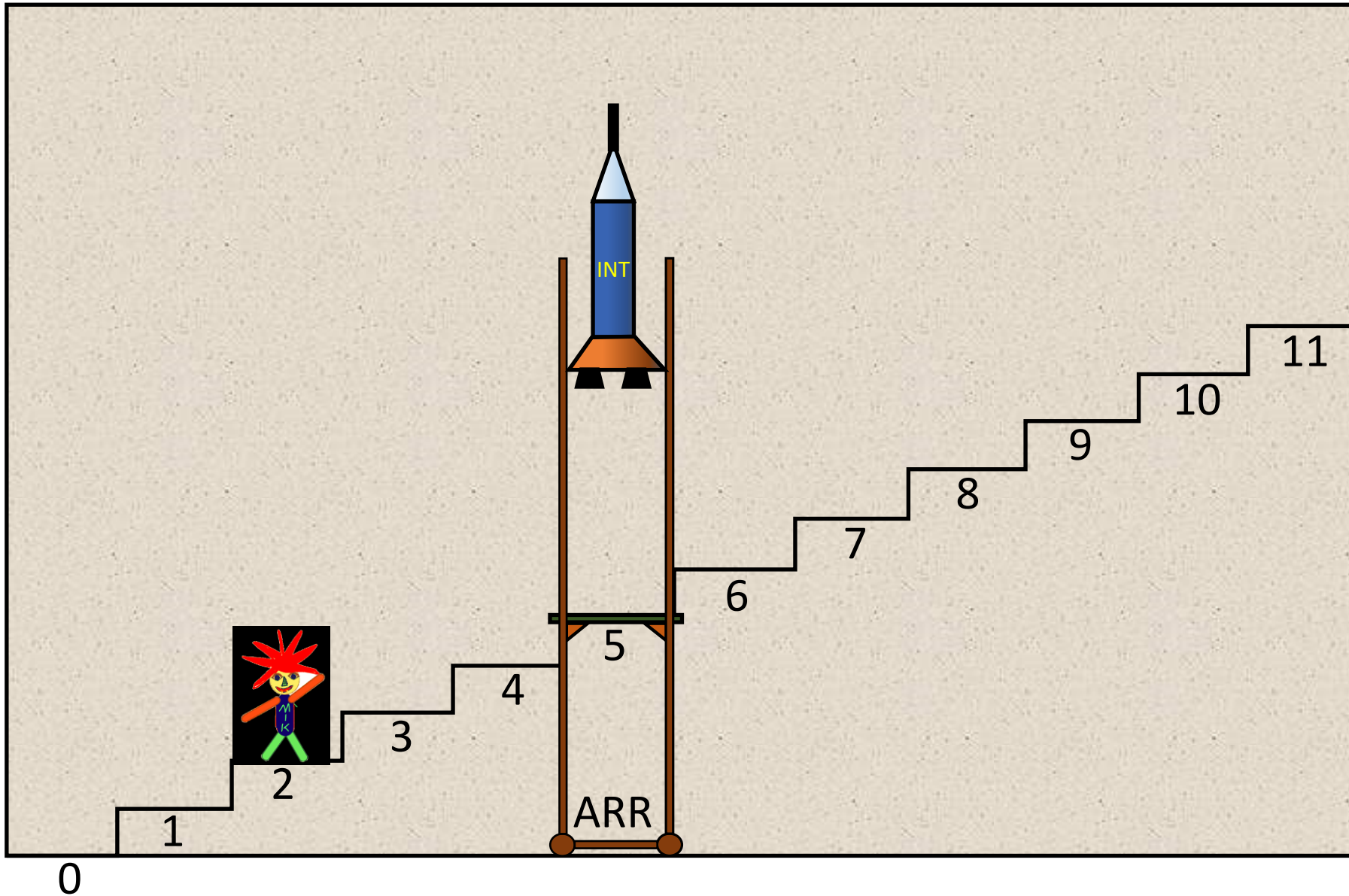
Der Counter zählt in  
6 Takten von 0 bis  
zum Autoreload  
Register ARR





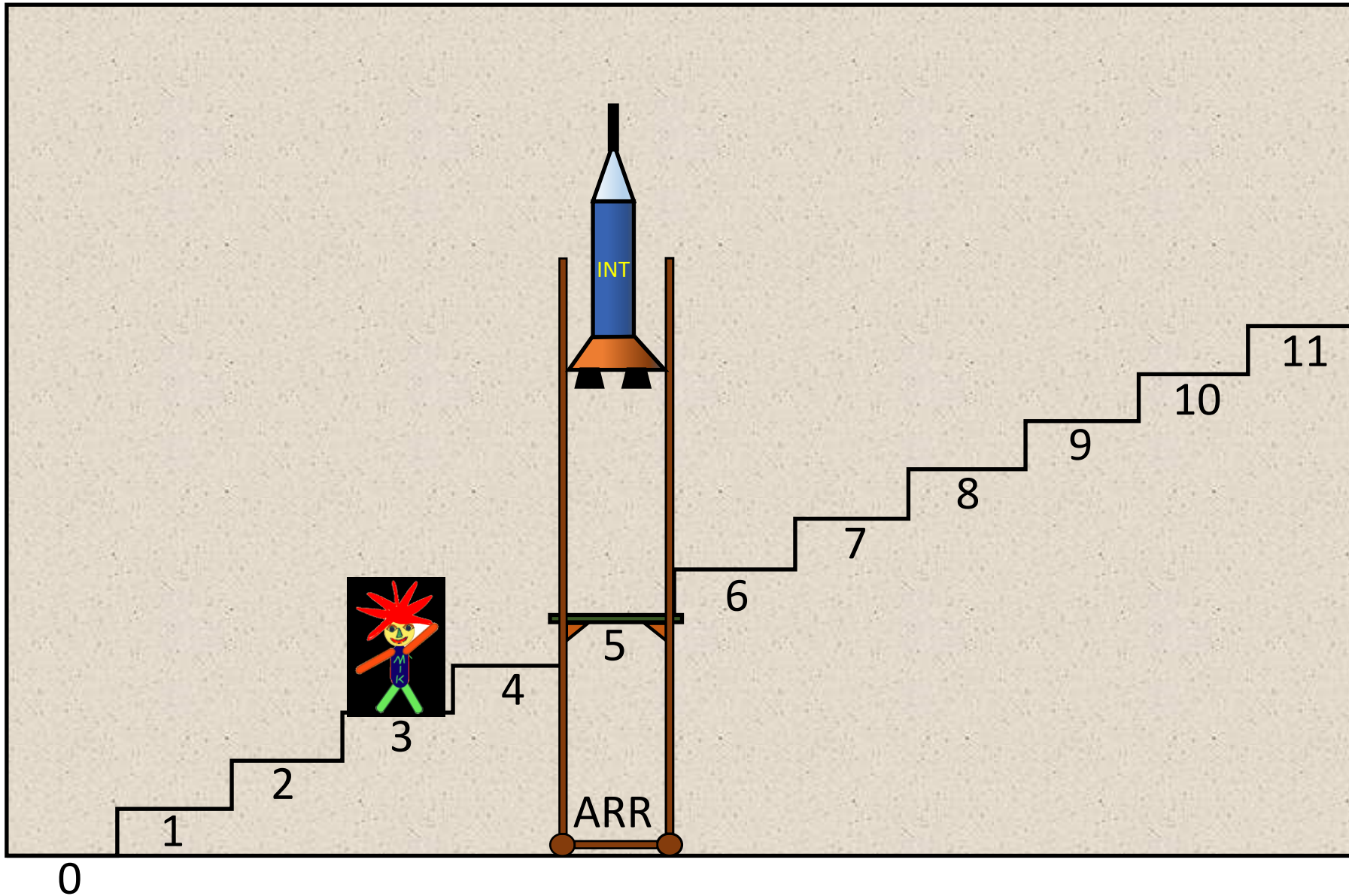
Der Counter zählt in  
6 Takten von 0 bis  
zum Autoreload  
Register ARR





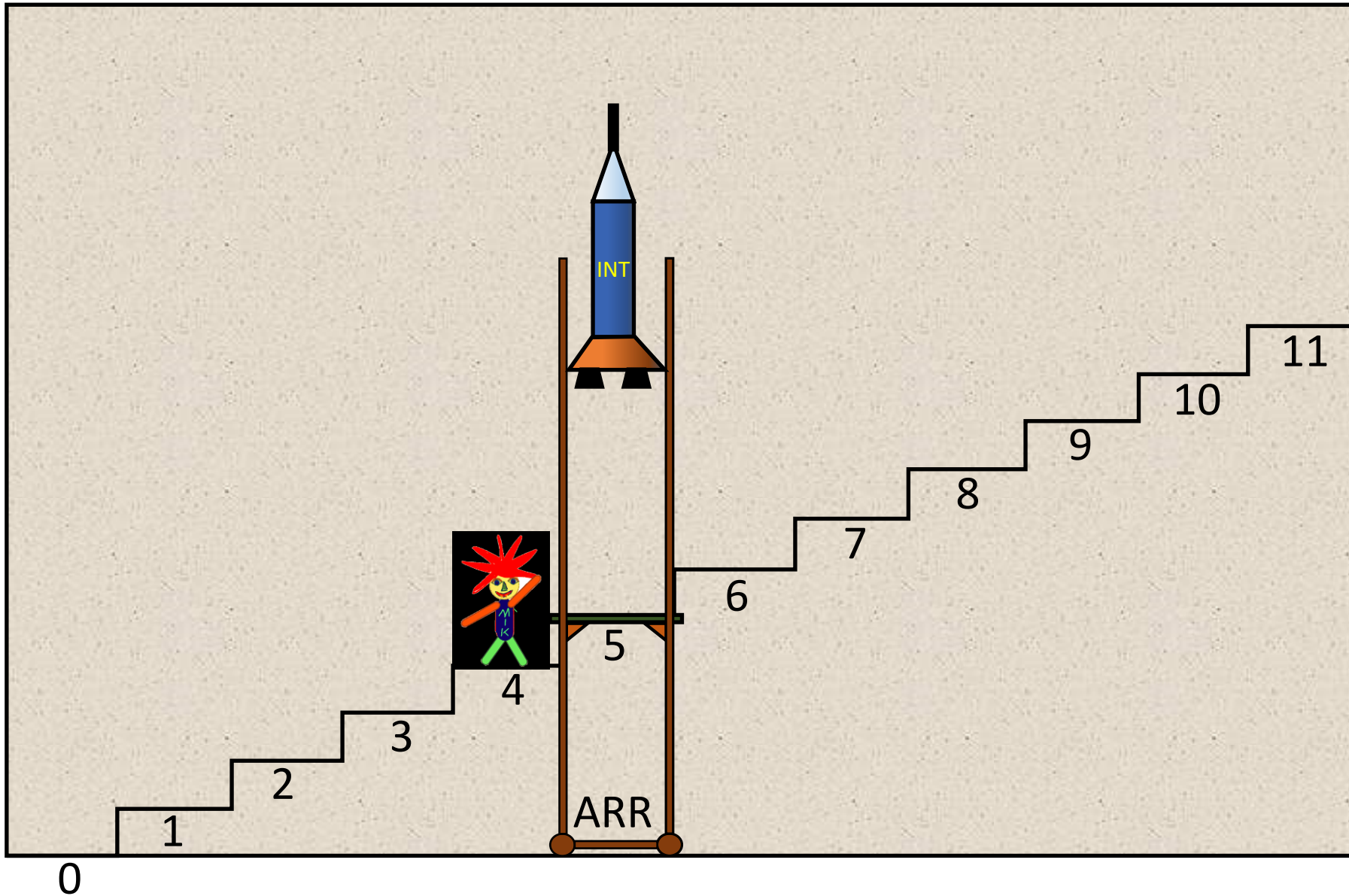
Der Counter zählt in  
6 Takten von 0 bis  
zum Autoreload  
Register ARR





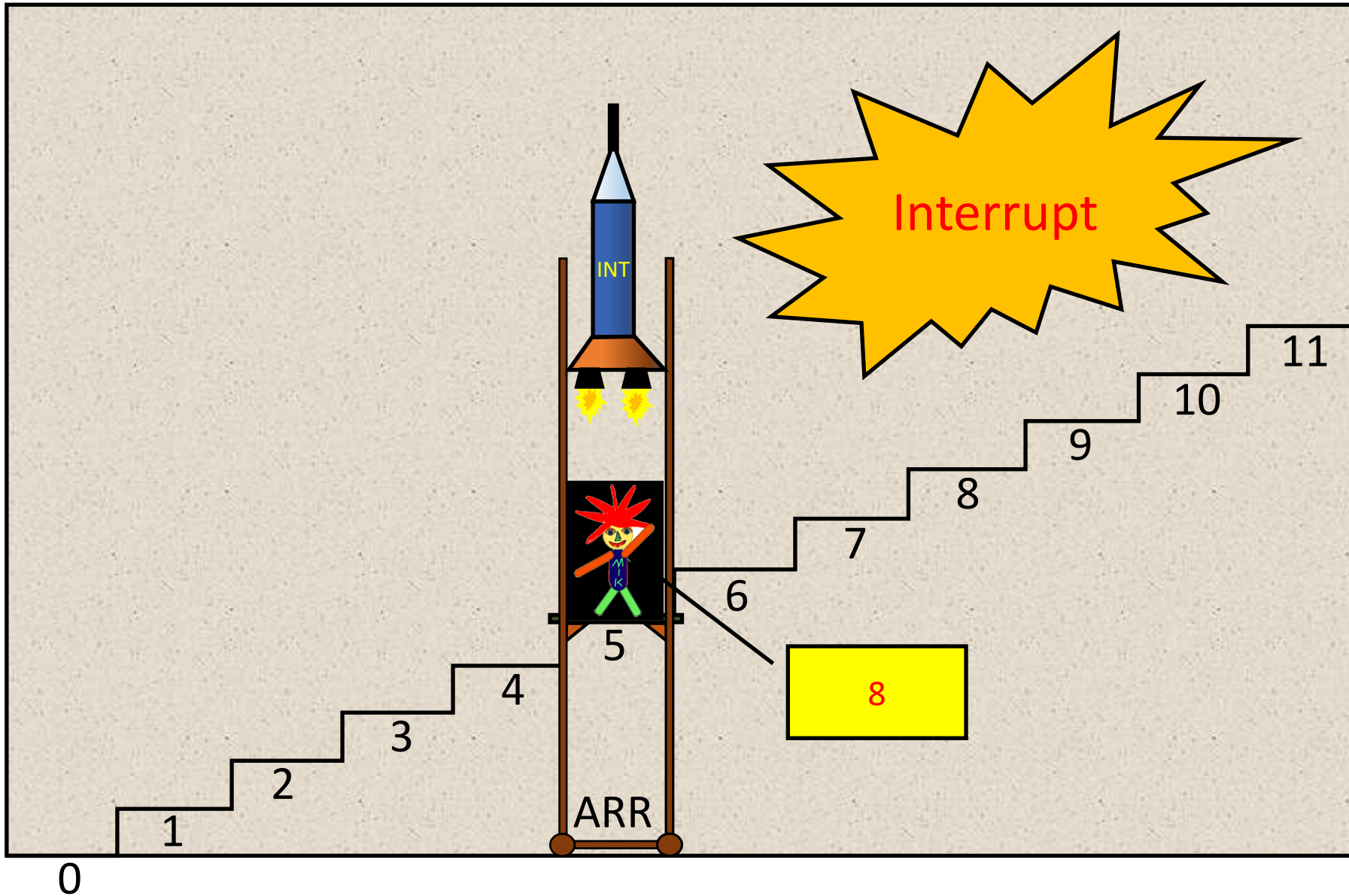
Der Counter zählt in  
6 Takten von 0 bis  
zum Autoreload  
Register ARR





Der Counter zählt in  
6 Takten von 0 bis  
zum Autoreload  
Register ARR

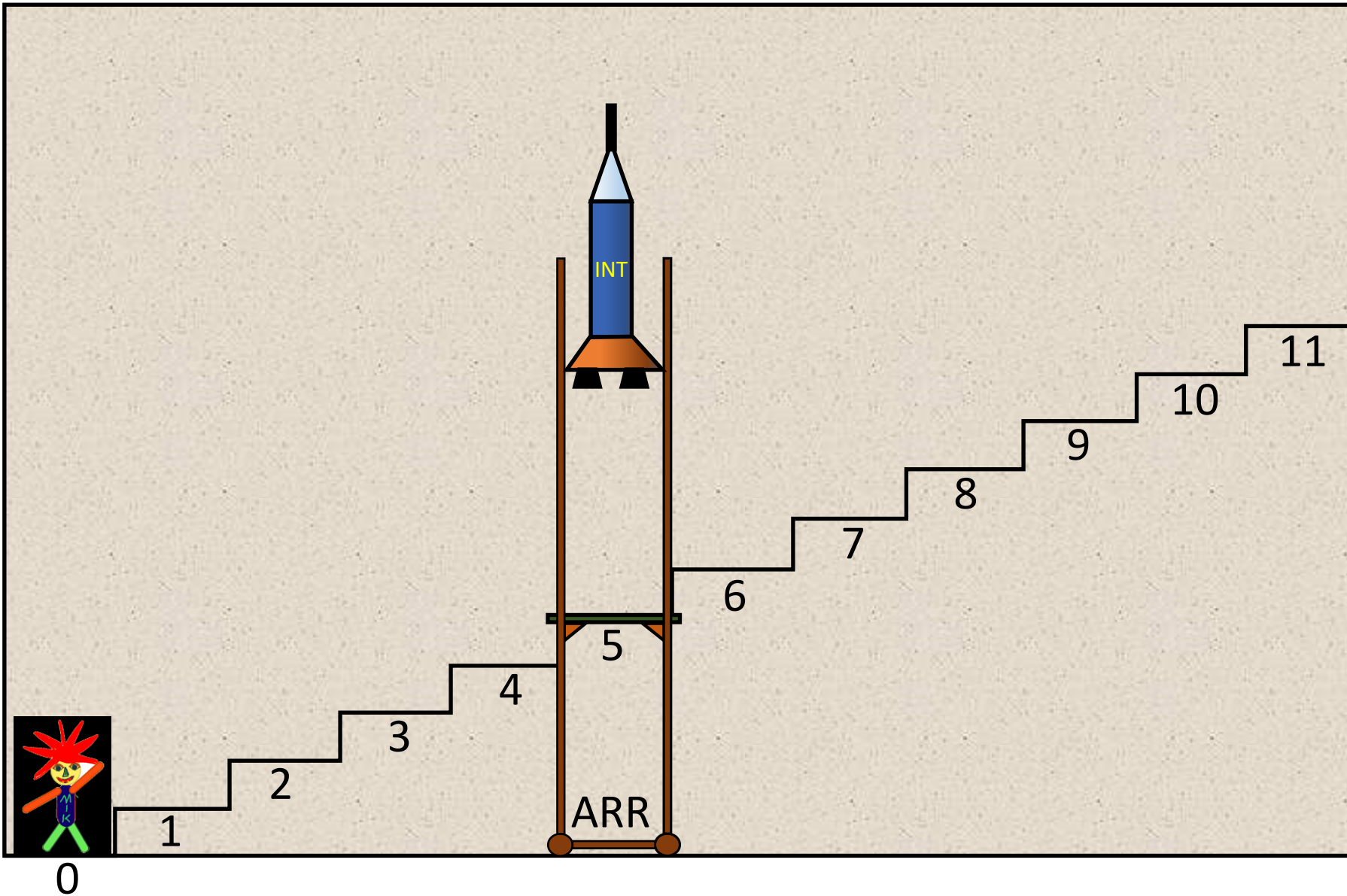




Bei PSC=1ms:

Alle 6 ms ein  
Interrupt

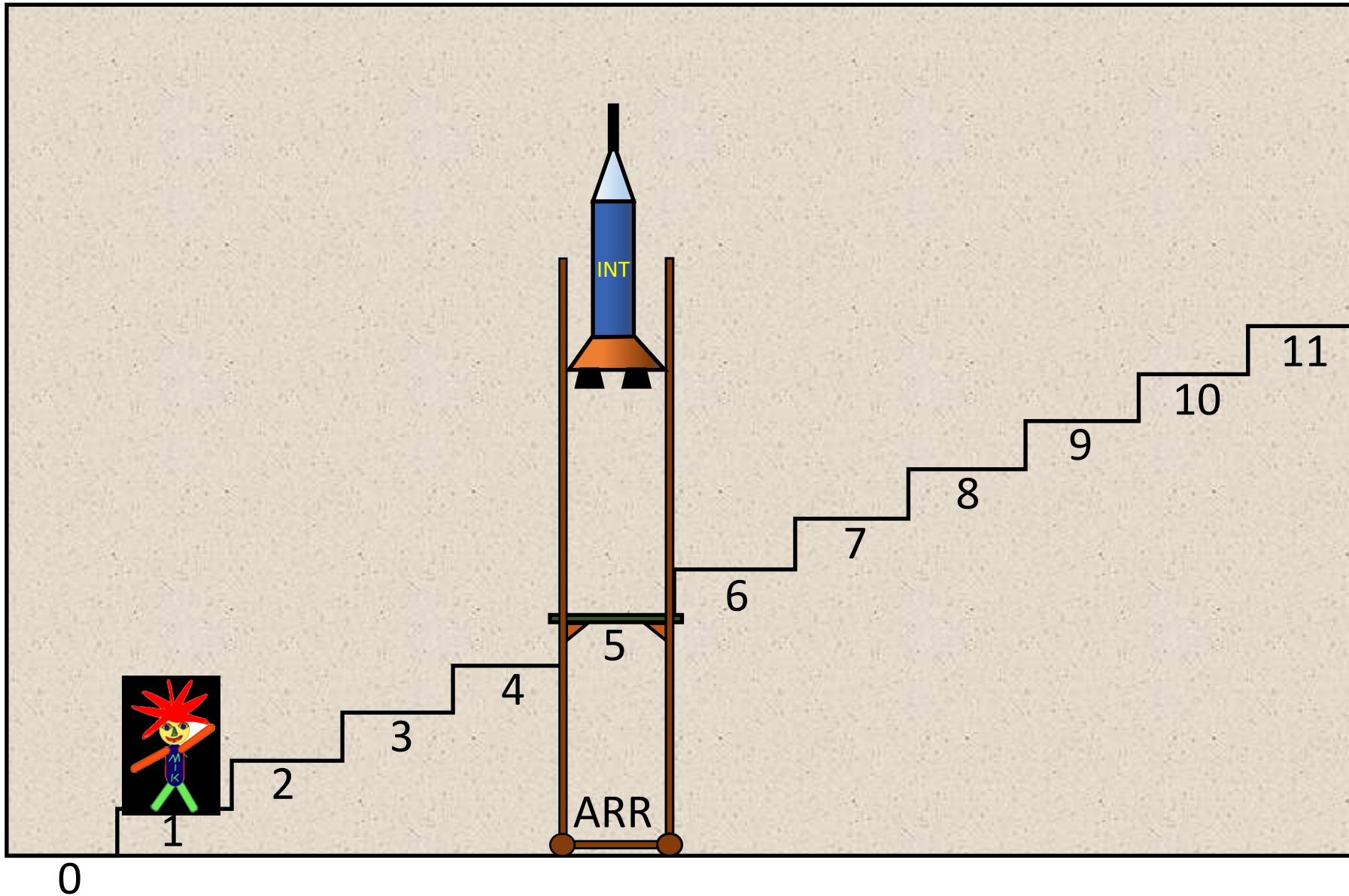




Der Counter zählt in  
6 Takten von 0 bis  
zum Autoreload  
Register ARR

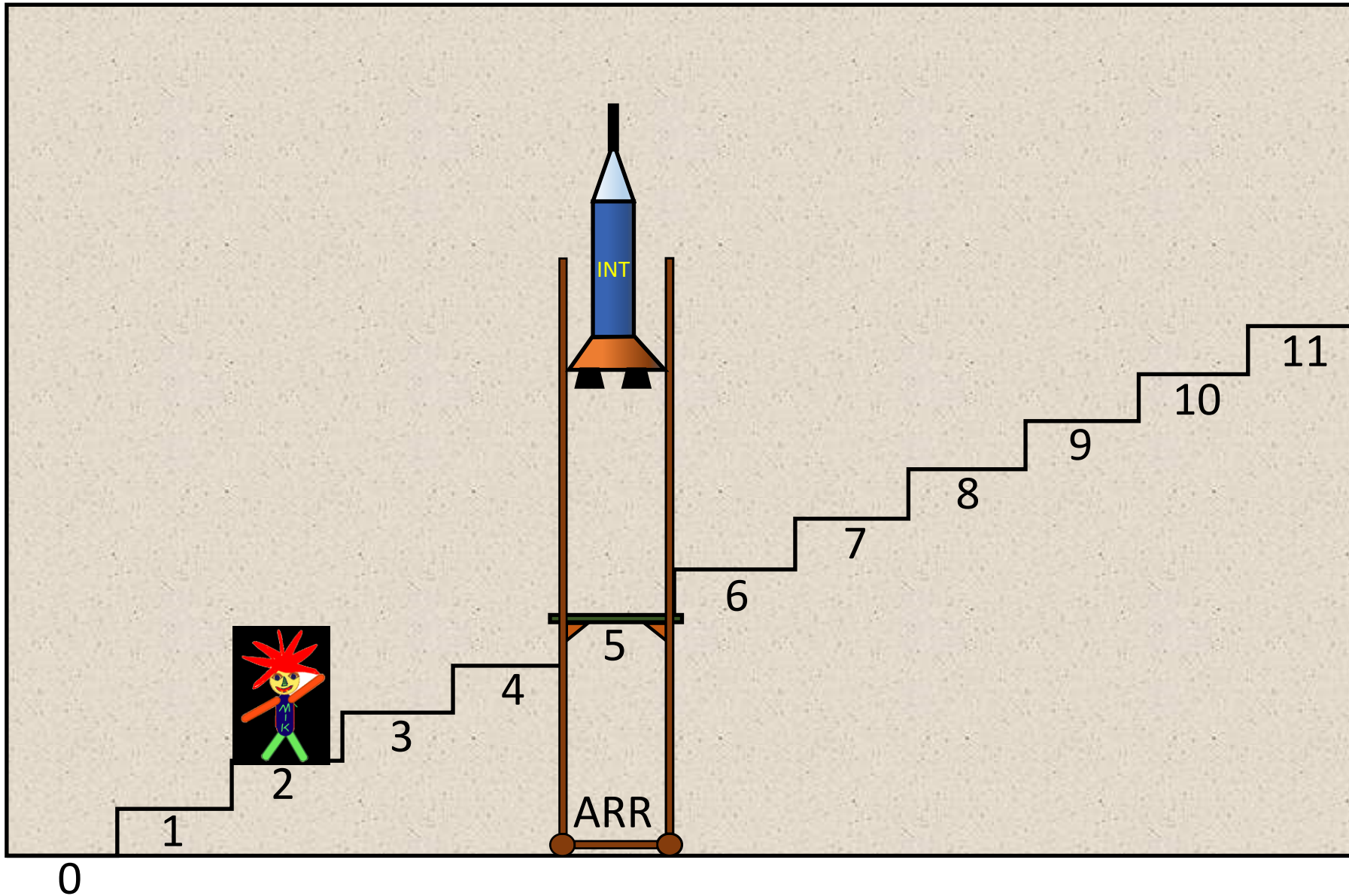






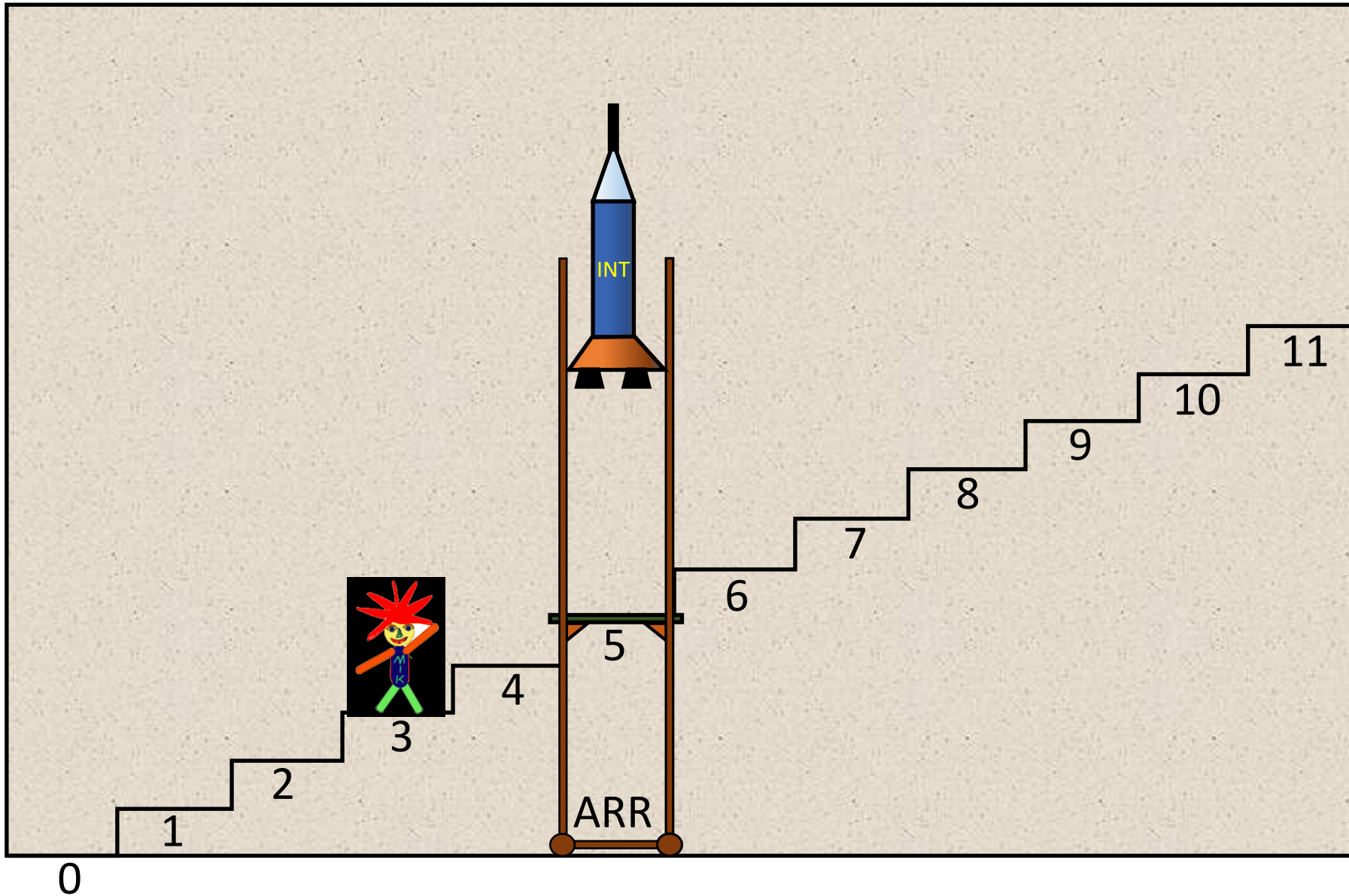
Der Counter zählt in  
6 Takten von 0 bis  
zum Autoreload  
Register ARR





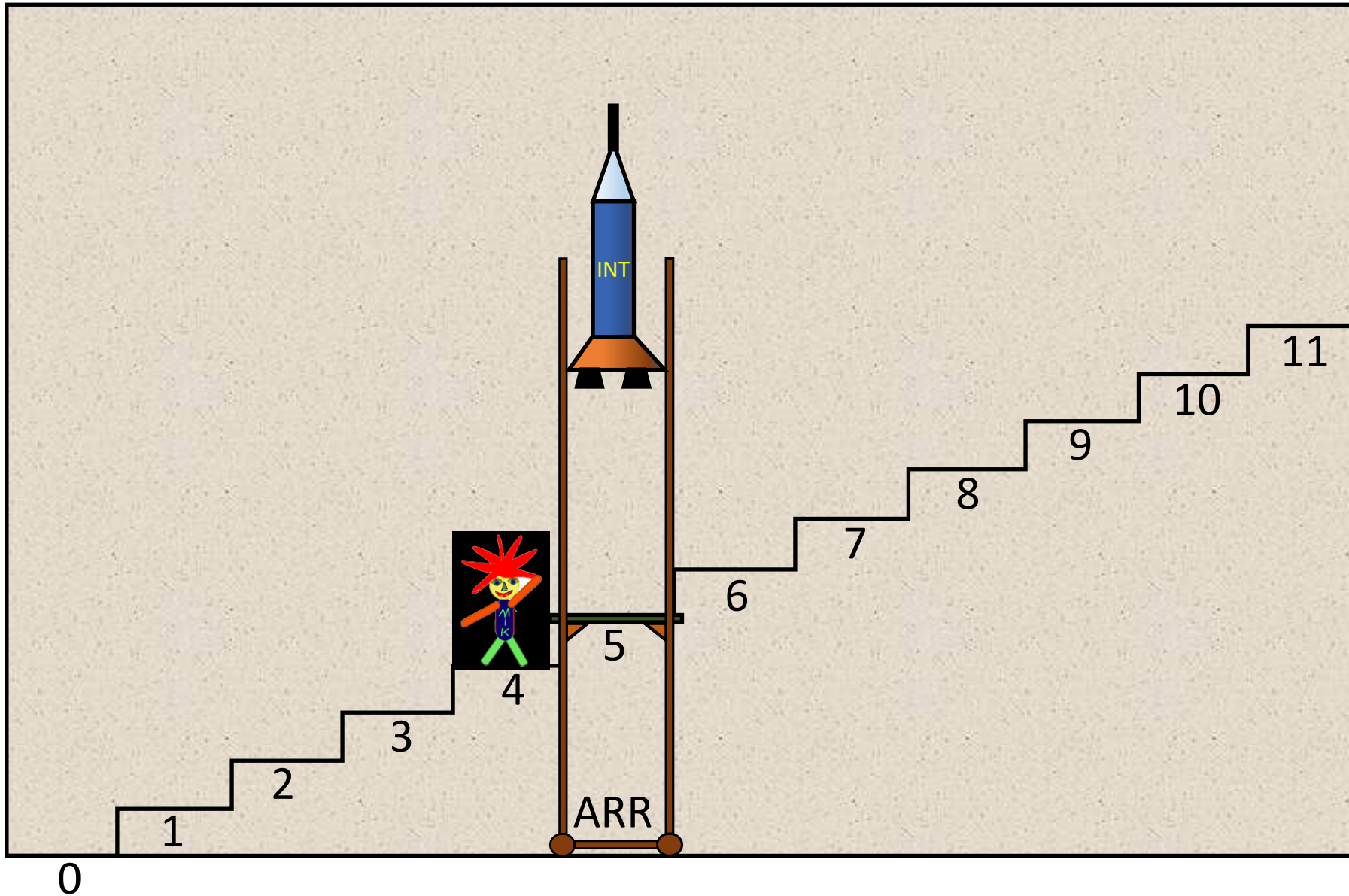
Der Counter zählt in  
6 Takten von 0 bis  
zum Autoreload  
Register ARR





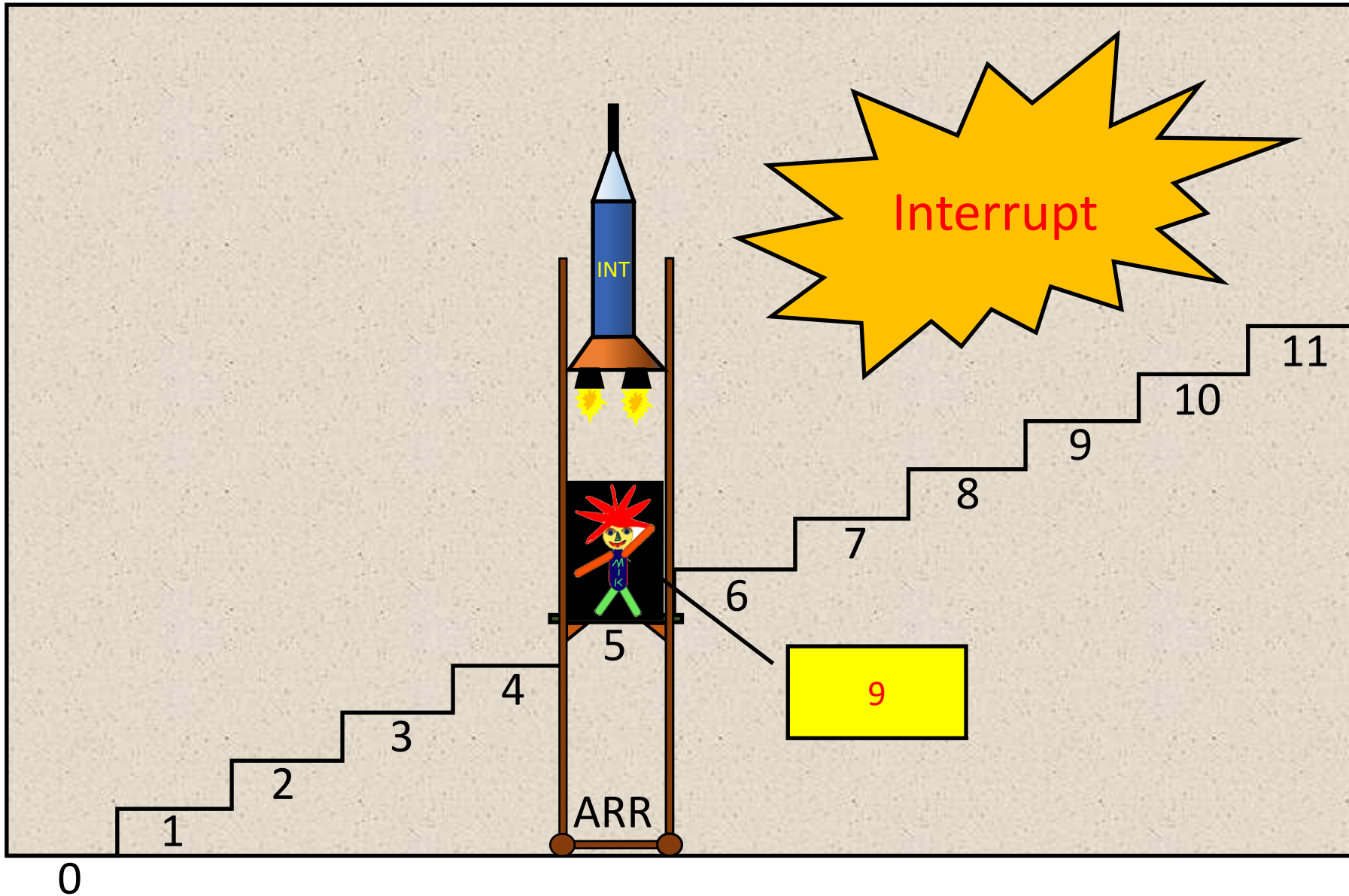
Der Counter zählt in  
6 Takten von 0 bis  
zum Autoreload  
Register ARR





Der Counter zählt in  
6 Takten von 0 bis  
zum Autoreload  
Register ARR

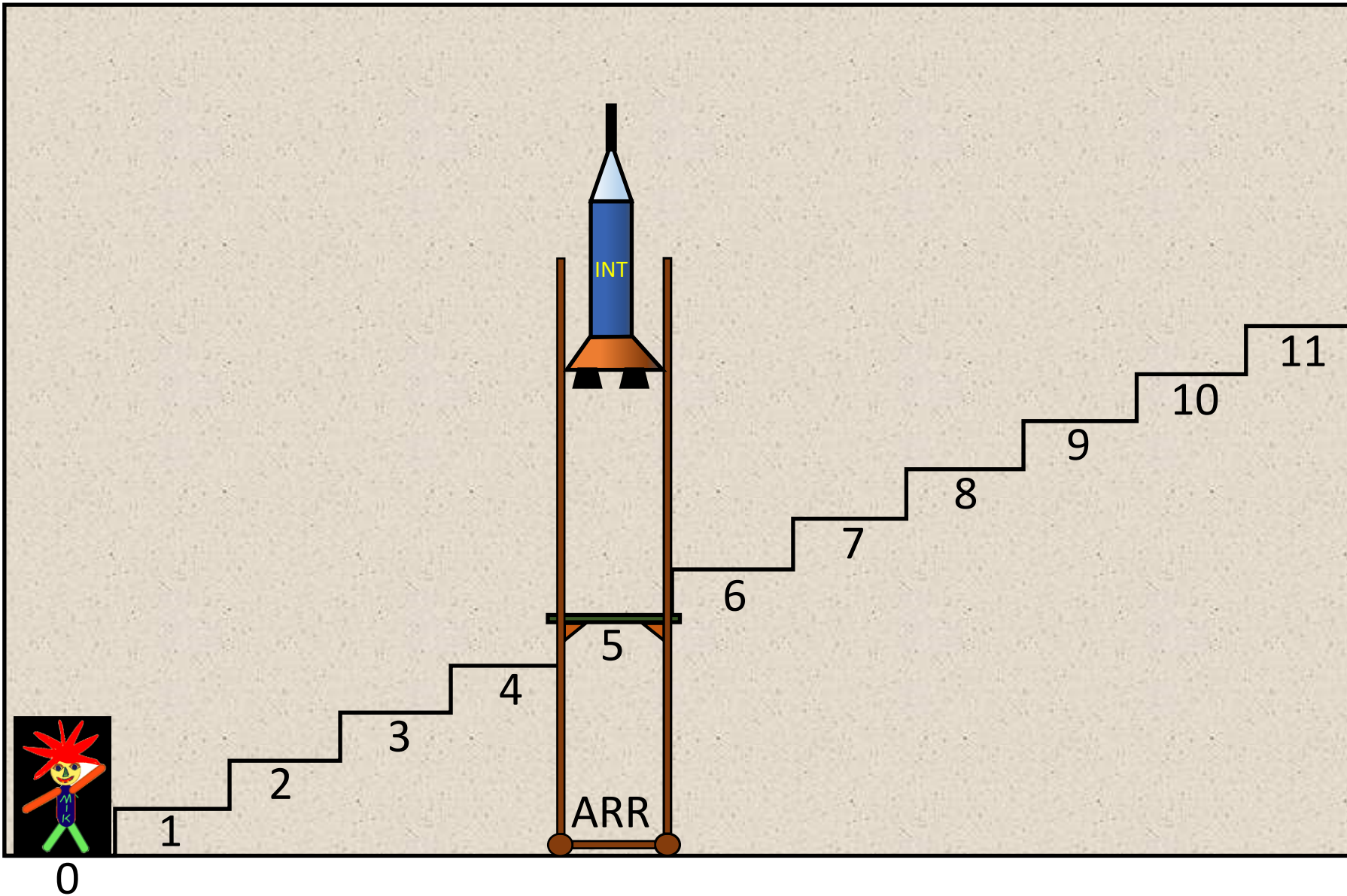




Bei PSC=1ms:

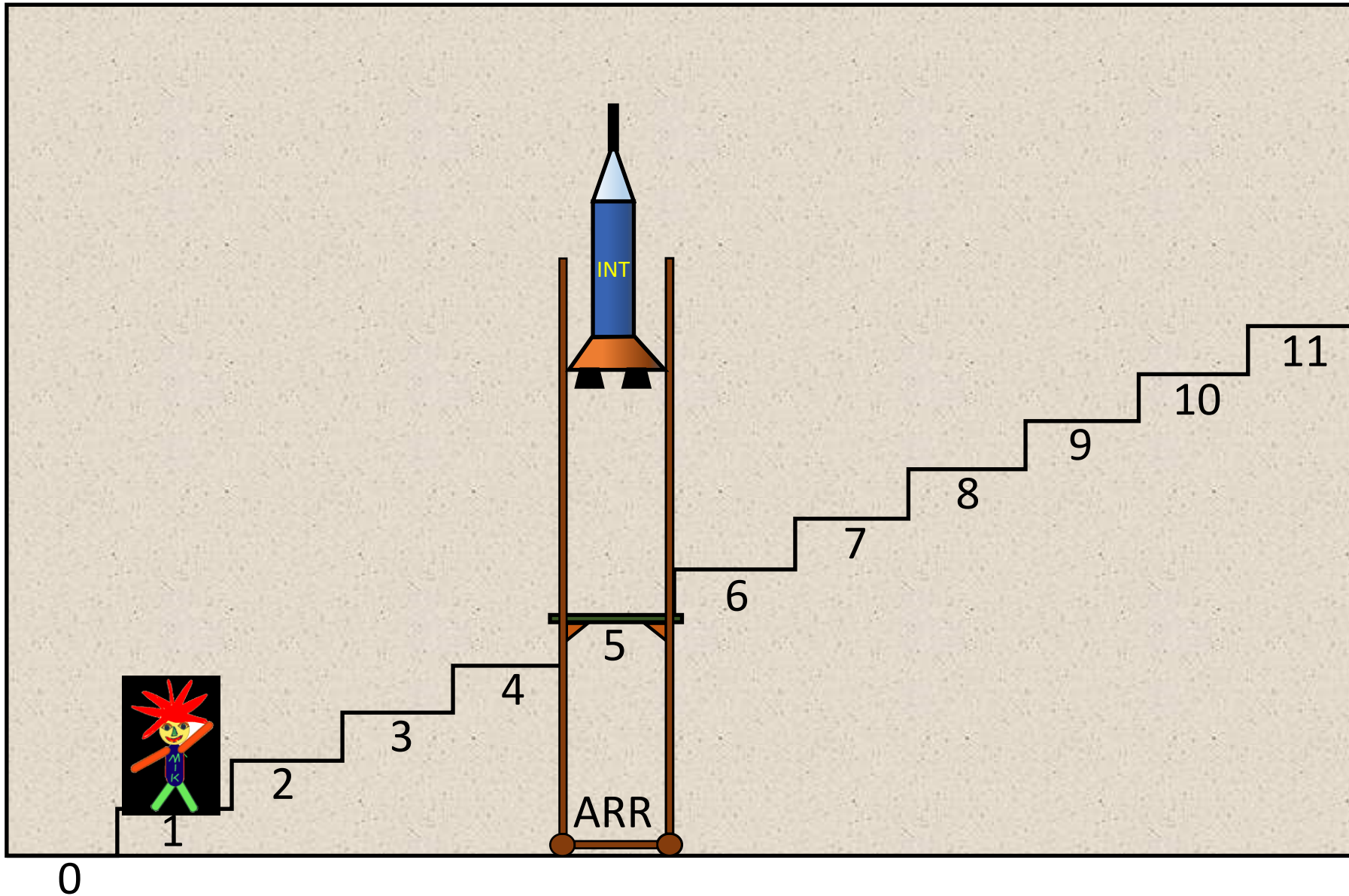
Alle 6 ms ein  
Interrupt





Der Counter zählt in  
6 Takten von 0 bis  
zum Autoreload  
Register ARR

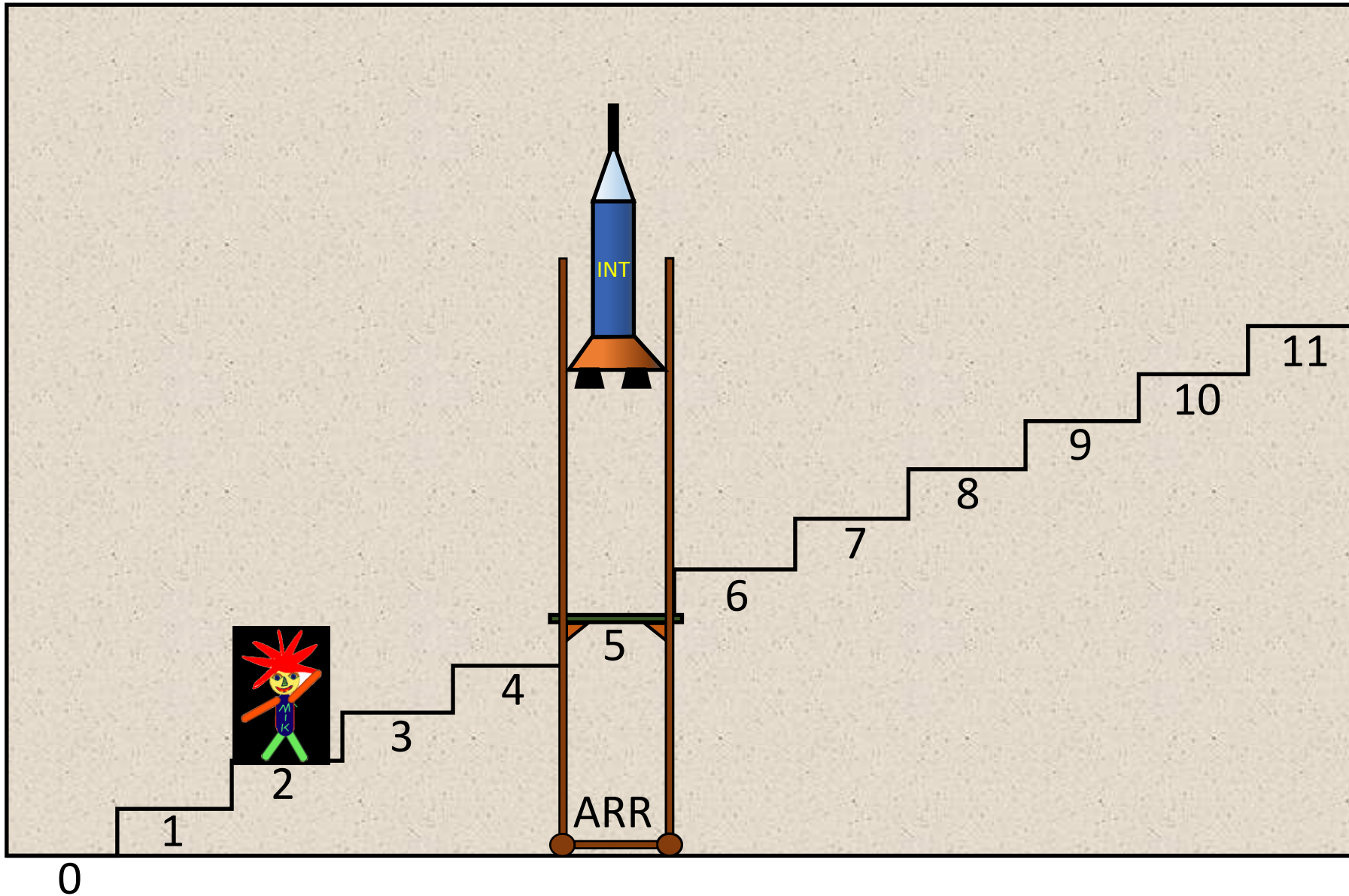




Der Counter zählt in  
6 Takten von 0 bis  
zum Autoreload  
Register ARR

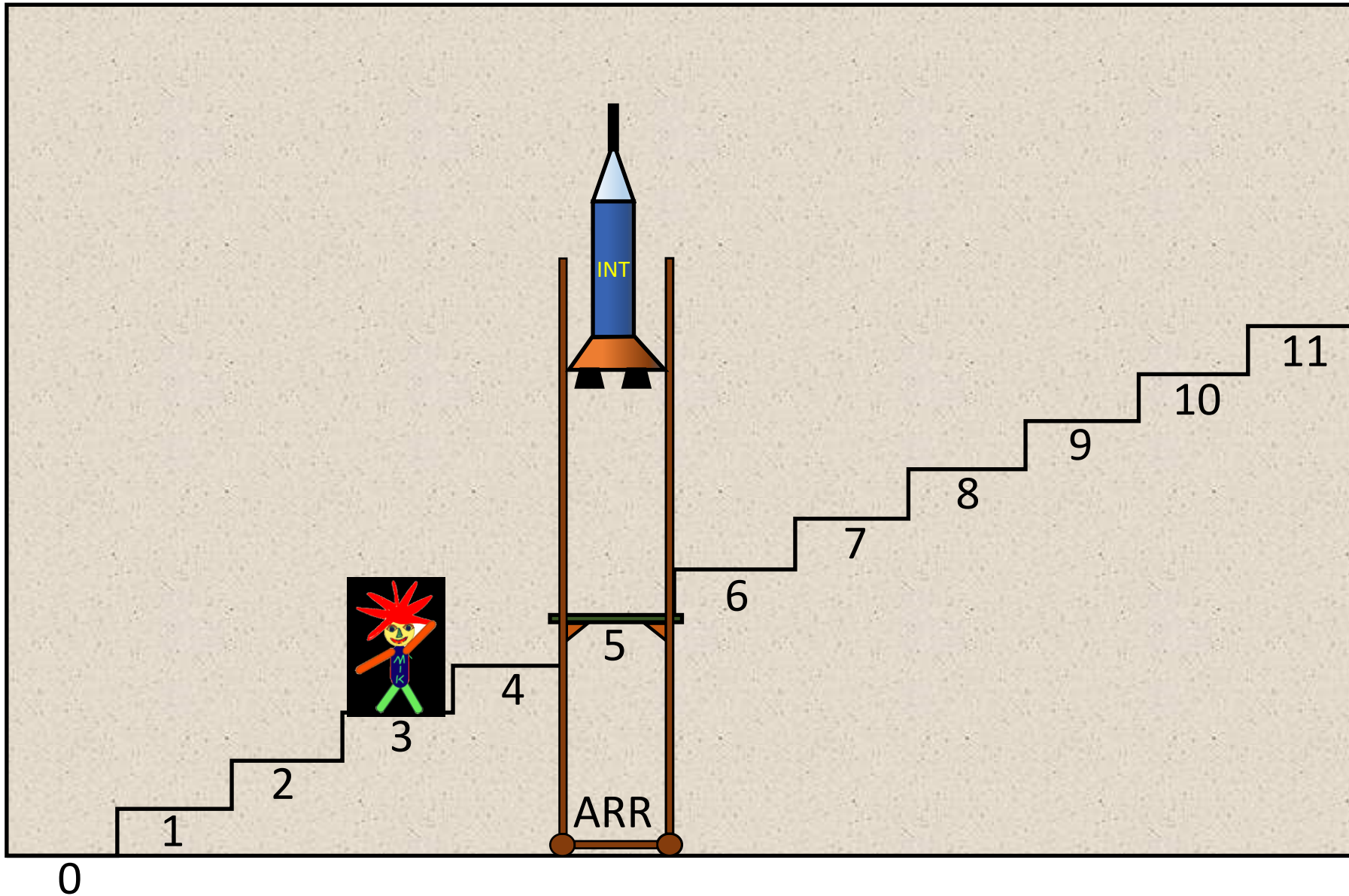






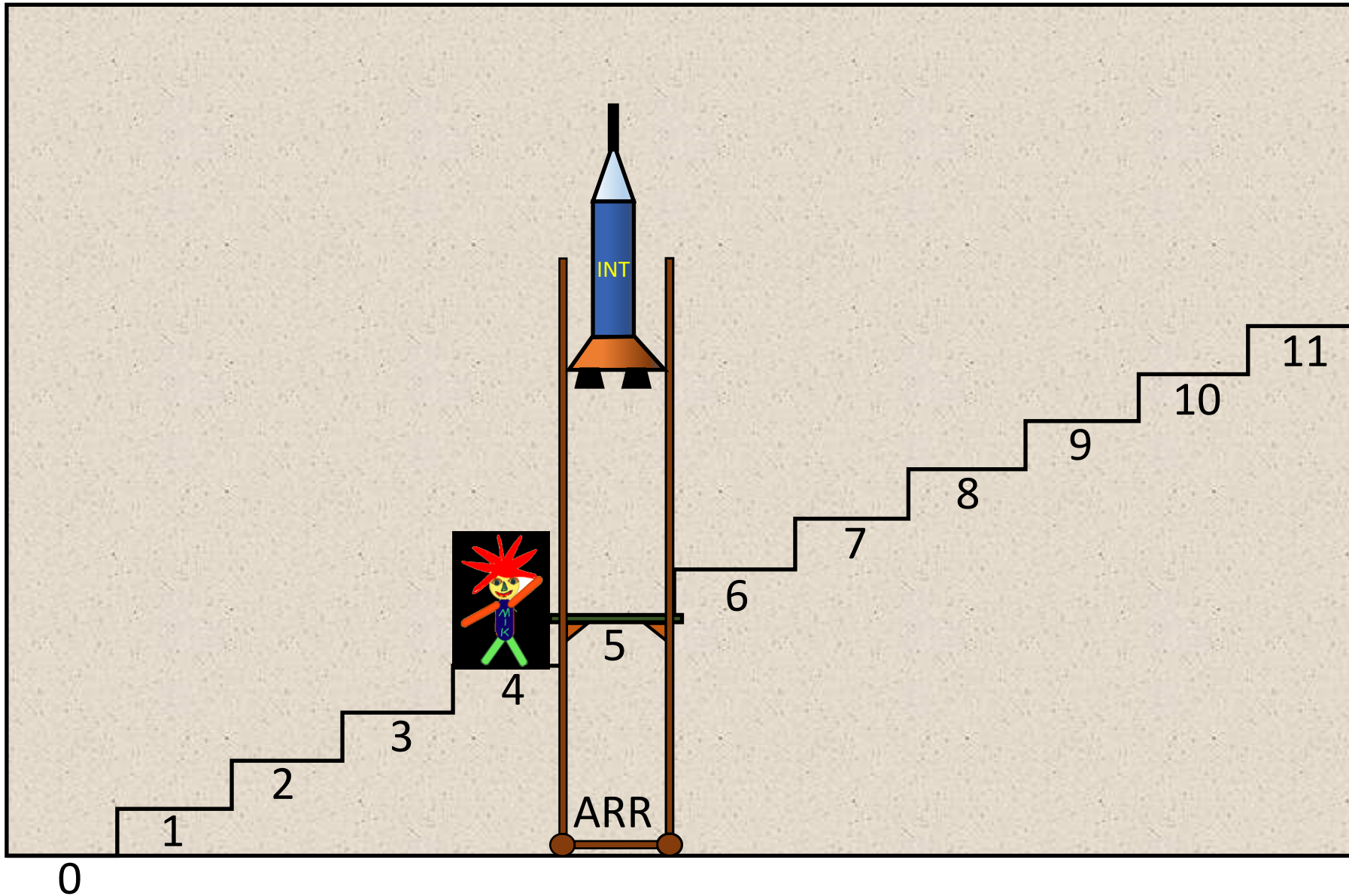
Der Counter zählt in  
6 Takten von 0 bis  
zum Autoreload  
Register ARR





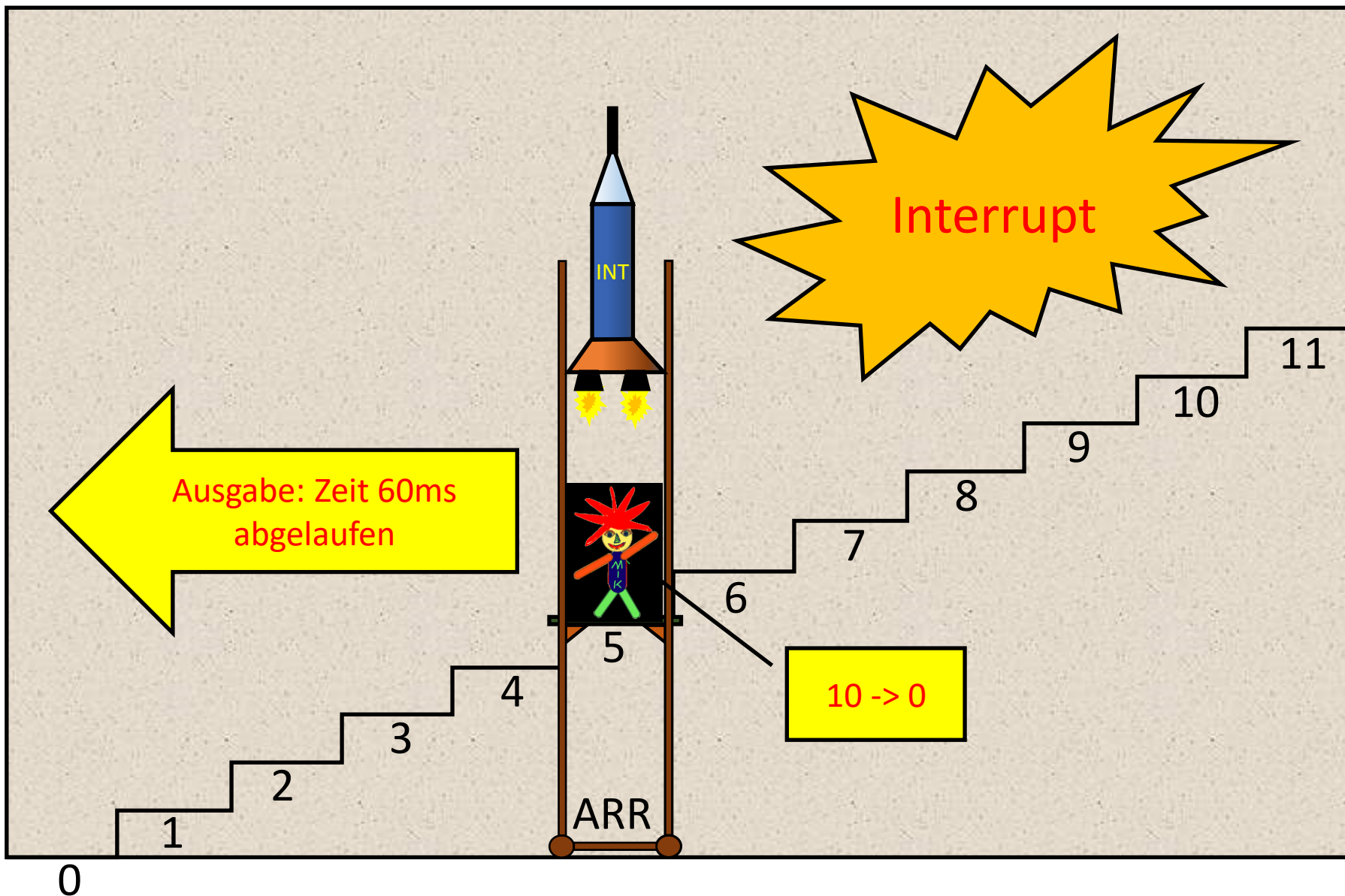
Der Counter zählt in  
6 Takten von 0 bis  
zum Autoreload  
Register ARR





Der Counter zählt in  
6 Takten von 0 bis  
zum Autoreload  
Register ARR

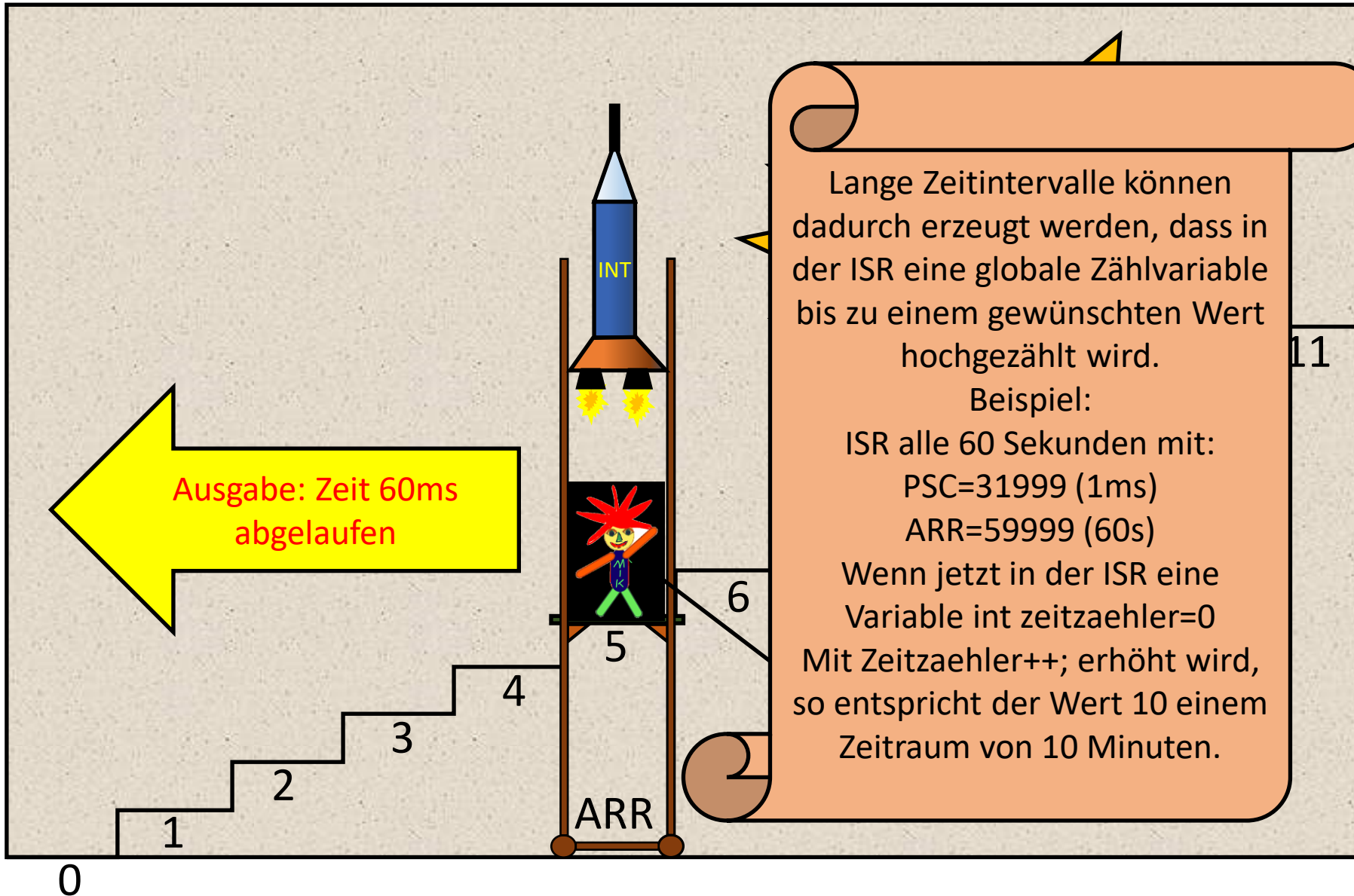




Bei PSC=1ms:

Alle 6 ms ein  
Interrupt

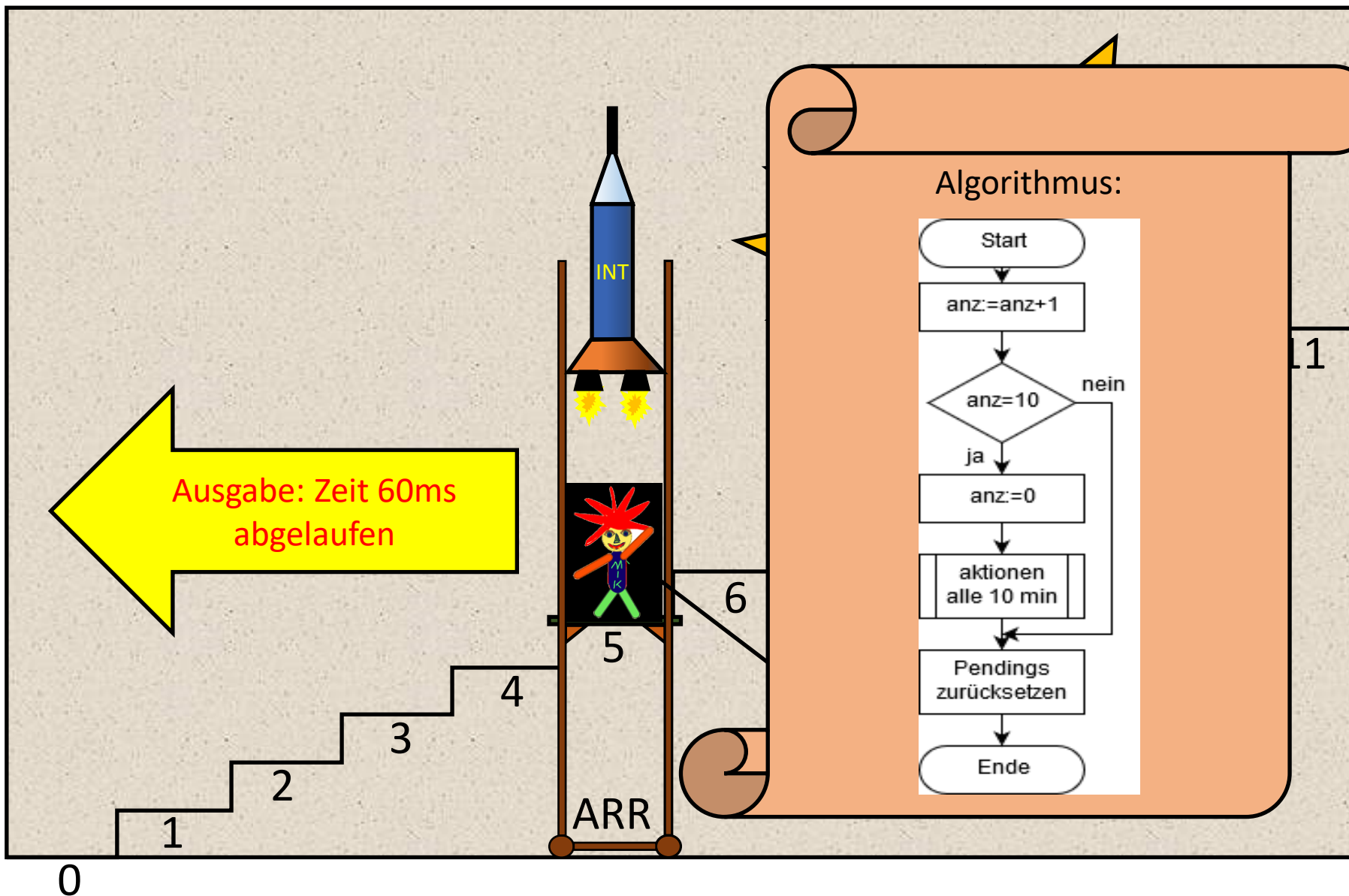




Bei PSC=1ms:

Alle 6 ms ein Interrupt





Bei PSC=1ms:

Alle 6 ms ein Interrupt

